

دفتر گزارش کار و فعالیت‌های آزمایشگاهی

تاریخ اجرای آزمایش :

آزمایش شماره ۱۰

تعریف پروژه

هدف کلی آزمایش

۴-۱- پاسخ مربوط به مراحل اجرای آزمایش

۱-۴-۱۰ نام پروژه ...

۲-۴-۱۰ نقشه پروژه

امضا معلم پروژه:

۳۴-۱۰- تشریح مدار پروژه

.....
.....
.....
.....
.....
.....
.....
.....
۱۰-۴-۶ و ۱۰-۴-۴ لیست قطعات و قیمت آن

.....
.....
.....
.....
.....
.....
.....
.....
۱۰-۴-۷ طراحی مدار چایی (قسمت‌های رو و پشت مدار)

.....
.....
.....
.....
.....
.....
.....
.....
۱۰-۴-۱۲ تصویر فیبر مدار چایی با قطعات نصب شده روی آن

.....
.....
.....
.....
.....
.....
.....
.....
۱۰-۴-۱۳ و ۱۰-۴-۱۴ تشریح نحوه راهاندازی مدار و مشکلات مربوط به آن

.....
.....
.....
.....
.....
.....
.....
.....
۱۰-۴-۱۶ نتایج اجرای نرم‌افزاری پروژه

۵-۱۰- نتایج کلی حاصل از پروژه به طور خلاصه

۶-۱۰- پاسخ به الگوی پرسش

۶-۱- به چه دلیل این پروژه را انتخاب کرده‌اید؟ در دو سطر توضیح دهید.

۶-۲- اصول کار دستگاه ساخته شده و کاربرد آن را به طور خلاصه شرح دهید.

۶-۳- مراحل ساخت مدار چاپی را به اختصار شرح دهید.

۶-۴- مشکلات خود را در ارتباط با این پروژه بیان کنید.

۶-۵- در هنگام راه اندازی به چه عیوبی برخورد کردید و آن‌ها را چگونه برطرف نمودید؟

۷-۱۰- ارزشیابی آزمایش شماره ۱۰

ردیف	عنوان	نمره پیشنهادی	نمره کسب شده	تاریخ / /
۱	رعایت نظم و مقررات در آزمایشگاه	۱		نام و نام خانوادگی مریبان کارگاه :
۲	مدار پروژه و توضیحات تئوری آن	۲	۱۲
۳	طراحی فیبر مدار چاپی	۲		محل امضاء مریبان کارگاه :
۴	چیدمان قطعات روی فیبر	۱		۱
۵	لحیم کاری	۲		۲
۶	راه اندازی پروژه	۳		
۷	رعایت نکات اینمنی	۱		نام و نام خانوادگی هنرجو :
۸	نظافت و تمیزی کار	۱	
۹	انتخاب جعبه مناسب	۱		محل امضاء هنرجو :
۱۰	انطباق پروژه موردنظر با نیازهای روزی	۱		۱
۱۱	استحکام قطعات موئناز شده	۱		
۱۲	اجرای پروژه به صورت نرم افزاری	۲		
۱۳	رعایت اصول اقتصادی و ارزان بودن مدار	۱		
۱۴	مشارکت در کار گروهی	۱		
۱۵	اجرای صحیح مراحل کار مدار	۲		
۱۶	نمره نهایی آزمون شماره ۱	۲۲		
۱۷	تشویق و تذکر.....			

دفتر گزارش کار و فعالیت‌های آزمایشگاهی

آزمایش شماره ۱۱

تاریخ اجرای آزمایش :

مدار آزمایش مدولاتور و آشکارساز AM

هدف کلی آزمایش

۱۱-۴-۴- پاسخ مربوط به مراحل اجرای آزمایش

F_n F_A Hz

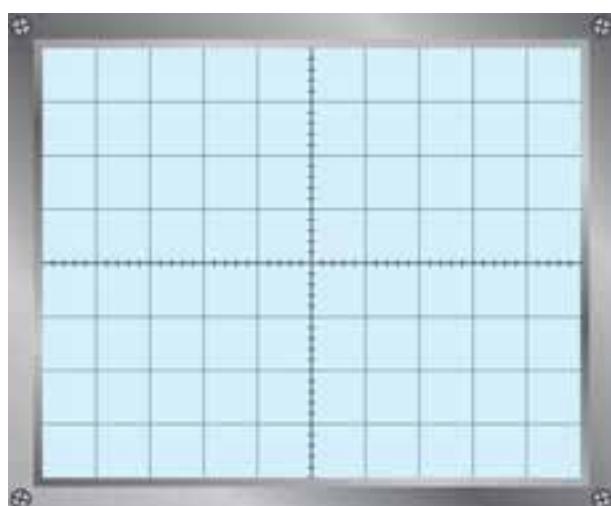
۱۱-۴-۵- مقدار فرکانس و ولتاژ پیک تو پیک سیگنال ورودی و خروجی

V_{npp} V_A ولت

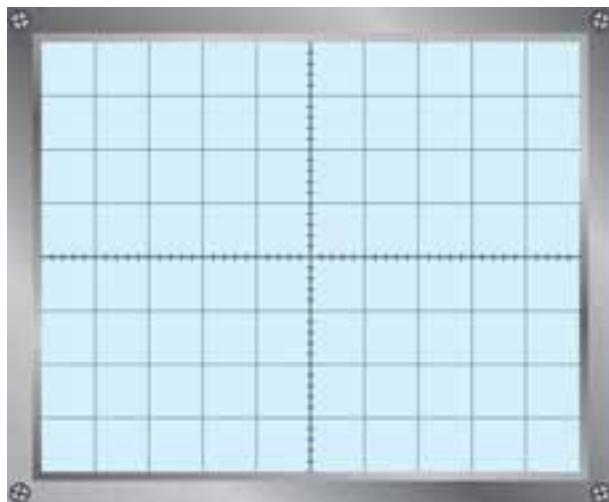
F_{ou} F_{Mod} Hz

V_{opp} V_{Modpp} ولت

۱۱-۴-۱۰- شکل موج خروجی با مدولاسیون ۵ درصد



نمودار ۱۱-۱- شکل موج با مدولاسیون ۵ درصد



۱۱-۴-۱۲- شکل موج خروجی با مدولاسیون

صد درصد

۱۱-۴-۱۳- درصد مدولاسیون برای نمودارهای

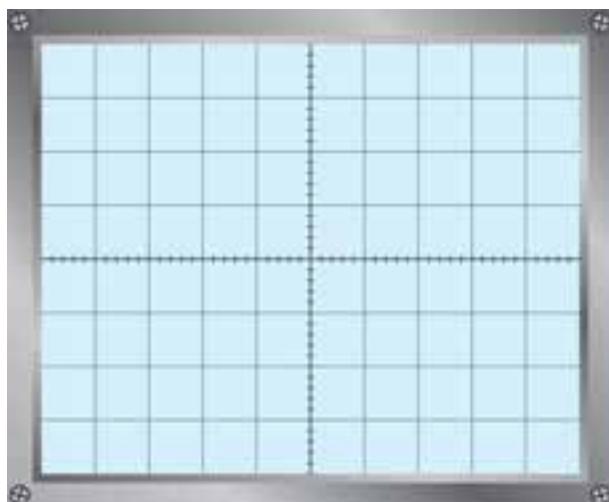
۱۱-۲ و ۱۱-۱

$$mp_1 = \frac{Em_1}{Ec_1} \times 100 = \dots \quad \text{درصد}$$

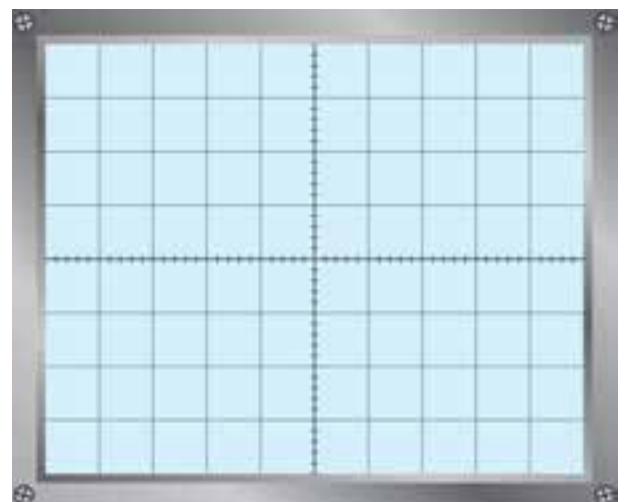
$$mp_2 = \frac{Em_2}{Ec_2} \times 100 = \dots \quad \text{درصد}$$

نمودار ۱۱-۲- شکل موج با مدولاسیون صد درصد

۱۱-۴-۱۴- رسم ذوزنقه مدولاسیون



نمودار ۱۱-۴- ذوزنقه مدولاسیون برای ۵۰ درصد



نمودار ۱۱-۳- ذوزنقه مدولاسیون برای ۵۰ درصد

۱۱-۴-۱۵- درصد مدولاسیون از روی ذوزنقه مدولاسیون

$$mp_1 = \dots \quad \text{درصد}$$

$$mp_2 = \dots \quad \text{درصد}$$

۱۱-۴-۱۶- مقایسه مقادیر به دست آمده از مرحله ۱۱-۴-۱۳ و ۱۱-۴-۱۵

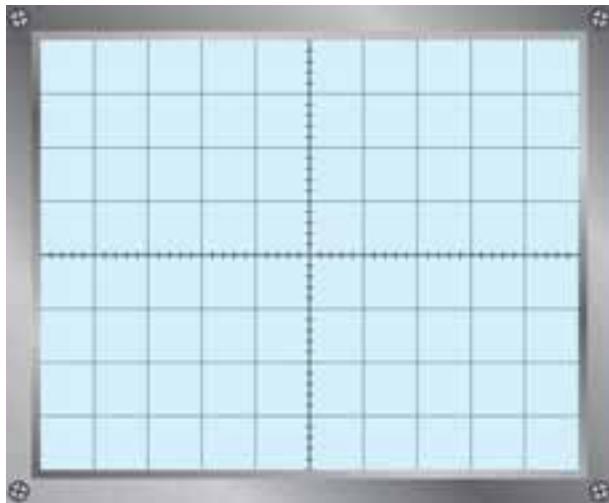
.....
.....
.....

۱۱-۴-۱۷- شکل موج خروجی با ورودی مربعی و

مدولاسیون $\%5$

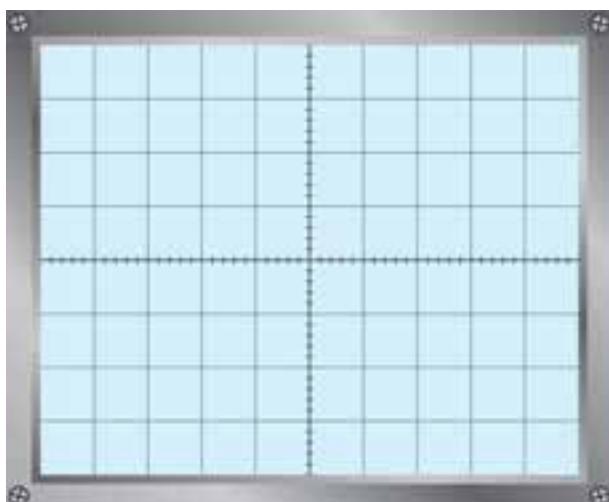
۱۱-۴-۱۸- نتایج حاصل شده از مقایسه شکل

موج‌های نمودارهای ۱۱-۵ و ۱۱-۶

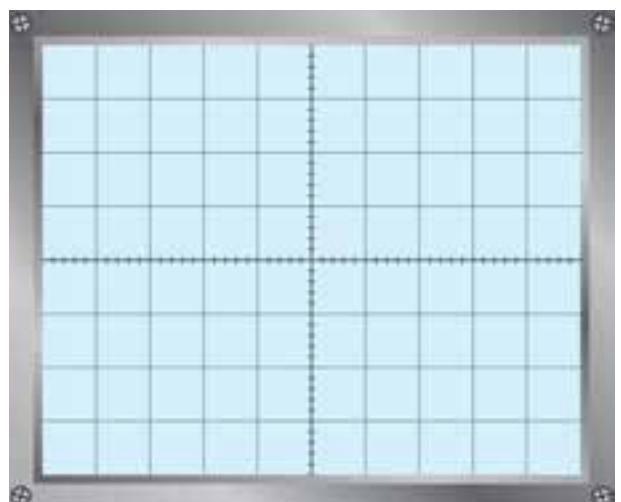


نمودار ۱۱-۵- شکل موج خروجی

۱۱-۴-۱۹- شکل موج خروجی مدولاتور با ورودی مثلثی و مدولاسیون $\%5$ و $\%100$



مدولاسیون $\%100$



مدولاسیون $\%5$

نمودار ۱۱-۶- شکل موج خروجی

— پاسخ به فعالیت فوق برنامه برای هنرجویان علاقهمند:

.....

.....

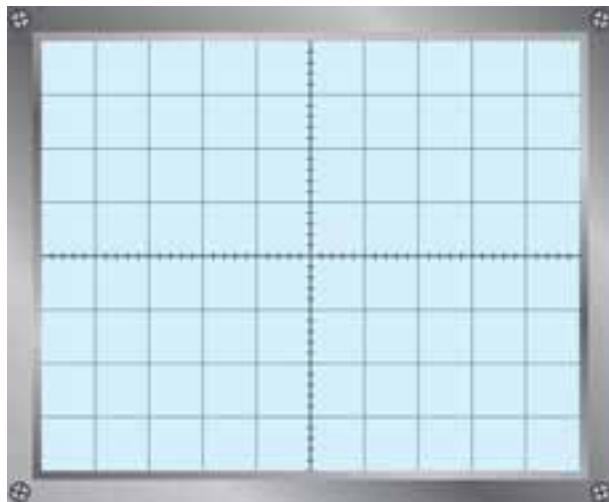
.....

.....

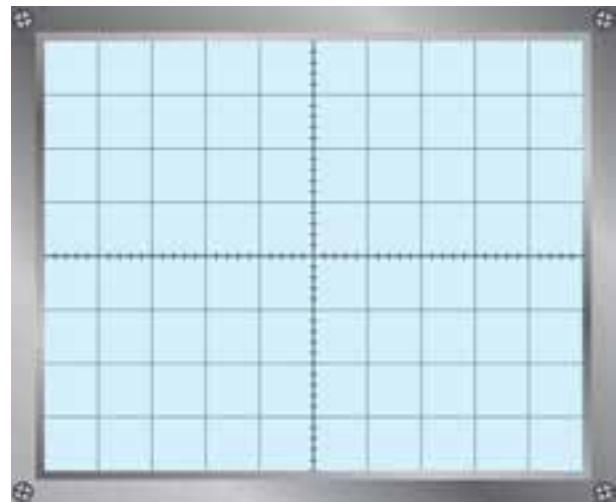
.....

۱۱-۴-۲۲- مدار مدولاتور و آشکارساز

۱۱-۴-۲۴- شکل موج ورودی و خروجی مدار مدولاتور و آشکارساز دارای مدولاسیون ۵٪



نمودار ۸- خروجی آشکارساز



نمودار ۷- ورودی مدولاتور

۱۱-۴-۲۵- مقایسه سیگنال‌های ورودی و خروجی مدولاتور و آشکارساز در نمودارهای ۱۱-۷ و ۱۱-۸

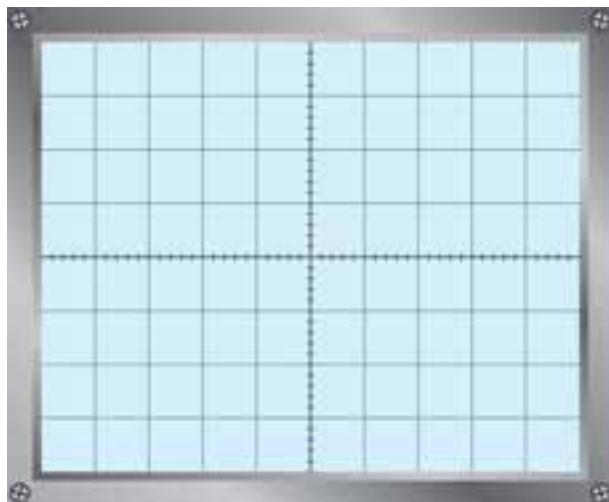
۵- ۱۱- نتایج کلی حاصل از آزمایش‌ها به طور خلاصه

۶-۱۱- پاسخ به الگوی پرسش

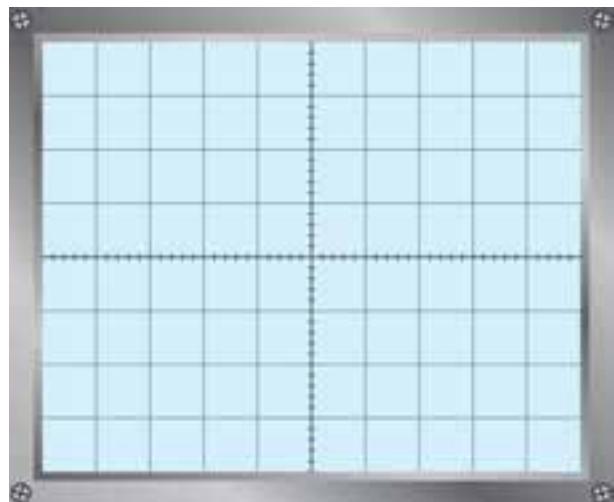
۶-۱- مدولاتور مورد آزمایش چه نوع مدولاتوری است؟

۶-۲- صافی (فیلتر) مدار آشکارساز چه نوع فیلتری است؟

۶-۳- شکل موج ورودی و خروجی آشکارساز را رسم کنید.

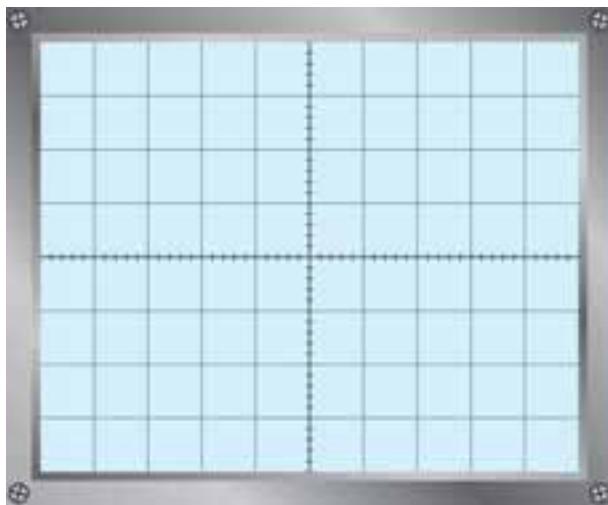


نمودار ۱۱-۱- شکل موج خروجی آشکارساز



نمودار ۱۱-۹- شکل موج ورودی آشکارساز

۶-۴- آیا موج خروجی آشکار شده دارای ولتاژ DC است یا خیر؟



نمودار ۱۱-۱۱-شکل موج خروجی آشکارساز، جهت دیود معکوس

۵-۱۱-۶- چنان‌چه جهت دیود آشکارساز عوض شود شکل موج خروجی آشکار شده چگونه است؟ آن رارسم کنید.

۷-۱۱- ارزش‌یابی آزمایش شماره ۱۱

ردیف	عنوان	نمره پیشنهادی	نمره کسب شده	تاریخ / /
۱	انضباط	۲		نام و نام خانوادگی مریبان کارگاه :۱۲
۲	استفاده صحیح از دستگاه‌ها	۱		محل امضاء مریبان کارگاه :
۳	تنظيم گزارش کار	۱		۱
۴	میزان مشارکت و همکاری	۱		۲
۵	رعایت نکات ایمنی	۱		نام و نام خانوادگی هنرجو :
۶	صحت مراحل آزمایش شماره ۱۱	۱۴		محل امضاء هنرجو :
۷	فعالیت فوق برنامه	۲		۱
۸	نمره نهایی آزمون شماره ۱۱	۲۲	
۹	تشویق و تذکر

دفتر گزارش کار و فعالیت‌های آزمایشگاهی

تاریخ اجرای آزمایش :

۱۲ آزمایش شماره

مخلوط کننده

هدف کلی آزمایش

۱۲-۴- پاسخ مربوط به مراحل آزمایش مخلوط کننده

- ترسیم شکل مدار مورد آزمایش مرحله ۴-۱۲

۱۲-۴-۱- مقادیر ولتاژ DC نقطه کار ترانزیستور

جدول ۱۲-۱

شماره آزمایش	نام کمیت قابل اندازه‌گیری	مقدار اندازه‌گیری شده	واحد کمیت
۱	V_B ولتاژ بیس نسبت به شاسی		
۲	V_C ولتاژ کلکتور نسبت به شاسی		
۳	V_E ولتاژ امیتر نسبت به شاسی		

۱۲-۴-۴- اندازه‌گیری فرکانس سیگنال خروجی

هر تر F با اسیلوسکوپ

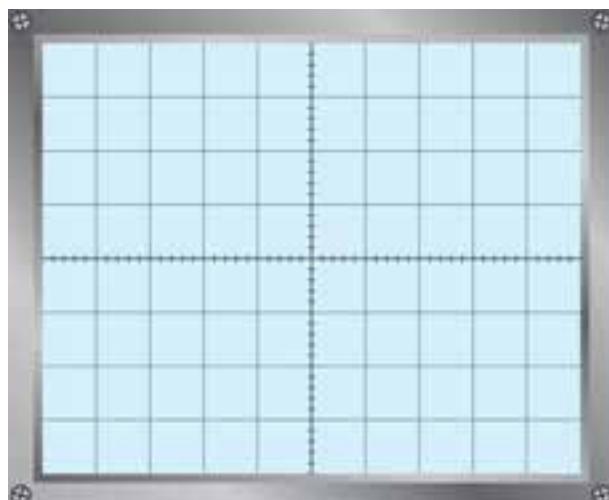
هر تر F با فرکانس متر

۱۲-۴-۵- مقادیر ولتاژ DC مدار بسته شده روی برد برد

جدول ۱۲-۲

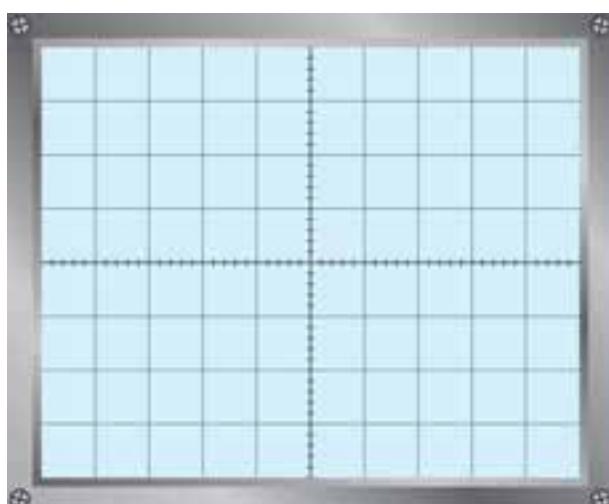
شماره آزمایش	نام کمیت قابل اندازه‌گیری	مقدار اندازه‌گیری شده	واحد کمیت
۱	ولتاژ پیس نسبت به شاسی V_B		
۲	ولتاژ کلکتور نسبت به شاسی V_C		
۳	ولتاژ امیتر نسبت به شاسی V_E		

۱۲-۴-۸- سیگنال نقاط آزمایش S و E و C



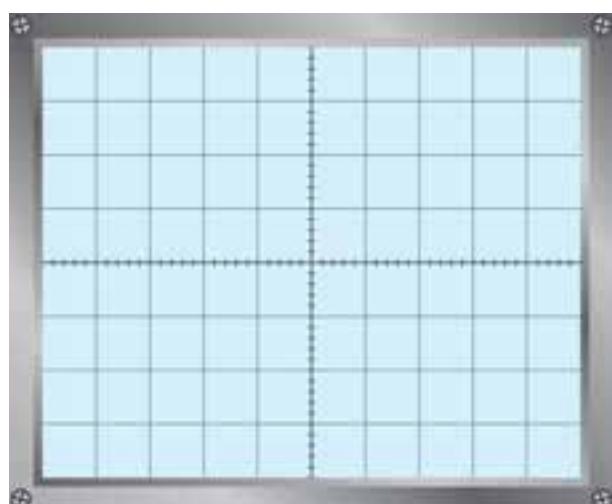
نمودار ۱۲-۱- شکل موج نقطه S

F=.....Hz



نمودار ۱۲-۳- شکل موج نقطه C

F=.....Hz



نمودار ۱۲-۲- شکل موج نقطه E

F=.....Hz

۱۲-۴-۹— مقایسه شکل موج‌های نقاط آزمایش

۱۲-۵— نتایج کلی حاصل از آزمایش‌ها به طور خلاصه

۱۲-۶— پاسخ به الگوی پرسش

۱۲-۶-۱— فرکانس رزونانس مدار هماهنگ LC مخلوط کننده را محاسبه کنید.

۱۲-۶-۲— حداقل و حداکثر فرکانس خروجی نوسان‌ساز را در باند MW محاسبه کنید.

$$F_{\text{Lom n}}$$

$$F_{\text{Lomax}}$$

۱۲-۶-۳— اگر سیگنال ورودی RF قطع شود، فرکانس سیگنال خروجی چه تغییری می‌کند؟

۱۲-۶-۴— در یک گیرنده رادیویی به جای مدار هماهنگ با LC ثابت (شکل ۱۲-۳) چه قطعه‌ای را قرار می‌دهند؟

۱۲-۷- ارزشیابی آزمایش شماره ۱۲

ردیف	عنوان	نمره پیشنهادی	نمره کسب شده	تاریخ
۱	انضباط	۲		نام و نام خانوادگی مریبان کارگاه : ۱ ۲
۲	استفاده صحیح از دستگاهها	۱		محل امضاء مریبان کارگاه : ۱ ۲
۳	تنظیم گزارش کار	۱		
۴	میزان مشارکت و همکاری	۱		نام و نام خانوادگی هنرجو :
۵	رعایت نکات اینمنی	۱		محل امضاء هنرجو : ۱
۶	صحت مراحل آزمایش شماره ۱۲	۱۴		
۷	نمره نهایی آزمون شماره ۱۲	۲		
۸	تبلیغ و تذکر		

دفتر گزارش کار و فعالیت‌های آزمایشگاهی

آزمایش شماره ۱۳

تاریخ اجرای آزمایش:

تقویت‌کننده IF و آشکارساز AM

هدف کلی آزمایش

رسم شکل مدار تقویت‌کننده IF و آشکارساز AM

۱۳-۴- پاسخ مربوط به مراحل آزمایش

۱۳-۴-۱- مقادیر ولتاژ DC نقطه کار ترانزیستور

جدول ۱۳-۱

ردیف	نام کمیت قابل اندازه‌گیری	مقدار اندازه‌گیری شده	واحد کمیت
۱	ولتاژ بیس نسبت به شاسی	V_B	
۲	ولتاژ کلکتور نسبت به شاسی	V_C	
۳	ولتاژ امیتر نسبت به شاسی	V_E	
۴	ولتاژ کلکتور امیتر ترانزیستور	V_{CE}	

۱۳-۴-۴- اندازه‌گیری ضریب بهره و لتأثر A_V

جدول ۱۳-۲

ردیف	نام کمیت قابل اندازه‌گیری	مقدار اندازه‌گیری شده	واحد کمیت
۱	V_{spp} ولتاژ پیک تو پیک سیگنال ورودی		
۲	V_{opp} ولتاژ پیک تو پیک سیگنال خروجی		
۳	$A_{VS} = \frac{V_{opp}}{V_{SPP}}$ بهره و لتأثر		

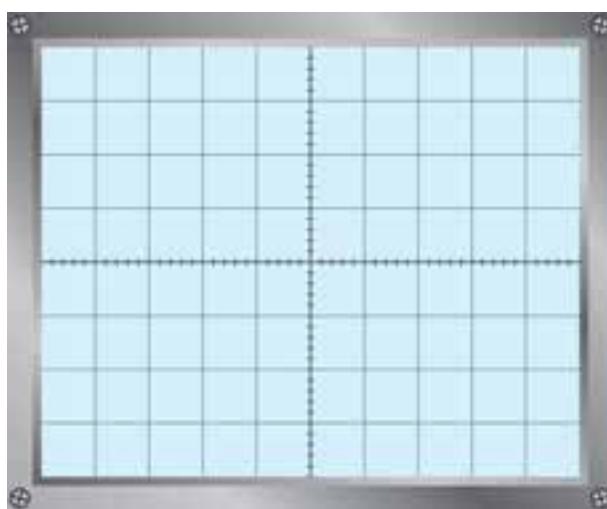
۱۳-۴-۶- اندازه‌گیری ضریب بهره و لتأثر A_V با سیگنال ورودی مدوله شده AM

جدول ۱۳-۳

ردیف	V_{opp}	V_{ipp}	A_V
۱			

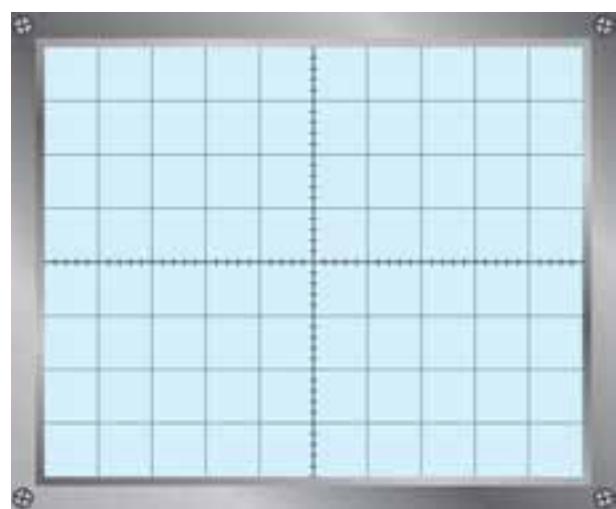
۱۳-۴-۷- مقایسه ضرایب بهره و لتأثر مدار با دو سیگنال ورودی مدوله نشده و مدوله شده AM

۱۳-۴-۱۱- شکل موج‌های ورودی و خروجی مدار تقویت‌کننده IF



نمودار ۱۳-۲- سیگنال نقطه آزمایش K

ولت V_{pp} = هرتز



نمودار ۱۳-۱- سیگنال نقطه آزمایش A

ولت V_{pp} = هرتز

۱۳-۴-۱۲- فرکانس سیگنال خروجی آشکارساز

F Hz

F_{ou} Hz

فرکانس پوش موج سیگنال مدوله شده AM

فرکانس سیگنال خروجی آشکارساز

آیا دو فرکانس با هم برابر است؟ شرح دهید.

۱۳-۴-۱۳- اندازه‌گیری ولتاژ DC، سیگنال خروجی آشکارساز

V_{DC} ولت

۱۳-۴-۱۴- تغییرات ولتاژ DC خروجی آشکارساز

جدول ۱۳-۴

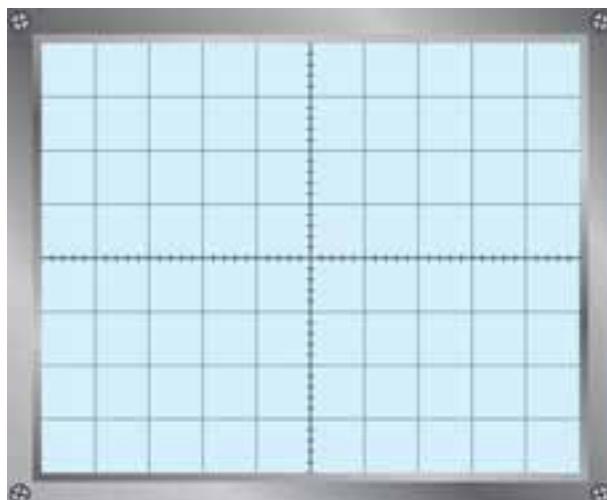
شماره آزمایش	دامنه سیگنال ورودی مدوله شده	ولتاژ DC خروجی آشکارساز بر حسب میلی ولت
۱	V	
۲	۵ mV	
۳	۱ mV	
۴	۱۵ mV	
۵	۲ mV	
۶	۳ mV	

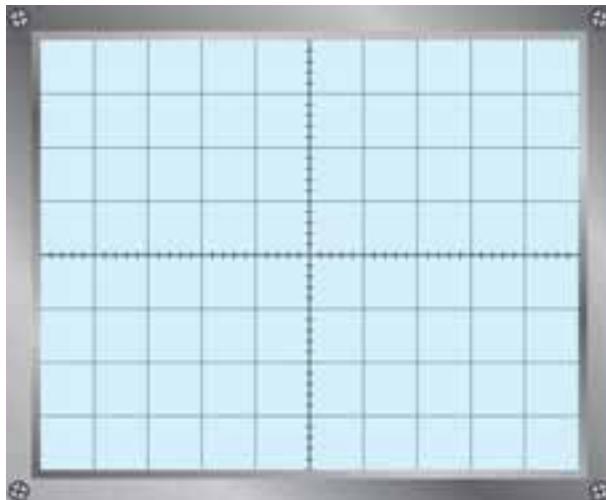
۱۳-۴-۱۵- رسم شکل موج خروجی آشکارساز

V_s ۵°mV

ولت $V_{ou_{pp}}$ (خروجی آشکارساز)

هر تر F





نمودار ۱۳-۴

Volt V_{ou}_{pp} (خروجی آشکار ساز)

F هرتز

۱۴-۱۷ مقایسه مقادیر اندازه‌گیری شده ولتاژ نقطه B در دو حالت با AGC و بدون AGC

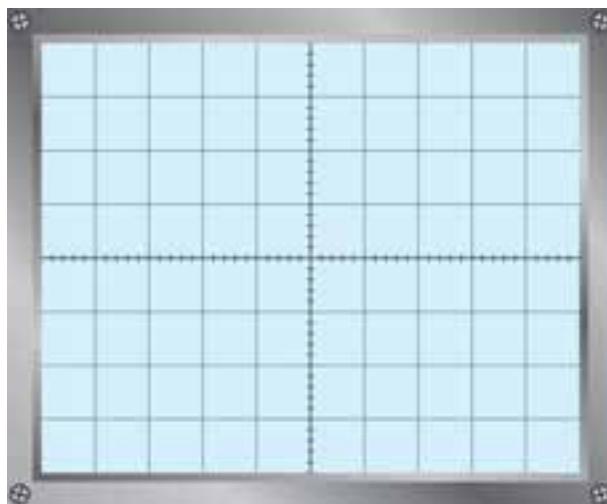
^{۱۸}-۴-۱۳- تغییرات دامنه سیگنال خروجی تقویت کننده در هنگام اعمال ولتاژ DC خروجی آشکارساز به

پس ترانزیستور

جدول ٥-١٣

شماره آزمایش	دامنه سیگنال مدوله شده ورودی	ولتاژ DC بیس ترانزیستور	دامنه سیگنال خروجی تقویت کننده IF
۱	V		
۲	۵ mV		
۳	۱ mV		
۴	۲ mV		
۵	۳ mV		

۱۹-۴-۱۳- رسم شکل موج ورودی و خروجی آشکار شده همراه با مؤلفه DC



نمودار ۶- شکل موج خروجی

$$V_s = ۴ \text{ mV}$$

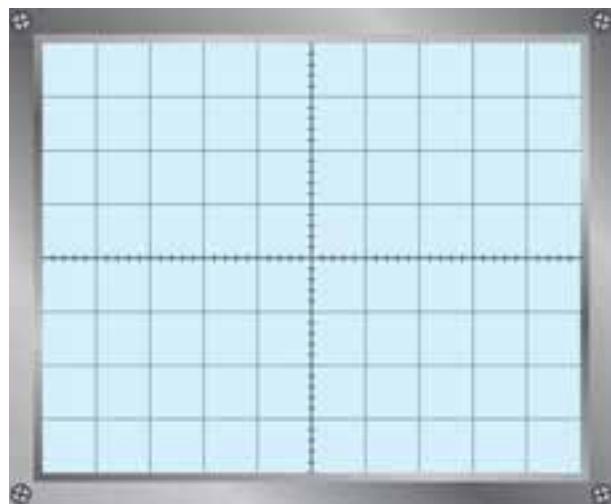
$$V_{outpp} = \dots \text{ ولت}$$

$$V_{DC_{out}} = \dots \text{ ولت}$$

$$F = \dots \text{ هرتز}$$

$$T/D = \dots$$

$$V/D = \dots$$



نمودار ۵- شکل موج ورودی

$$V_s = ۵ \text{ mV}$$

$$V_{outpp} = \dots \text{ ولت}$$

$$V_{DC_{out}} = \dots \text{ ولت}$$

$$F = \dots \text{ هرتز}$$

$$T/D = \dots$$

$$V/D = \dots$$

۲۰-۴-۱۳- اثر وجود مدار AGC



۱۳-۴-۲۱— اندازه‌گیری ضریب بهره ولتاز مناسب با تغییرات سیگنال مدوله شده ورودی

جدول ۱۳-۶

شماره آزمایش	دامنه سیگنال مدوله شده ورودی	ولتاژ پیک تا پیک نقطه B	ولتاژ پیک تا پیک نقطه C	ضریب بهره ولتاز A_v
۱				
۲				
۳				
۴				
۵				

۱۳-۴-۲۲— نوع AGC مدار

۱۳-۴-۲۳— نتایج حاصل شده از بستن مدار به صورت نرم‌افزاری

۱۳-۵— نتایج کلی حاصل از آزمایش‌ها به طور خلاصه

۶-۱۳- پاسخ به الگوی پرسش

۶-۱۳-۱- کوپلائر تقویت‌کننده IF را نام ببرید.

۶-۲- ۱۳- در یک طبقه تقویت‌کننده IF دو ترانزیستوری، چند ترانسفورماتور مورد نیاز است؟

۶-۳- ۱۳- سیگنال خروجی آشکارساز AM ، دارای چند مؤلفه است؟ توضیح دهید.

۶-۴- ۱۳- فیلتر بعد از آشکارساز AM ، چه نوع فیلتری است؟

۶-۵- ۱۳- در مدار آشکارساز شکل ۱۳-۴، اگر جهت دیود تغییر کند، کدام المان را باید تغییر دهیم تا آشکارسازی درست اجرا شود؟ سبب را توضیح دهید.

۱۳-۷- ارزشیابی آزمایش شماره ۱۳

ردیف	عنوان	نمره پیشنهادی	نمره کسب شده	تاریخ / /
۱	انضباط	۲		نام و نام خانوادگی مریبان کارگاه :۱۲
۲	استفاده صحیح از دستگاهها	۲		محل امضاء مریبان کارگاه :
۳	تنظيم گزارش کار	۲		۱
۴	میزان مشارکت و همکاری	۱		۲
۵	رعایت نکات ایمنی	۱		نام و نام خانوادگی هنرجو :
۶	صحت مراحل آزمایش شماره ۱۳	۱۲		محل امضاء هنرجو :
۷	نمره نهایی آزمون شماره ۱۳	۲	
۸	تشویق و تذکر.....		