

«فصل هفتم»

رگولاتورها (تنظیم کننده‌های ولتاژ)

(مطابق فصل هشتم کتاب الکترونیک عمومی ۲)

هدف کلی:

آزمایش انواع ثبیت کننده‌های ولتاژ با استفاده از نرم‌افزار مولتی‌سیم

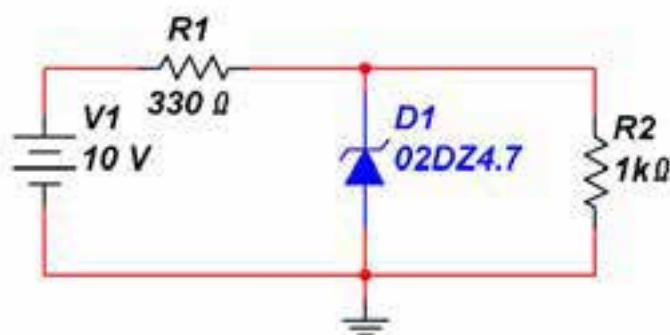
هدف‌های رفتاری:

در پایان این آزمایش که با استفاده از نرم‌افزار مولتی‌سیم اجرا می‌شود از فرآگیرنده انتظار می‌رود که:

- ۱- مدار رگولاتور زنری را بینند.
- ۲- جریان بار مدار رگولاتور زنری را اندازه بگیرد.
- ۳- مدار رگولاتور ولتاژ با تقویت کننده‌ی جریان را بینند.
- ۴- ولتاژ خروجی مدار رگولاتور زنری را اندازه بگیرد.
- ۵- مدار رگولاتور ولتاژ با زوج دارلینگتون را بینند.
- ۶- ولتاژ خروجی مدار رگولاتور ولتاژ با زوج
- ۷- مدار رگولاتور ولتاژ با فیدبک را بینند.
- ۸- مدار رگولاتور جریان را بینند.
- ۹- مدار گولاتور با استفاده از آی‌سی را بینند.
- ۱۰- مدار مبدل DC به DC را بینند.
- ۱۱- مدار رگولاتور کلیدزنی را بینند.
- ۱۲- اثر تغییر بار بر سطح ولتاژ خروجی را مشاهده کنند.
- دارلینگتون را اندازه بگیرد.

۲۰۶

۷-۱-۲ مدار رگولاتور زنری شکل ۱-۱ را بینند.



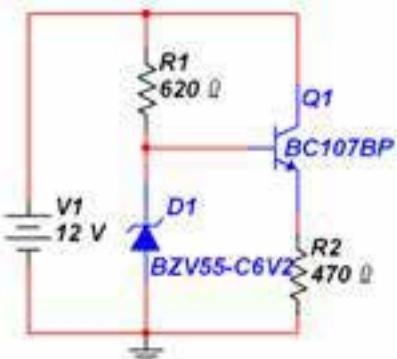
شکل ۱-۱ مدار رگولاتور زنری

۷-۱ آزمایش ۱: مدار رگولاتور زنری

۷-۱-۱ در اکثر مدارها و دستگاه‌های الکترونیکی، برای تأمین قدرت خروجی و توان مصرفی سیستم، به منابع تغذیه نیازمندیم. این منابع می‌توانند از نوع ولتاژ یا جریان باشند. منابع تغذیه، ولتاژ DC مورد نیاز را از برق شهر دریافت و به بار می‌دهند. اگر ولتاژ برق شهر یا جریان با تغییر کند ولتاژ خروجی منبع تغذیه نیز تغییر می‌کند. برای جلوگیری از این مشکل باید ولتاژ خروجی را ثبیت کنیم. رگولاتورهای ولتاژ زنری از جمله مدارهایی هستند که ولتاژ خروجی را ثابت نگه می‌دارند.

۷-۲ آزمایش ۲: مدار رگولاتور ترانزیستوری

۷-۲-۱ مدار رگولاتور ولتاژ شکل ۷-۲ را بیندید.



شکل ۷-۲ مدار رگولاتور ترانزیستوری

۷-۲-۲ ولتاژ دو سر مقاومت بار (R_L) را اندازه بگیرید و یادداشت کنید.

$$V = \dots\dots V$$

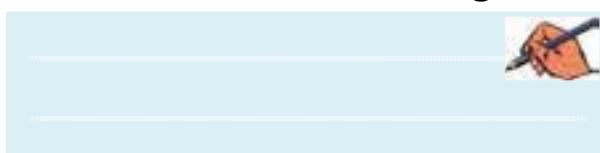
۲۰۷

۷-۲-۳ مقدار ولتاژ ورودی را ثابت نگه دارید و مقاومت بار را تغییر دهید. با تغییر مقاومت بار، جریان بار و ولتاژ خروجی را مطابق جدول ۷-۱ اندازه بگیرید.

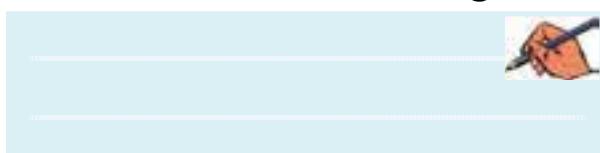
جدول ۷-۱ تغییر مقاومت بار با ثابت نگهداشت ولتاژ ورودی

R_L	100	150	300	620
I_L				
V_o				

سؤال ۳: آیا می توانید با استفاده از جدول ۱-۷ ضریب تثیت جریان را با استفاده از رابطه: $S_I = \frac{\Delta V_o}{\Delta I_L}$ محاسبه کنید؟ توضیح دهید.



سؤال ۴: آیا با تغییر مقاومت بار ولتاژ خروجی ثابت می ماند؟ توضیح دهید.



۷-۱-۳ جریان عبوری و ولتاژ دو سر مقاومت R_L را اندازه بگیرید و یادداشت کنید.

$$V = \dots\dots V \quad I = \dots\dots mA$$

۷-۱-۴ مقدار مقاومت R_L را به ۱۸۲۰ اهم کاهش دهید. جریان و ولتاژ دو سر آن را اندازه بگیرید و یادداشت کنید.

$$V = \dots\dots V \quad I = \dots\dots mA$$

۷-۱-۵ مقدار مقاومت R_L را به ۲/۲ کیلو اهم افزایش دهید و ولتاژ دو سر آن را اندازه بگیرید و یادداشت کنید.

$$V = \dots\dots V \quad I = \dots\dots mA$$

سوال ۱: آیا با تغییر مقدار مقاومت R_L اندازه ولتاژ دو سر آن تغییر می کند؟ توضیح دهید.



سوال ۲: چنان چه ولتاژ خروجی با تغییرات مقاومت بار ثابت بماند، چه خاصیتی از دیود زنر را مشخص می کند؟



۷-۱-۶ مقدار مقاومت R_L را به ۱۰۰Ω تغییر دهید و ولتاژ خروجی را اندازه بگیرید. آیا در این مرحله نیز مانند مراحل قبل ولتاژ ثابت می ماند؟ توضیح دهید. در صورتی که ولتاژ تغییر کرده است، علت آن را شرح دهید.

$$V = \dots\dots V$$



تمرین ۱: مقدار مقاومت بار را به مقادیر 500Ω و $2K\Omega$ تغییر دهید و ولتاژ خروجی را در هر دو حالت اندازه بگیرید و یادداشت کنید.

$V_o = \dots\dots\dots V$	ولتاژ خروجی با افزایش مقاومت بار
$V_o = \dots\dots\dots V$	ولتاژ خروجی با کاهش مقاومت بار

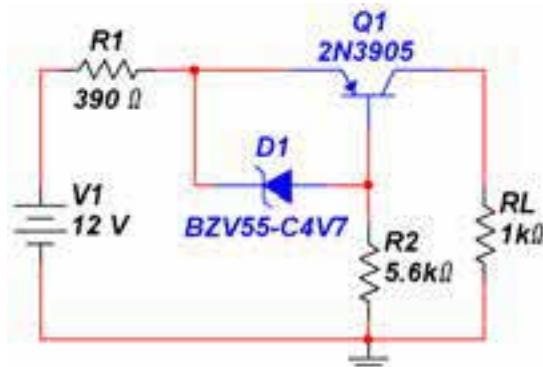
سؤال ۶: آیا با تغییر مقاومت بار مقدار ولتاژ خروجی ثابت می‌ماند؟ توضیح دهید.



تمرین ۲: آیا می‌توانید با استفاده از مطالب تئوری که تا کنون خوانده‌اید، مدار دیگری از رگولاتور ولتاژ را بیندید؟ تجربه کنید و در مورد آن توضیح دهید.

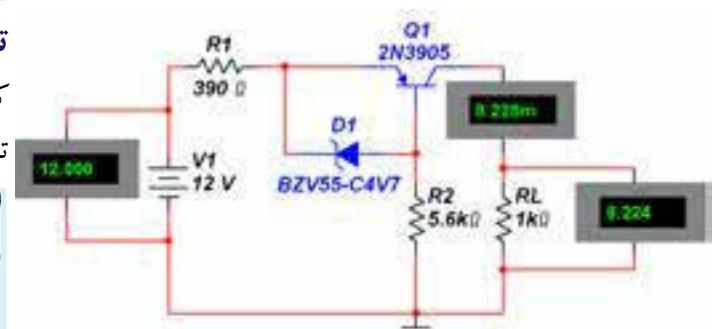


۷-۲-۴ مدار رگولاتور ولتاژ با تقویت کننده‌ی جریان شکل ۳-۷ را بیندید.



شکل ۷-۳ مدار رگولاتور ولتاژ با تقویت کننده‌ی جریان

۷-۲-۵ مقدار ولتاژ ورودی، ولتاژ خروجی و جریان خروجی را مطابق شکل ۷-۴ اندازه بگیرید و مقادیر اندازه گیری شده را یادداشت کنید.



شکل ۷-۴ مقادیر اندازه گیری شده‌ی ولتاژ ورودی، ولتاژ خروجی و جریان خروجی

$V_i = \dots\dots\dots V$
$I_o = \dots\dots\dots mA$
$V_o = \dots\dots\dots V$

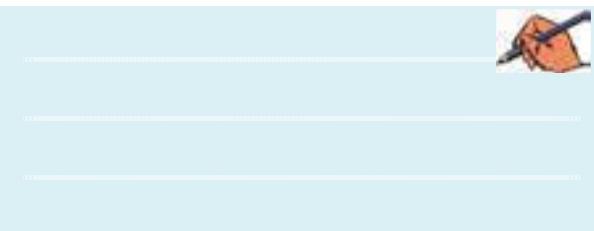
سؤال ۵: آیا جریان خروجی مدار ۷-۴ نسبت به جریان خروجی مدار ۷-۱ بیشتر شده است؟ توضیح دهید.



۷-۲-۸ ولتاژ خروجی مدار ۷-۵ را اندازه بگیرید.

$$V_O = \dots V$$

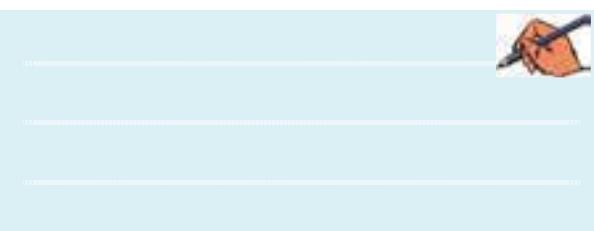
سوال ۱۰: چه رابطه‌ای بین ولتاژ خروجی و ولتاژ زنر برقرار است؟ توضیح دهید.



سوال ۱۱: آیا ولتاژ خروجی از رابطه‌ی:

$$V_O = V_Z - (V_{BE_1} + V_{BE_2})$$

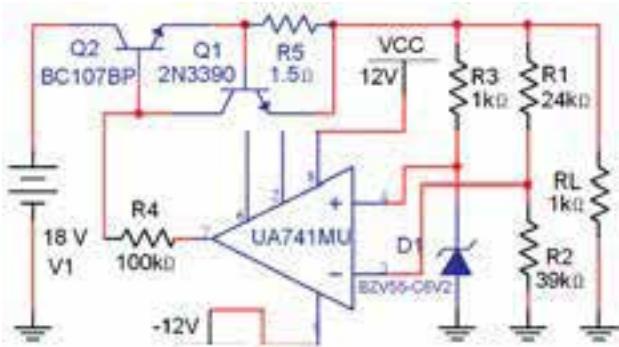
۲۰۹



۷-۳ آزمایش ۳: مدار رگولاتور ولتاژ با فیدبک OP-AMP

۷-۳-۱ مدار رگولاتور ولتاژ با فیدبک

شکل ۷-۶ را بینندید.

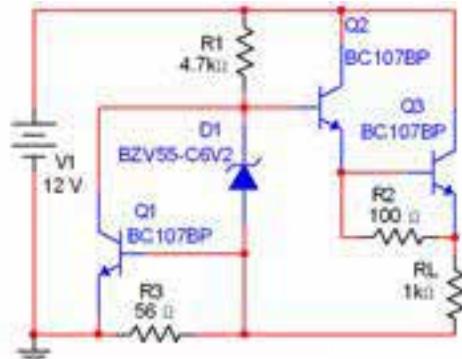


شکل ۷-۶ مدار رگولاتور ولتاژ با فیدبک

۷-۳-۲ ولتاژ خروجی مدار شکل ۷-۶ را طبق جدول ۷-۲ تغییر دهید، و در هر حالت ولتاژ خروجی را اندازه بگیرید.

۷-۲-۶ مدار رگولاتور ولتاژ با زوج دارلینگتون که در

شکل ۷-۵ نشان داده شده است را بینندید.



شکل ۷-۵ مدار رگولاتور ولتاژ با زوج دارلینگتون

۷-۲-۷ با استفاده از آمپر متر جریان بار اندازه بگیرید.

$$I_O = \dots mA$$

سوال ۷: جریان بار مدار شکل ۷-۵ نسبت به جریان بار در مدار شکل ۷-۳ چه تغییری کرده است؟ توضیح دهید.



سوال ۸: جریان بار در مدار شکل ۷-۵ در مقایسه با جریان بار در مدار شکل ۷-۲ چه تغییری کرده است؟ آیا جریان بار در مدار ۷-۵ بیشتر است؟ توضیح دهید.

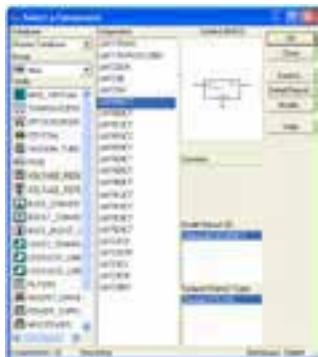


سوال ۹: زیاد شدن جریان در مدار رگولاتور ولتاژ با زوج دارلینگتون چه ویژه‌گی از زوج دارلینگتون را نشان میدهد؟ توضیح دهید.



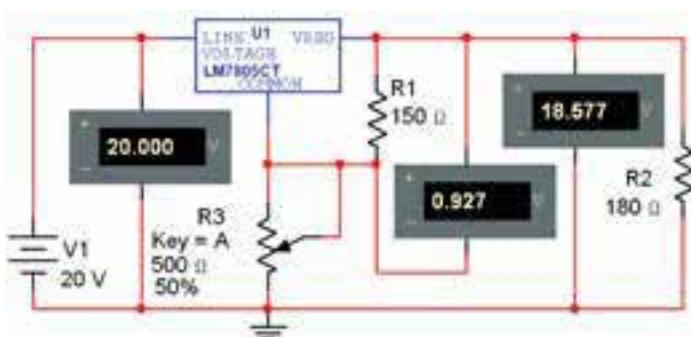
۷-۴ آزمایش ۴: مدار رگولاتور ولتاژ با استفاده از آی‌سی رگولاتور

۷-۴-۱ آی‌سی‌های رگولاتور ولتاژ را مطابق شکل ۷-۷ از نوار قطعات (Component) گروه Misc بر روی میز کار آزمایشگاه مجازی بیاوردید.



شکل ۷-۷ چگونگی انتخاب آی‌سی‌های رگولاتور

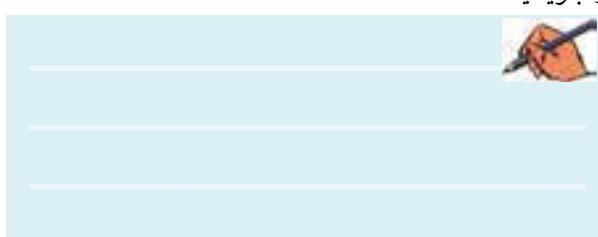
۷-۴-۲ مدار رگولاتور ولتاژ شکل ۷-۸ را با استفاده از آی‌سی ۷۸۰۵ بینید. پتانسیومتر را روی حداقل بگذارید. ولتاژ دو سر مقاومت بار را اندازه‌گیری کنید و یادداشت نمائید.



شکل ۷-۸ مدار رگولاتور ولتاژ با استفاده از آی‌سی ۷۸۰۵

$$V_L = \dots V$$

۷-۴-۳ با استفاده از دکمه‌ی A صفحه کلید کامپیوتر مقدار مقاومت پتانسیومتر را در مدار شکل ۷-۸ افزایش دهید و تغییرات ولتاژ خروجی را مشاهده کنید و نتایج این آزمایش را بنویسید.



جدول ۷-۲ تأثیر تغییر ولتاژ ورودی روی ولتاژ خروجی
مدار رگولاتور با OP-AMP

V_i	۸	۱۲	۱۶	۲۰	۲۴
V_o					

سوال ۱۲: ولتاژ خروجی در چه حدی از مقدار ولتاژ

ورودی ثابت می‌ماند؟ توضیح دهید.



۷-۳-۳ ولتاژ ورودی مدار ۷-۶ را روی ۱۵ ولت تنظیم کنید. مقاومت بار را طبق جدول ۷-۳ تغییر دهید و ولتاژ خروجی را اندازه‌بگیرید و در جدول یادداشت نمائید.

جدول ۷-۳ اثر تغییر مقاومت بار روی ولتاژ خروجی در مدار رگولاتور با OP-AMP

R_L	100Ω	$1K\Omega$	$10K\Omega$	$100K\Omega$
V_o				

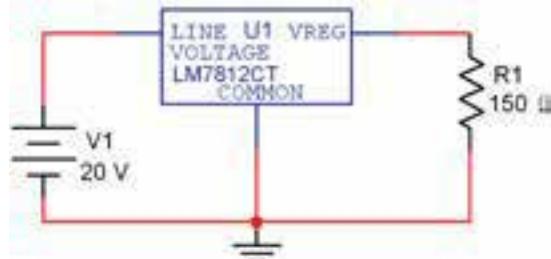
سوال ۱۳: در چه حدودی از تغییرات از مقاومت بار، ولتاژ خروجی ثابت می‌ماند؟



سوال ۱۴: کاربرد مدار ۷-۶ (رگولاتور ولتاژ با فیدبک) را توضیح دهید.



۷-۴-۵ مدار شکل ۷-۱۰ را بیندید. مقدار مقاومت R_1 را مطابق جدول ۷-۵ تغییر دهید. با استفاده از ولتاژ ولتاژ خروجی را اندازه‌گیری کنید و مقادیر به دست آمده را در جدول ۷-۵ بنویسید.



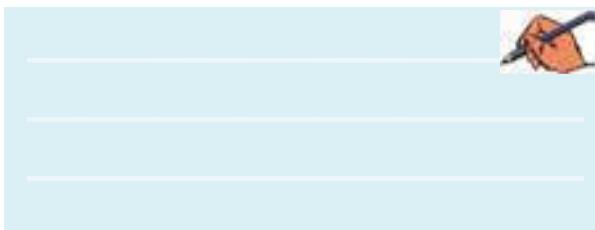
شکل ۷-۱۰ مدار رگولاتور ولتاژ با استفاده از آی‌سی ۷۸۱۲

جدول ۷-۵ اندازه‌ی ولتاژ خروجی در اثر تغییر مقاومت بار

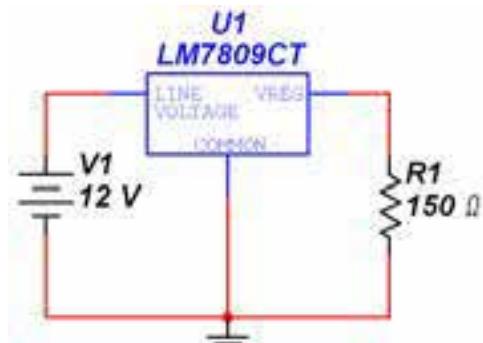
R_1	۴۷Ω	۱۵۰Ω	۳۳۰Ω	۱KΩ
V_o				

۲۱۱

تمرین ۴: با استفاده از آی‌سی‌های سری ۷۹XX مدار رگولاتور ولتاژ را مشابه مدار شکل ۷-۱۰ بیندید و با تغییر مقاومت R_1 ولتاژ خروجی را اندازه‌گیری کنید و نتایج به دست آمده را بنویسید.



۷-۴-۶ مدار شکل ۷-۹ را بیندید. مقدار ولتاژ ورودی را مطابق جدول ۷-۴ تغییر دهید و اندازه‌ی ولتاژ خروجی را در جدول ۷-۴ بنویسید.



شکل ۷-۹ مدار رگولاتور ولتاژ با استفاده از آی‌سی ۷۸۰۹

جدول ۷-۴ تغییرات ولتاژ ورودی و اثر آن بر ولتاژ خروجی

V_i	۵	۱۰	۱۲	۱۴
V_o				

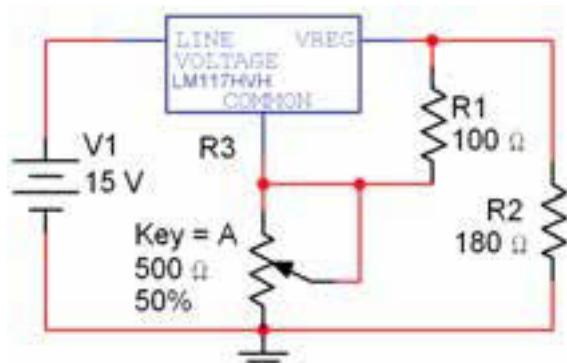
سوال ۱۵: نتایجی که از تغییرات ولتاژ ورودی در مدار شکل ۷-۹ به دست آورده‌اید، را بنویسید.



تمرین ۳: با استفاده از آی‌سی‌های سری ۷۸XX مدار رگولاتور ولتاژ را بیندید و با تغییر ولتاژ ورودی، تغییرات ولتاژ خروجی را بررسی نمایید. نتایج به دست آمده را در چند سطر توضیح دهید.



نکته :
آی‌سی‌های رگولاتور سری ۷۹XX ولتاژ ثبیت شده با قطب منفی را به وجود می‌آورند. در این گونه رگولاتورها قطب منفی منبع ثبیت نشده را به پایه‌ی ورودی وصل می‌کنیم و قطب مثبت را به پایه‌ی مشترک اتصال می‌دهیم.



شکل ۷-۱۲ مدار رگولاتور ولتاژ با استفاده از آی‌سی رگولاتور LM117

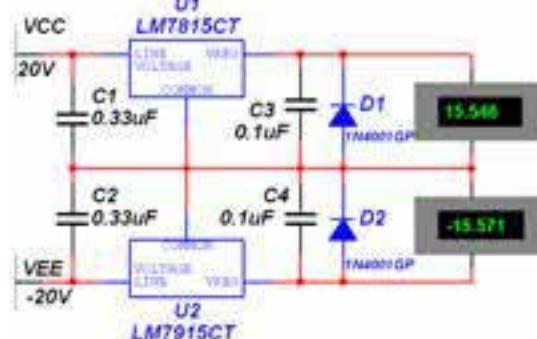
$$V_o = \dots \text{V}$$

$$V_o = \dots \text{V}$$

سؤال ۱۶: با توجه به آزمایش‌های انجام شده کدامیک از رگولاتورها بهتر و مناسب‌تر است؟ شرح دهید.



۷-۴-۶ مدار شکل ۷-۱۱ را بیندید. در این مدار دو نوع ولتاژ خروجی داریم. از این رگولاتور معمولاً برای مدارهایی که به هر دو نوع مثبت و منفی ولتاژ نیاز دارند، استفاده می‌شود.



شکل ۷-۱۱ مدار رگولاتور ولتاژ مثبت و منفی

تمرین ۵: مدار رگولاتور ولتاژ مثبت و منفی ۱۲ ولتی را بیندید و مراحل کار را توضیح دهید.

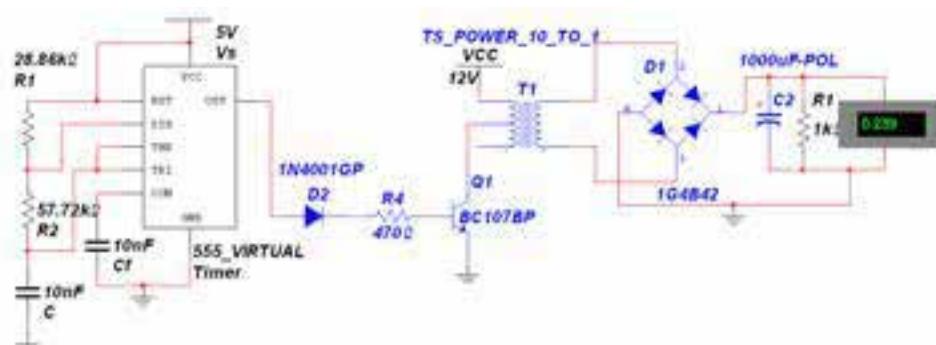


۷-۵ آزمایش ۵: مبدل DC به DC

۷-۵-۱ در اکثر مبدل‌های DC به DC، ولتاژ

ورودی به یک نوسان‌ساز موج مربعی داده می‌شود که خروجی آن سیم پیچ اولیه‌ی یک ترانسفورماتور را تحریک می‌کند. معمولاً مقدار فرکانس نوسان‌ساز تعیین کننده میزان ولتاژ خروجی است.

۷-۵-۲ مدار شکل ۷-۱۳ را بیندید. ولتاژ خروجی را اندازه بگیرید و یادداشت کنید. در این مدار از آی‌سی ۵۵۵ به عنوان تولیدکننده‌ی موج مربعی استفاده شده است.



شکل ۷-۱۳ مدار مبدل DC به DC با استفاده از آی‌سی ۵۵۵

۷-۴-۷ مدار شکل ۷-۱۲ را با استفاده از آی‌سی رگولاتور LM117 بیندید. ولوم پتانسیومتر را به ترتیب روی حداکثر و حداقل بگذارید و ولتاژ خروجی را در هر دو حالت اندازه بگیرید و یادداشت کنید.

۷-۵-۳ برای افزایش جریان در مدار باید تعداد ترانزیستورهای تقویت‌کننده را افزایش دهیم. در این مدار ترانزیستور Q_1 نقش تقویت‌کننده را بر عهده دارد.

تحقیق کنید:

در ارتباط با ساختار مدارهای UPS تحقیق کنید. این مدارها برق اضطراری کامپیوترها را تأمین می‌کنند.

۲۱۳

تمرین ۶: آیا می‌توانید مدار مبدل ولتاژ DC به DC طراحی کنید که در آن از دستگاه فانکشن ژنراتور موج مربعی استفاده شده است؟ تجربه کنید و نتیجه را توضیح دهید.

