

«فصل اول»

یادآوری و آشنایی با تقویت‌کننده‌های ترانزیستوری

(مطابق فصل اول کتاب الکترونیک عمومی ۲)

نهاد ف کلی :

یادآوری دیود، ترانزیستور و تقویت‌کننده‌های ترانزیستوری

هدف های رفتاری:

در پایان این آزمایش که با استفاده از نرم‌افزار مولتی‌سیم اجرا می‌شود از فرآگیرنده انتظار می‌رود که :

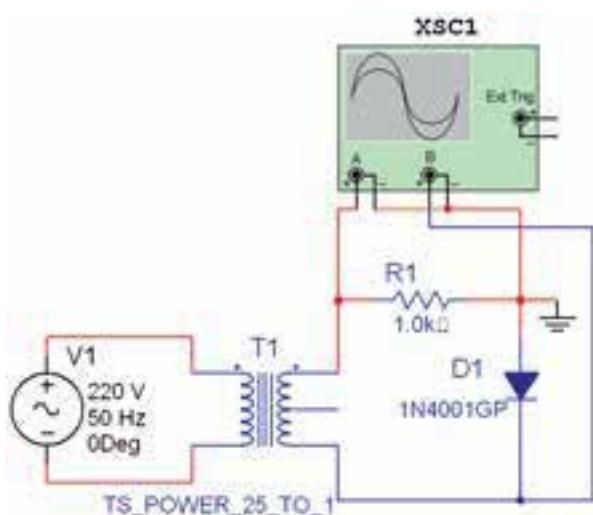
- ۶- منحنی مشخصه‌ی انتقالی ترانزیستور را پس از به دست آوردن جریان‌های ترانزیستور ترسیم کند.
- ۷- ولتاژ و جریان پایه‌های ترانزیستور را در بایاس ثابت اندازه‌گیری کند.
- ۸- نقطه‌ی کار ترانزیستور را در بایاس خودکار اندازه‌گیری کند.
- ۹- نقطه‌ی کار و توان مصرفی ترانزیستور را در بایاس با تقسیم ولتاژ (سرخود) اندازه‌گیری کند.

- ۱- منحنی مشخصه‌ی ولت-آمپر دیود معمولی را بر روی صفحه‌ی اسیلوسکوپ مشاهده کند.
- ۲- مقاومت استاتیکی و دینامکی را اندازه‌گیری کند.
- ۳- ولتاژ و جریان مورد نیاز مدار دیودی را اندازه‌گیری کند.
- ۴- حالت قطع یا وصل دیود را با اندازه‌گیری جریان و ولتاژ آن تشخیص دهد.
- ۵- منحنی مشخصه‌ی ورودی ترانزیستور را از طریق نقطه‌یابی جریان و ولتاژ رسم کند.

۱۵۰

۱-۱ آزمایش ۱: منحنی مشخصه‌ی ولت-آمپر دیود

۱-۱-۱ جریان عبوری از دیود وابسته به ولتاژ دو سر آن است. در بایاس مستقیم هر گاه ولتاژ دو سر دیود از ولتاژ سد بیشتر شود، دیود هادی می‌شود و جریان زیادی از آن عبور می‌کند. برای مشاهده منحنی مشخصه‌ی دیود، مدار شکل ۱-۱ را بر روی میز کار نرم‌افزار بیندید.



شکل ۱-۱ مدار عملی برای مشاهده منحنی مشخصه‌ی ولت-آمپر دیود

۱-۱-۵ مقاومت استاتیکی دیود را از رابطه‌ی:

$$R_d = \frac{26\text{mV}}{I_D}$$

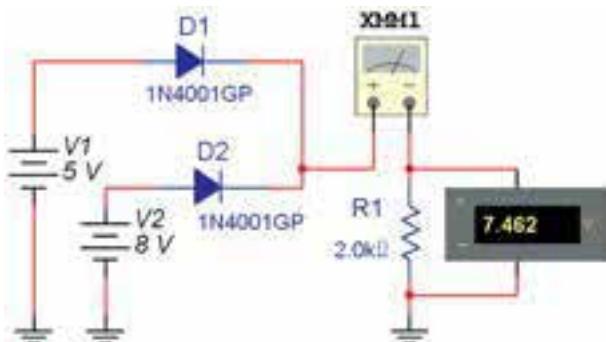
و مقاومت دینامیکی را از رابطه‌ی:

$$R_D = \frac{V_D}{I_D}$$

محاسبه کنید.

$$R_D = \dots\dots\Omega \quad R_d = \dots\dots\Omega$$

۱-۱-۶ مدار شکل ۱-۴ را در نرم‌افزار مولتی‌سیم بیندید.



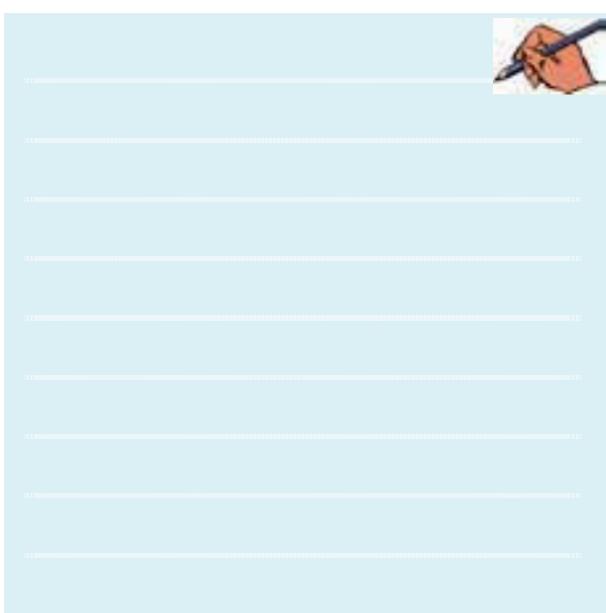
شکل ۱-۴ مدار ترکیب موازی دیودها

۱۵۱

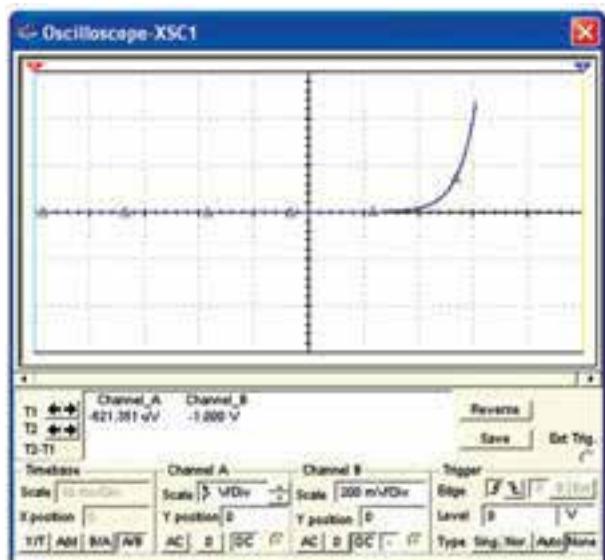
۱-۱-۷ در مدار شکل ۱-۴ جریان و ولتاژ مقاومت بار R_1 را اندازه بگیرید.

$$V_{R_1} = \dots\dots\text{V} \quad I = \dots\dots\text{mA}$$

سوال ۱: چگونه می‌توان وضعیت قطع و وصل بودن دیودها را در شکل ۱-۴ مشخص کرد؟ شرح دهید.



۱-۱-۲ اسیلوسکوپ را مطابق شکل ۱-۲ در وضعیت (A/B)X-Y قرار دهید. با توجه به شکل ۱-۲ می‌توانید ولتاژ دو سر دیود را در بایاس مستقیم اندازه بگیرید.

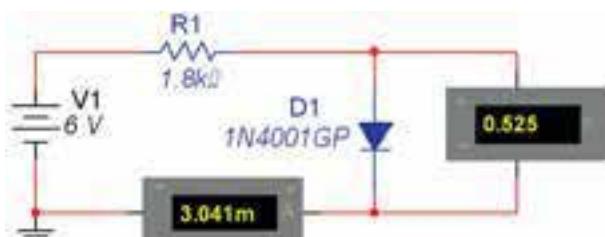


شکل ۱-۲ منحنی مشخصه‌ی ولت-آمپر دیود

۱-۱-۳ در شکل ۱-۲ محور عمودی ولتاژ دو سر مقاومت را نشان می‌دهد. اگر این ولتاژ را بر مقدار مقاومت مدار تقسیم کنیم جریان عبوری از دیود به دست می‌آید. مقادیر ولتاژ و جریان عبوری از دیود را در شکل ۱-۲ اندازه بگیرید.

$$V_D = \dots\dots\text{V} \quad I_D = \dots\dots\text{mA}$$

۱-۱-۴ مقاومتی که دیود در مقابل جریان مستقیم از خود نشان می‌دهد را مقاومت استاتیکی می‌گویند. مدار شکل ۱-۳ را روی میز کار نرم‌افزار بیندید و جریان دیود را اندازه بگیرید.



شکل ۱-۳ بایاس مستقیم دیود برای محاسبه‌ی مقاومت استاتیکی و دینامیکی دیود

$$I_D = \dots\dots\text{mA}$$



شکل ۱-۶ نمودار رسم منحنی مشخصهٔ ترانزیستور

۱-۲-۴ منحنی مشخصهٔ انتقالی ترانزیستور بیانگر

تغییرات جریان خروجی I_C بر حسب جریان ورودی I_B است. برای رسم منحنی، به طریق نقطهٔ یابی مقادیر I_B و I_C را با توجه به مقادیر جدول ۱-۱ روی محورهای افقی و عمودی نمودار شکل مشخص کنید، سپس منحنی انتقالی را به دست آورید.



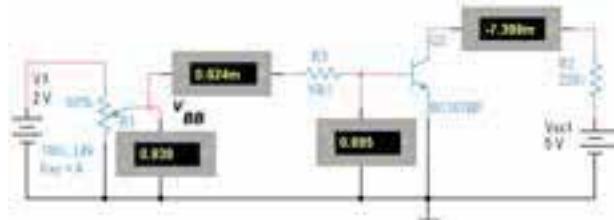
شکل ۱-۷ نمودار رسم منحنی انتقالی ترانزیستور

سوال ۲: ضریب بهرهٔ جریان استاتیکی β_{DC} ترانزیستور را با استفاده از رابطهٔ زیر به دست آورید.

$$\beta_{DC} = \frac{I_C}{I_B} = \dots\dots$$

**۱-۲-۲ آزمایش ۲: منحنی مشخصهٔ ترانزیستور**

۱-۲-۱ برای به دست آوردن منحنی مشخصهٔ ورودی و انتقالی ترانزیستور مدار شکل ۱-۵ را بیندید.



شکل ۱-۵ مدار ترسیم منحنی مشخصهٔ ترانزیستور

۱-۲-۲ با تغییر ولتاژ V_{BB} توسط پتانسیومتر مطابق جدول ۱-۱ جریان بیس، ولتاژ بیس-امپیر و جریان کلکتور را اندازه‌گیری کنید و مقادیر آن را در جدول بنویسید.

۱۵۲

جدول ۱-۱ مقادیر اندازه‌گیری شده برای ترانزیستور

$V_{BB}(V)$	$V_{BE}(V)$	$I_B(\mu A)$	$I_C(mA)$
۰/۱			
۰/۲			
۰/۳			
۰/۴			
۰/۶			
۰/۸			
۱			
۱/۲			
۱/۴			
۱/۶			
۱/۸			
۲			

۱-۲-۳ با توجه به مقادیر جدول ۱-۱ منحنی مشخصهٔ ورودی را در نمودار شکل ۱-۶ رسم کنید.



شکل ۱-۹ منحنی مشخصهٔ خروجی ترانزیستور

سوال ۳: چگونه می‌توان بهرهٔ جریان دینامیکی ترانزیستور را به دست آورد؟ شرح دهید.



۱۵۳

نکته :

دلیل معکوس ظاهر شدن منحنی مشخصه این است که ولتاژ صفحه‌های انحراف افقی X نسبت به زمین منفی‌تر است.

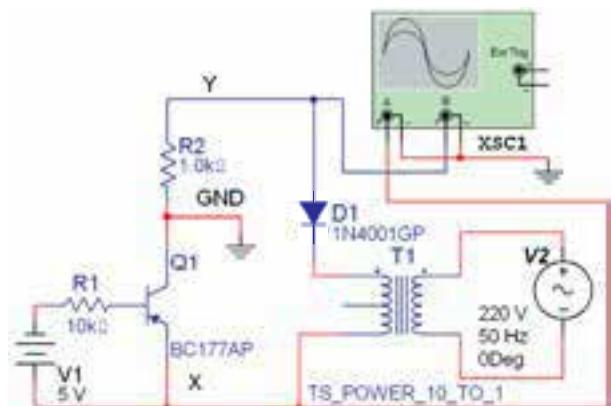
۱-۲-۵ جریان کلکتور_C تابعی از ولتاژ کلکتور امیتر V_{CE} به ازاء جریان ثابت بیس است. مدار شکل ۱-۸ را به منظور به دست آوردن منحنی مشخصهٔ خروجی ترانزیستور بینید.

سوال ۴: آیا می‌توانید برای ولتاژ $V_{CE} = 1\text{ V}$ جریان کلکتور را اندازه بگیرید؟ شرح دهید.



۱-۳ آزمایش ۳: مدارهای بایاس ترانزیستور

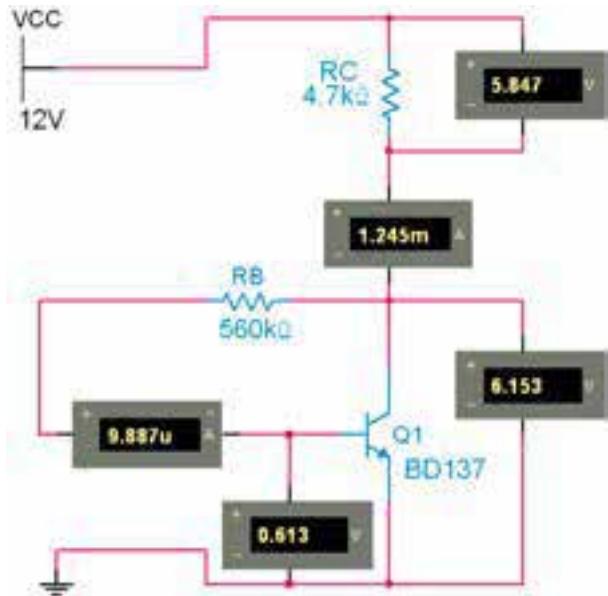
۱-۳-۱ برای آن که ترانزیستور بتواند یک سیگнал الکتریکی را تقویت کند باید آن را طوری بایاس کنید که مقادیر جریان‌ها و ولتاژ‌های بایاس آن (نقطهٔ کار) در ناحیهٔ فعال قرار گیرد. به عبارت دیگر باید دیود بیس امیتر در بایاس مستقیم و دیود کلکتور بیس در بایاس معکوس باشد. مدار بایاس مستقیم ترانزیستور را مطابق شکل ۱-۱۰ بینید.



شکل ۱-۸ مدار برای به دست آوردن منحنی مشخصهٔ خروجی ترانزیستور

۱-۲-۶ اسیلوسکوپ را در حالت X-Y(A/B) قرار دهید. پس از تنظیم اسیلوسکوپ، مشخصهٔ خروجی ترانزیستور را مطابق شکل ۱-۹ بر روی صفحهٔ اسیلوسکوپ نمایش داده می‌شود.

جريان I_C بر روی مقدار I_B تأثیر معکوس می‌گذارد. این تأثیر سبب پایداری نقطه‌ی کار می‌شود. مدار شکل ۱-۱۱ را بینید. ولتاژها و جریان‌های مدار را اندازه‌گیری و یادداشت کنید.



شکل ۱-۱۱ مدار تغذیه‌ی خودکار ترانزیستور

$$\begin{aligned} I_B &= \dots \text{mA} & I_C &= \dots \text{mA} \\ V_{BE} &= \dots \text{V} & V_{CE} &= \dots \text{V} \\ I_E &= \dots \text{mA} \end{aligned}$$

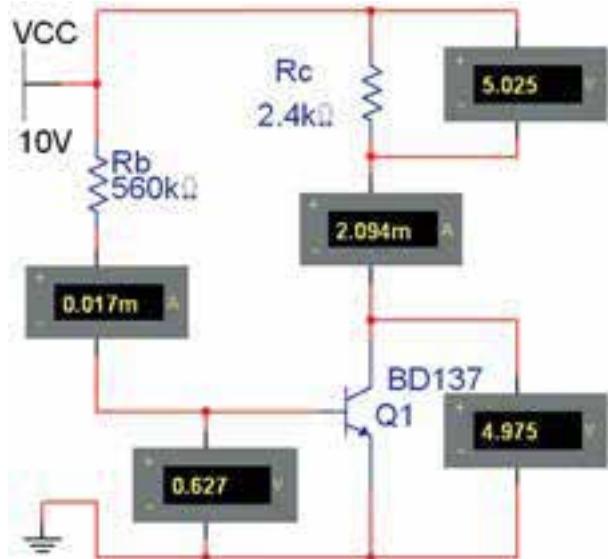
سؤال ۸: توان مصرفی ترانزیستور را محاسبه کنید.

$$P_C = \dots \text{W}$$

سؤال ۹: آیا می‌توانید توان مصرفی ترانزیستور را با دستگاه وات‌متر نرم‌افزار اندازه‌گیری کنید؟ شرح دهید.



سؤال ۱۰: نام دیگر بایاس خودکار ترانزیستور را بنویسید.



شکل ۱-۱۰ مدار بایاس مستقیم (ثابت) ترانزیستور

۱-۳-۲: با استفاده از ولت‌متر و آمپر متر مقادیر جریان‌ها و ولتاژ‌های نقطه‌ی کار I_{BQ} , I_{CQ} , V_{BEQ} , V_{CEQ} ترانزیستور را اندازه‌گیری و یادداشت کنید.

$$I_B = \dots \text{mA} \quad I_C = \dots \text{mA}$$

$$V_{BE} = \dots \text{V} \quad V_{CE} = \dots \text{V}$$

سؤال ۵: عامل تعیین کننده‌ی جریان بیس و جریان کلکتور در مدار بایاس ثابت ترانزیستور را بنویسید.



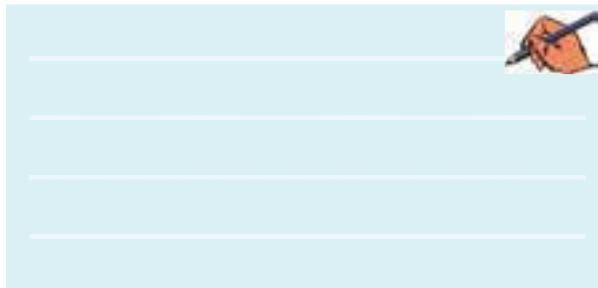
سؤال ۶: عیب بایاس مستقیم ترانزیستور را شرح دهید.



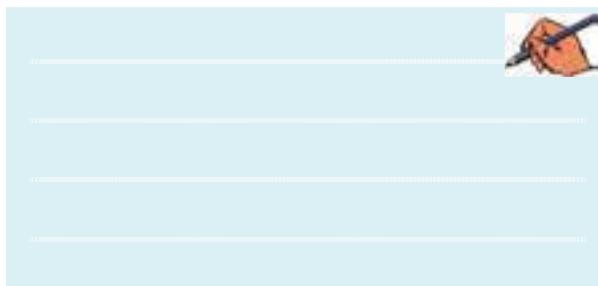
سؤال ۷: توان مصرفی ترانزیستور را محاسبه کنید.

$$P_C = \dots \text{W}$$

۱-۳-۳: در مدار بایاس اتوماتیک (خودکار) ترانزیستور، جریان بیس از ولتاژ کلکتور تأمین می‌شود، بنابر این تغییرات



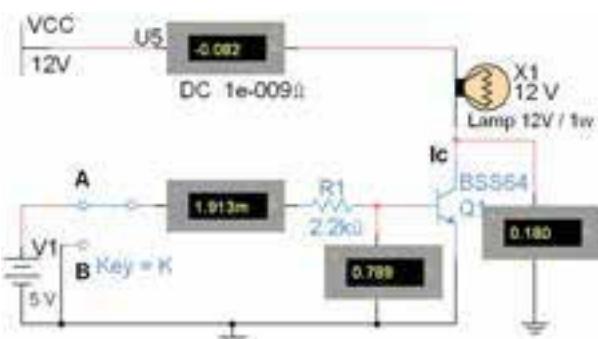
سوال ۱۲: دلیل مناسب بودن مدار بایاس با تقسیم کننده ولتاژ (سرخود) را نسبت به سایر بایاس‌ها شرح دهد.



۱۵۵

۱-۴ آزمایش ۴: کلیدزنی (سوئیچینگ ترانزیستور)

۱-۴-۱ ترانزیستور در ناحیهٔ قطع و اشباع مانند یک کلید باز و بسته عمل می‌کند. مدار شکل ۱-۱۳ را بیندید.

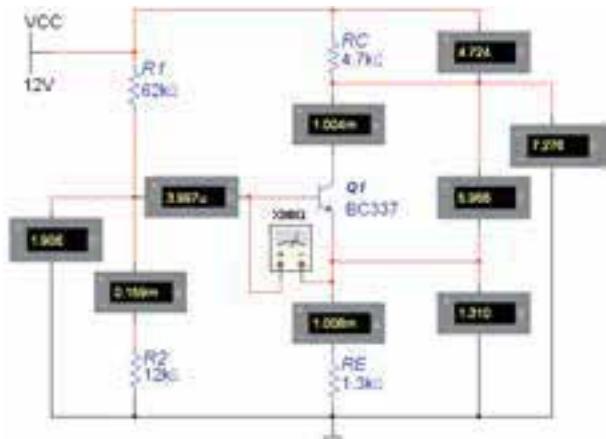


شکل ۱-۱۳ مدار کلیدزنی ترانزیستور

توجه: به مشخصات لامپ توجه کنید و لامپ را با توجه به مقادیر خواسته شده در مدار قرار دهید.

۱-۳-۴ در تغذیهٔ سرخود با انتخاب مقادیر مناسب

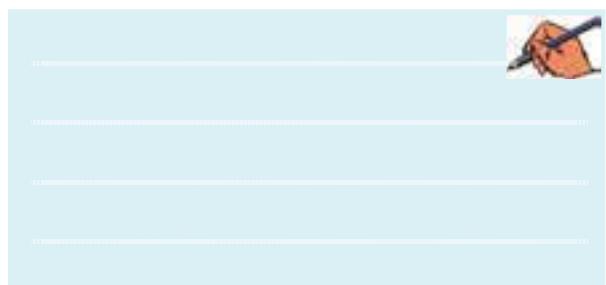
برای مقاومت‌های R_1, R_2, R_E, R_{CE} مدار می‌تواند به هر درجه‌ای از پایداری حرارتی برسد و به بتای (β) ترانزیستور وابستگی نداشته باشد. مدار شکل ۱-۱۲ را بیندید و ولتاژها و جریان‌های مدار را اندازه‌گیری و یادداشت کنید.



شکل ۱-۱۲ مدار بایاس سرخود (تقسیم ولتاژ) ترانزیستور

$$\begin{aligned} I_B &= \dots \text{mA} & I_C &= \dots \text{mA} \\ V_{BE} &= \dots \text{V} & V_C &= \dots \text{V} \\ V_E &= \dots \text{V} & I_E &= \dots \text{mA} \\ V_{CE} &= \dots \text{V} \end{aligned}$$

سوال ۱۱: آیا مقدار جریان کلکتور تقریباً با جریان امیتر برابر است؟ علت را توضیح دهید.



۱-۳-۵ توان مصرفی ترانزیستور را محاسبه کنید. آیا می‌توانید حداکثر توان مصرفی ترانزیستور را از برگه‌ی اطلاعات موجود در نرم‌افزار (Detail Report) استخراج کنید و آن را با توان مصرفی محاسبه شده‌ی مدار مقایسه کنید؟

۱-۴-۲ با قرار دادن کلید در وضعیت A و B جریان‌ها و ولتاژ‌های ترانزیستور را اندازه‌گیری کنید. وضعیت روشن شدن لامپ را مشخص کنید و در جدول ۱-۲ بنویسید.

جدول ۱-۲ جریان‌ها و ولتاژ‌های ترانزیستور

وضعیت کلید	V_{BE} (V)	V_{CE} (V)	I_B (μ A)	I_C (mA)	ناحیه‌ی ترانزیستور	وضعیت لامپ
A						
B						

سوال ۱۳ : مشخصات ناحیه‌ی قطع و اشباع ترانزیستور را

بنویسید.



سوال ۱۴ : مزایای استفاده از کلید الکترونیکی

(ترانزیستوری) نسبت به کلیدهای مکانیکی و الکترومغناطیسی را شرح دهید.



سوال ۱۵ : با تحقیق کاربردهای کلیدهای الکترونیکی را در

دستگاه‌های مختلف الکترونیکی و مخابراتی بنویسید.

