

فصل چهارم

تقویت‌کننده‌های چندطبقه

Multistage Amplifiers

زمان اجرا : ۱۲ ساعت آموزشی

هدف کلی : بررسی تقویت‌کننده‌های چندطبقه و انواع کوپلاژ بین طبقات

هدف‌های رفتاری : پس از پایان این فصل از فرآگیرنده انتظار می‌رود که :

- ۸- محاسبات مربوط به مدار معادل DC کوپلاژ ترانسفورماتوری را انجام دهد.
- ۹- کوپلاژ مستقیم را با رسم یک نمونه مدار توضیح دهد.
- ۱۰- محاسبات مربوط به مدار معادل DC کوپلاژ مستقیم را انجام دهد.
- ۱۱- مزایا و معایب انواع کوپلاژ را بیان کند.
- ۱۲- زوج دارلینگتون و انواع آن را شرح دهد.
- ۱۳- تقویت‌کننده آبشاری را با ترانزیستور BJT و JFET توضیح دهد.
- ۱۴- مسائل مربوط به انواع کوپلاژ را حل کند.
- ۱۵- به سوالات الگوی پرسش پاسخ دهد.

- ۱- تقویت‌کننده چندطبقه را توضیح دهد.
- ۲- علل استفاده از تقویت‌کننده‌های چندطبقه را شرح دهد.
- ۳- بهره تقویت‌کننده‌های چندطبقه را محاسبه کند.
- ۴- روش‌های مختلف کوپلاژ تقویت‌کننده‌های چندطبقه را شرح دهد.
- ۵- کوپلاژ خازنی را با رسم یک نمونه مدار توضیح دهد.
- ۶- محاسبات مربوط به مدار معادل DC کوپلاژ خازنی را انجام دهد.
- ۷- کوپلاژ ترانسفورماتوری را با رسم یک نمونه مدار توضیح دهد.

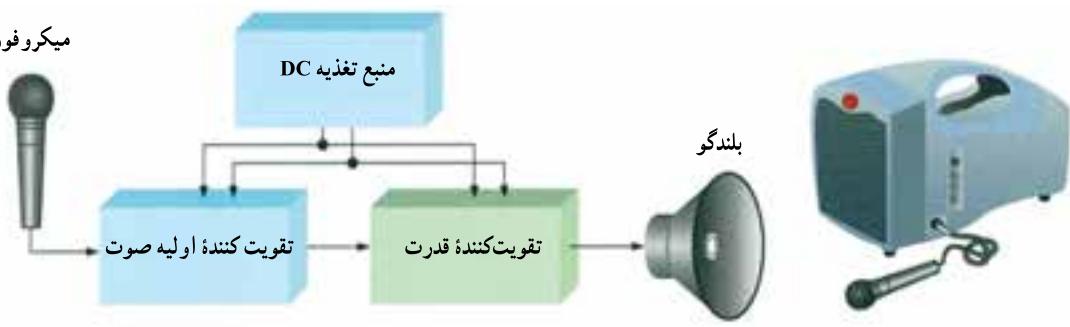
و تقویت‌کننده‌های چندطبقه را تشکیل دهیم.

- #### ۱-۴- ساختار تقویت‌کننده‌های چندطبقه
- شکل ۱-۴ شکل ظاهری و شکل ۴-۲، بلوک دیاگرام یک سیستم کامل آمپلی‌فایر صوتی را نشان می‌دهد. ورودی این سیستم می‌تواند میکروفون، خروجی دستگاه پخش صوت، خروجی دستگاه CD خوان و ... باشد. بار یا مصرف‌کننده متصل شده به خروجی، یک بلندگو است.

پیش‌گفتار

در فصل‌های گذشته تقویت‌کننده‌های امیتر مشترک، بیس مشترک و کلکتور مشترک را بررسی کردیم و دیدیم که محدودیت‌هایی در بهره، امپدانس ورودی و امپدانس خروجی این نوع تقویت‌کننده‌ها وجود دارد. لذا به دلیل این محدودیت‌ها، در بسیاری از سیستم‌های الکترونیکی نمی‌توانیم تنها از یک طبقه تقویت‌کننده استفاده کنیم. در این شرایط برای به دست آوردن بهره مورد نیاز، باید چند طبقه تقویت‌کننده را پشت سرهم بیندیم

میکروفون



ب—بلوک دیاگرام یک سیستم صوتی

الف—نمونه واقعی آمپلی فایر

شکل ۱-۴—بلوک دیاگرام یک سیستم آمپلی فایر صوتی و نمونه واقعی آن

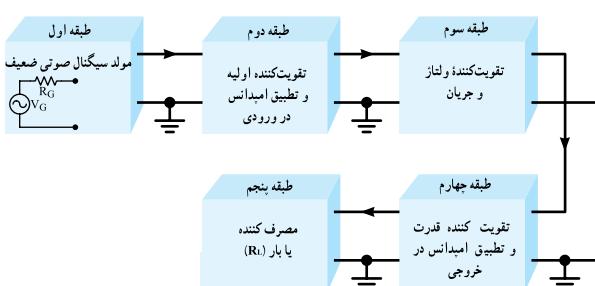
ورودی طبقه دوم برابر باشد. لذا در طبقه دوم از تقویت کننده‌ای استفاده می‌شود که بتواند تطبیق امپدانس بین طبقه اول و دوم را به درستی برقرار کند. مثلاً میکروفون‌های کریستالی یا خازنی امپدانس داخلی زیادی دارند. بنابراین برای تطبیق امپدانس باید امپدانس ورودی طبقه دوم زیاد باشد. در این شرایط تقویت کننده‌ای با ترانزیستور FET برای این کار نیاز است که در طبقه دوم قرار می‌گیرد.

در طبقه سوم ولتاژ و جریان سیگنال صوتی در حدی تقویت می‌شود که بتواند طبقه تقویت کننده قدرت را راه اندازی کند. به این طبقه مدار راه انداز یا درایور (Driver) می‌گویند. در طبقه راه انداز معمولاً یک یا چند طبقه تقویت کننده امپتر مشترک قرار می‌گیرد.

طبقه چهارم همان‌طوری که گفته شد، تقویت کننده قدرت است. در این طبقه معمولاً یک تقویت کننده کلکتور مشترک قرار می‌گیرد، زیرا بهره جریان در مدار کلکتور مشترک زیاد و امپدانس خروجی آن کم است. این ویژگی‌ها باعث می‌شود که جریان کافی برای تحریک و راه اندازی بلندگو فراهم شود و بلندگو را که امپدانس کمی دارد با مدار تقویت کننده قدرت تطبیق دهد.

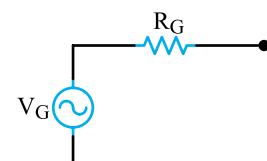
در طبقه انتهایی تقویت کننده معمولاً بلندگو قرار می‌گیرد. بلندگو سیگنال الکتریکی را به ارتعاشات مکانیکی تبدیل می‌کند و امواج صوتی قابل شنیدن را باشد و توان کافی مهیا می‌سازد. همان‌طوری که در ابتدای این بحث متذکر شدیم توسط

هر بلوک این آمپلی فایر ممکن است شامل چند بلوک فرعی و هر بلوک فرعی شامل چندین ترانزیستور یا آی‌سی باشد. طبق شکل ۲-۴ این آمپلی فایر صوتی در ۵ طبقه نشان داده شده است.



شکل ۲-۴—بلوک دیاگرام کامل‌تری از یک آمپلی فایر صوتی

طبقه اول مولد سیگنال صوتی ضعیف مثلاً میکروفون است. مدار معادل الکتریکی تونن آن مشابه شکل ۳-۴ است، امپدانس خروجی این طبقه را R_G در نظر می‌گیریم.

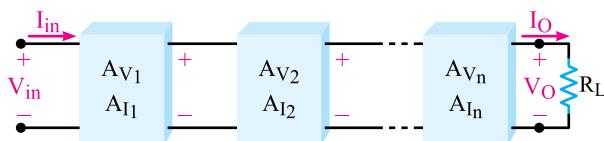


شکل ۳-۴—مدار معادل الکتریکی مولد سیگنال

برای آن که حداقل توان از طبقه اول به طبقه دوم انتقال داده شود، باید امپدانس خروجی طبقه اول (R_G) با امپدانس

۴-۲- بهره تقویت کننده های چند طبقه

اگر n طبقه تقویت کننده با بهره های ولتاژ $A_{V1}, A_{V2}, \dots, A_{Vn}$ و مبدل های $A_{I1}, A_{I2}, \dots, A_{In}$ طبق شکل ۴-۵ پشت سرهم قرار گیرند، یک تقویت کننده n طبقه بدست می آید.



شکل ۴-۵- بلوک دیاگرام n طبقه تقویت کننده

با توجه به اختلاف بین سیگنال های ورودی و خروجی تقویت کننده ها، بهره ولتاژ و بهره جریان کل تقویت کننده از روابط زیر محاسبه می شود.

$$A_{VT} = \frac{V_{on}}{V_{i_1}} = \pm A_{V1} A_{V2} \dots A_{Vn}$$

$$A_{IT} = \frac{I_{on}}{I_{i_1}} = \pm A_{I1} A_{I2} \dots A_{In}$$

در رابطه بهره ولتاژ کل (A_{VT})، علامت (+) به معنی هم فاز بودن V_o یا V_{in} و علامت (-) به معنی وجود 180° درجه اختلاف فاز بین V_o و V_{in} است. در رابطه بهره جریان کل (A_{IT})، علامت های \pm نیز همین مفهوم را دارند.

باید توجه داشت که در شکل ۴-۵ بهره ولتاژ (A_V) و بهره جریان (A_I) برای هر طبقه در شرایطی درنظر گرفته شده است که همه طبقات به هم اتصال دارند به عبارت دیگر، A_V و A_I بیانگر میزان تقویت هر طبقه به طور مستقل نیست. بهره توان کل از حاصل ضرب بهره ولتاژ و بهره جریان بدست می آید.

$$A_{PT} = A_{VT} \times A_{IT}$$

برای اثبات رابطه بهره توان کل می توان بلوک دیاگرام چند طبقه تقویت کننده را به صورت یک بلوک کلی مانند شکل ۶-۴ درنظر گرفت.

یک طبقه تقویت کننده معمولی نمی توان بهره ولتاژ، بهره جریان و بهره توان بسیار بالا و در حد نیاز را تولید کرد. همچنین در صورت استفاده از یک طبقه تقویت کننده نمی توان تطابق لازم را بین مبدل های ورودی و خروجی مدار تقویت کننده برقرار نمود. هنگام پشت سرهم قرار دادن تقویت کننده ها باید به دو نکته مهم توجه کنید :

- تطبیق امپدانس بین طبقات و مبدل های ورودی و خروجی تقویت کننده صورت گیرد.

● ارتباط بین دو طبقه تقویت کننده به طور صحیح برقرار شود. نحوه ارتباط بین تقویت کننده ها را کوپلر (Coupling) تقویت کننده ها به یک دیگر می گویند. شکل ۴-۴ چند طبقه تقویت کننده را که به صورت بلوک دیاگرام به هم اتصال داده شده اند، نشان می دهد. شرط تطبیق امپدانس، برای بودن امپدانس خروجی هر طبقه با ورودی طبقه بعدی است.



شکل ۴-۴- بلوک دیاگرام اتصال چند طبقه تقویت کننده به هم

به دست می آید. لذا $V_{O1} = A_{V1} V_{in1}$ است. به جای A_{V1} و عددگذاری می کنیم :

$$V_{O1} = (-4)(1\text{mV}) = -4\text{mV}$$

علامت (-) نشان می دهد که V_{O1} با V_{in1} به اندازه 180°

اختلاف فاز دارد. بهره ولتاژ طبقه دوم از رابطه $A_{V2} = \frac{V_{O2}}{V_{in2}}$ به دست می آید. رابطه را به صورت $V_{O2} = A_{V2} V_{in2}$ می نویسیم. چون V_{O1} برابر V_{in2} است به جای V_{in2} مقدار عددی V_{O1} را قرار می دهیم :

$$V_{O2} = (-5)(-4) = +20\text{mV}$$

مقدار A_{VT} را از مقادیر V_{O2} و V_{in} محاسبه می کنیم.

$$A_{VT} = \frac{V_{O2}}{V_{in}} = \frac{20}{1} = 2000$$

مقدار A_{VT} را از رابطه $A_{VT} = A_{V1} \times A_{V2}$ نیز می توان محاسبه نمود.

$$\text{مرتبه } A_{VT} = (-4)(-5) = +2000$$

همان طور که مشاهده می شود A_{VT} علامت مثبت دارد. یعنی ولتاژ خروجی با ولتاژ ورودی هم فاز است.

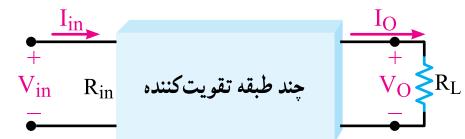
تمرین کلاسی : اگر A_{V1} برابر $+20$ و A_{V2} برابر -1 باشد A_{VT} را محاسبه کنید.

۳-۴- اتصال تقویت کننده ها به یکدیگر

برای انتقال سیگنال از یک طبقه تقویت کننده به طبقه دیگر، باید دو طبقه را به یکدیگر اتصال دهیم. چگونگی اتصال دو طبقه تقویت کننده را به یکدیگر کوپلر (Coupling) می گویند. اتصال بین طبقات به وسیله خازن، ترانسفورماتور یا به طور مستقیم امکان پذیر است. از این رو سه نوع کوپلر خازنی، ترانسفورماتوری و مستقیم تعریف می شود.

۴- کوپلر خازنی

اگر دو یا چند طبقه تقویت کننده را به وسیله یک یا چند خازن



شکل ۶-۴- نمایش چند طبقه تقویت کننده در یک بلوك تک

در بلوك شکل ۶-۴ بهره توان کل از رابطه زیر به دست

$$A_P = \frac{P_O}{P_{in}}$$

از آنجايی که $P_O = R_L I_O$ و $P_{in} = R_{in} I_{in}$ است، می توان

نوشت :

$$A_P = \frac{P_O}{P_{in}} = \frac{R_L I_O}{R_{in} I_{in}} = \frac{R_L I_O}{R_{in} I_{in}} \times \frac{I_O}{I_{in}}$$

به جای مقادير $R_L I_O$ و $R_{in} I_{in}$ مقادير معادل آن يعني V_O و

$$A_P = \frac{V_O}{V_{in}} \times \frac{I_O}{I_{in}}$$

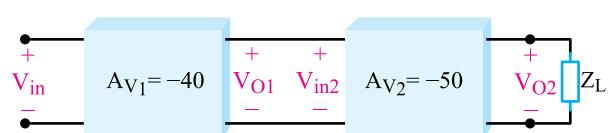
اگر در اين معادله به جای A_{VT} ، $\frac{I_O}{I_{in}}$ و $\frac{V_O}{V_m}$ و A_{IT} قرار

داده شود رابطه بهره توان کل به صورت $A_P = A_{VT} \times A_{IT}$ به دست می آيد.

تحقیق کنید : با مراجعه به منابع مختلف و سایت های

ایнтерنیت تحقیق کنید که به چه دلیل میزان بهره طبقات تقویت کننده به صورت جداگانه و متصل به هم تفاوت دارد. نتیجه تحقیق خود را به کلاس ارائه دهید.

مثال ۱-۴ : با توجه به شکل ۶-۷ اگر V_{in} برابر 1mV باشد، V_{O1} و V_{O2} و A_{VT} را محاسبه کنید.

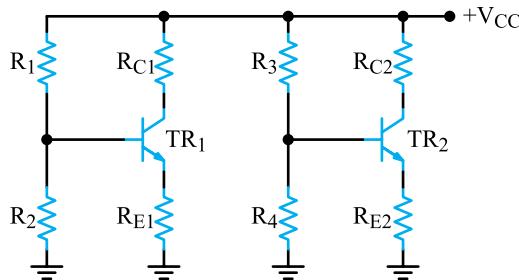


شکل ۶-۷- بلوك دیاگرام دو طبقه تقویت کننده

پاسخ : بهره ولتاژ طبقه اول از رابطه $A_{V1} = \frac{V_{O1}}{V_{in1}}$

که بتوان همواره آنها را اتصال کوتاه فرض کرد.

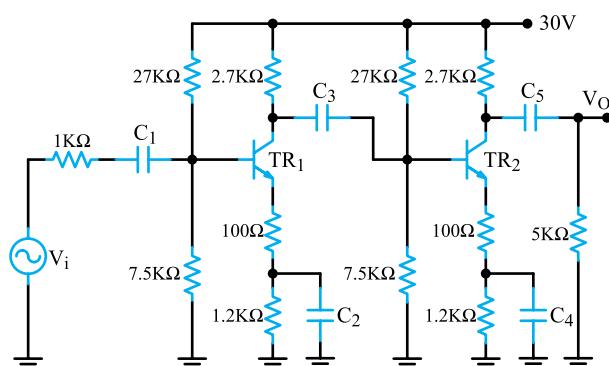
۴-۲ مدار معادل DC تقویت‌کننده با کوپلاز خازنی: در مدار معادل DC، کلیه خازن‌های مدار مقاومت (۱۰۰) دارند و به صورت باز در نظر گرفته می‌شوند. بنابراین مدار معادل DC شکل ۴-۹ به صورت مدار شکل ۱-۱۰ در می‌آید.



شکل ۴-۱۰ مدار معادل DC دو طبقه تقویت‌کننده با کوپلاز خازنی

همان‌طوری که در شکل ۱-۱ مشاهده می‌شود، تغذیه دو طبقه مدار تقویت‌کننده امیتر مشترک از طریق یک منبع تغذیه و به صورت بایاس تقسیم کننده ولتاژ مقاومتی (سرخود) صورت می‌گیرد و هیچ گونه ارتباط DC بین دو طبقه وجود ندارد. هم‌چنان محاسبات DC هر طبقه باید به‌طور جداگانه انجام شود.

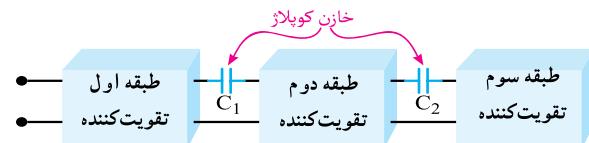
مثال ۴-۲: در شکل ۱-۱۱ اگر $\beta_1 = \beta_2 = 200$ و $V_{BE1} = V_{BE2} = 0.7V$ باشد و ولتاژ هریک از پایه‌های ترانزیستورهای TR₁ و TR₂ را نسبت به شاسی محاسبه کنید.



شکل ۱-۱۱ دو طبقه تقویت‌کننده با کوپلاز خازنی

پاسخ: ابتدا مدل DC تقویت‌کننده را رسم می‌کنیم. شکل ۴-۱۲ مدل DC تقویت‌کننده را نشان می‌دهد.

به یکدیگر وصل کنیم می‌گوییم کوپلاز بین طبقات تقویت‌کننده به صورت خازنی است. در شکل ۴-۸ بلوك دیاگرام سه طبقه تقویت‌کننده و خازن‌های کوپلاز بین آنها نشان داده است.

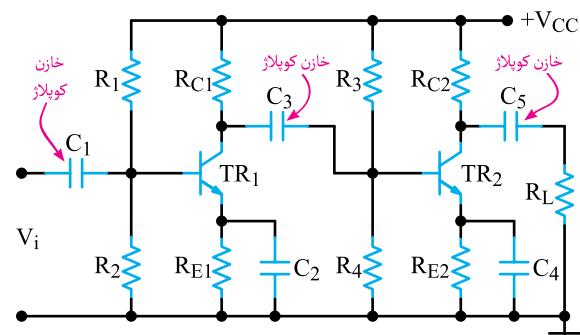


شکل ۴-۸ بلوك دیاگرام سه طبقه تقویت‌کننده با کوپلاز خازنی

به کوپلاز خازنی، کوپلاز RC نیز می‌گویند. دلیل این نام‌گذاری وجود خازن‌های کوپلاز و مقاومت‌های R_C است که در طبقات تقویت‌کننده وجود دارد و یک مدار RC را تشکیل می‌دهد.

۴-۳ مدار تقویت‌کننده با کوپلاز RC

شکل ۴-۹ مدار یک تقویت‌کننده دو طبقه با کوپلاز RC نشان داده شده است. در این مدار، دو طبقه تقویت‌کننده توسط خازن کوپلاز C_۶ به یکدیگر متصل شده‌اند. هر دو طبقه تقویت‌کننده از نوع امیتر مشترک‌اند و نوع بایاس ترانزیستورها سرخود یا تقسیم ولتاژ مقاومتی است.



شکل ۴-۹ دو طبقه تقویت‌کننده با کوپلاز RC

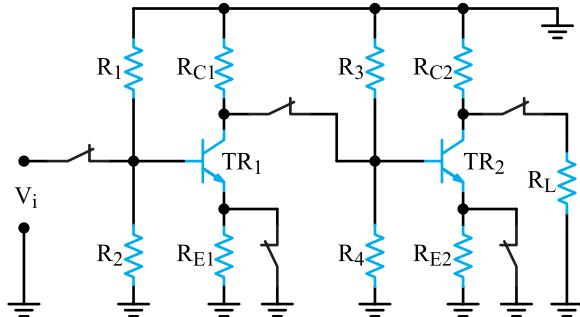
خازن‌های C_۱ و C_۲ و C_۵ خازن‌های کوپلاز هستند. به علت وجود خازن C_۶، ارتباط DC از خروجی طبقه اول به ورودی طبقه دوم تقویت‌کننده، قطع است. C_۶ نیز مانع ورود DC کلکتور به مقاومت بار (R_L) می‌شود. ظرفیت خازن‌های کوپلاز را طوری انتخاب می‌کنند که عکس العمل خازنی آنها (X_c) در حداقل فرکانس کار تقویت‌کننده، قابل چشم‌پوشی باشد به‌طوری

$$V_{C1} = V_{C2} = 30 - (2/7)(4/48)$$

$$V_{C1} = V_{C2} = 17.9V$$

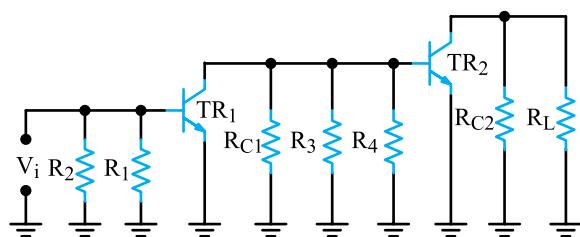
اگر مقدار قطعات دو مدار مشابه نباشند، باید محاسبات DC هر طبقه به طور جداگانه انجام شود.

۴-۴-۳ مدار معادل AC تقویت‌کننده با کوپلر
در رسم مدار معادل AC، کلیه خازن‌های مدار را به صورت اتصال کوتاه در نظر می‌گیریم و منبع تغذیه V_{CC} را به زمین الکتریکی وصل می‌کنیم. بنابراین مدار معادل ac تقویت‌کننده شکل ۴-۹ به صورت شکل ۱۳ در می‌آید.



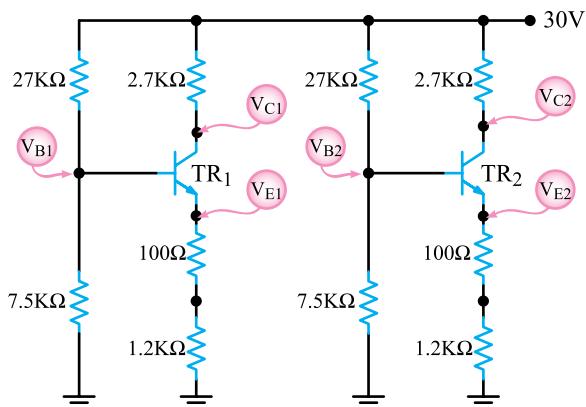
شکل ۴-۱۳ مدل AC تقویت‌کننده

با رعایت قواعد مربوط به رسم نقشه فنی یک مدار الکترونیکی، شکل ۴-۱۳ به صورت شکل ۱۴ در می‌آید.



شکل ۱۴ مدل AC تقویت‌کننده

همان طور که مشاهده می‌شود در مدار معادل ac این تقویت‌کننده، مقاومت‌های بایاس R_1 و R_2 همچنین R_3 و R_4 باهم به صورت موازی در می‌آیند. در ضمن مقاومت بار (R_L) با مقاومت R_{C2} به صورت موازی دیده می‌شود. توجه داشته باشید که مقاومت‌های بایاس R_2 و R_4 به عنوان بار R_{L1} با مقاومت R_{C1}



شکل ۱۲-۴-۳ مدل DC تقویت‌کننده

از نظر DC مقاومت امیتر ترانزیستورها، از دو مقاومت سری 120Ω و 100Ω تشکیل شده است. همچنین با توجه به مشابه بودن ترانزیستورها و یکسان بودن مقاومت‌های بایاس، نقطه کار دو ترانزیستور مشابه یک دیگر است. با استفاده از تقسیم ولتاژ بین دو مقاومت $27k\Omega$ و $7.5k\Omega$ و $1.2k\Omega$ و 100Ω را محاسبه می‌کنیم.

$$V_{B1} = V_{B2} = 30 \times \frac{7/5}{7/5 + 27} = 6.52V$$

$$V_{B1} = V_{B2} = 6.52V$$

با توجه به مقدار V_{BE} ، مقدار V_{E1} و V_{E2} را به دست می‌آوریم.

$$\begin{aligned} V_{E1} &= V_{E2} = V_{B1} - V_{BE1} = V_{B2} - V_{BE2} \\ &= 6.52 - 0.7 = 5.82V \end{aligned}$$

$$V_{E1} = V_{E2} = 5.82V$$

جریان امیتر از حاصل تقسیم V_{E1} بر R_{E1} به دست می‌آید.

$$I_{E1} = \frac{V_{E1}}{R_{E1}} = \frac{5.82}{0.1 + 1/2} = 4.48mA$$

چون I_C تقریباً برابر با I_E است می‌توانیم بنویسیم.

$$I_{C1} = I_{E1} = I_{C2} = I_{E2} = 4.48mA$$

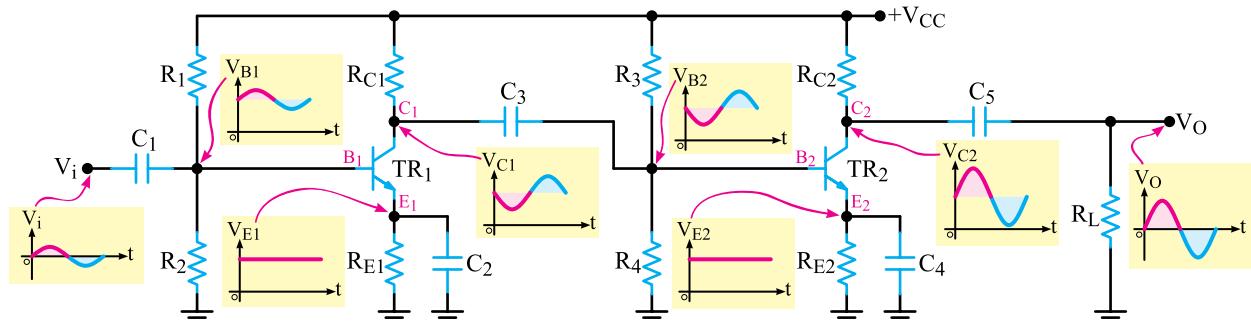
در حلقة خروجی مقدار V_{C2} و V_{C1} را محاسبه می‌کنیم.

$$V_{C1} = V_{C2} = V_{CC} - R_{C1}I_{C1} = V_{CC} - R_{C2}I_{C2}$$

توجه کنید. می خواهیم شکل موج نقاط مختلف مدار را بررسی کنیم. با مراجعه به مثال ۴-۲ مشاهده می شود که بیس و امیر و کلکتور ترازیستورهای مدار دارای ولتاژ DC است. سیگنال AC ورودی، پس از عبور از خازن کوپلاز C، سوار بر ولتاژ DC V_{R1} می شود و شکل موج نقطه B₁ را به وجود می آورد.

به صورت موازی بسته شده است. به نظر می رسد که در این مدار منبع تغذیه وجود ندارد اما توجه داشته باشید که ترازیستورها به عنوان یک منبع تغذیه وابسته عمل می کنند که تحلیل آن از بحث ما خارج است.

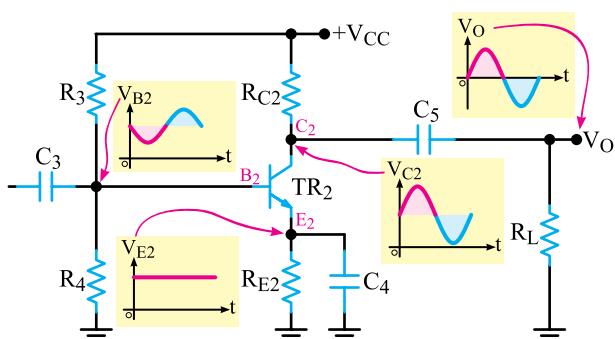
۴-۴-۴-۴ شکل موج نقاط مختلف مدار : به تقویت کننده دو طبقه و شکل موج نقاط مختلف آن در شکل ۴-۱۵



شکل ۴-۱۵- تقویت کننده دو طبقه با کوپلاز خازنی

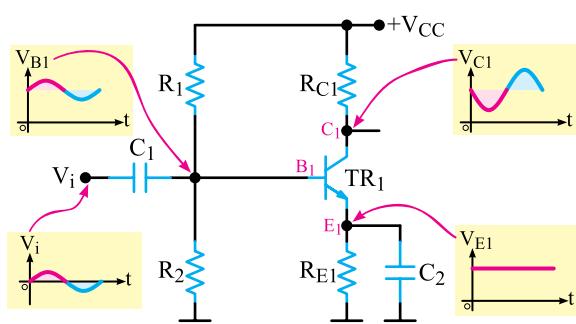
این سیگنال ac در نقطه B₁ سوار مؤلفه DC بیس TR₂ می شود. مراحل انجام تقویت در این طبقه نیز شبیه طبقه اول تقویت کننده دو طبقه است. در نهایت خازن کوپلاز C₅ مؤلفه DC کلکتور TR₂ را حذف می کند و فقط سیگنال متناوب را به بار (R_L) انتقال می دهد. به علت وجود دو طبقه تقویت کننده امیر مشترک، سیگنال ورودی و خروجی با هم هم فاز هستند. شکل ۴-۱۷ شکل موج نقاط مختلف تقویت کننده طبقه دوم (ترازیستور TR₂) را نشان می دهد.

این سیگنال با 180° درجه اختلاف فاز در کلکتور ترازیستور تقویت می شود. مشابه نقطه B₁، سیگنال در کلکتور (نقطه C₅) سیگنالی ac سوار بر سیگنال DC کلکتور است. چون امیر ترازیستور از نظر ac توسط خازن بای پاس به زمین الکتریکی اتصال کوتاه شده است، در نقطه E₂ فقط مؤلفه DC با مقدار V_{E2} وجود دارد. شکل ۴-۱۶، شکل موج نقاط مختلف طبقه اول تقویت کننده دو طبقه شکل ۴-۱۵ را نشان می دهد.



شکل ۴-۱۷- شکل موج های طبقه دوم تقویت کننده

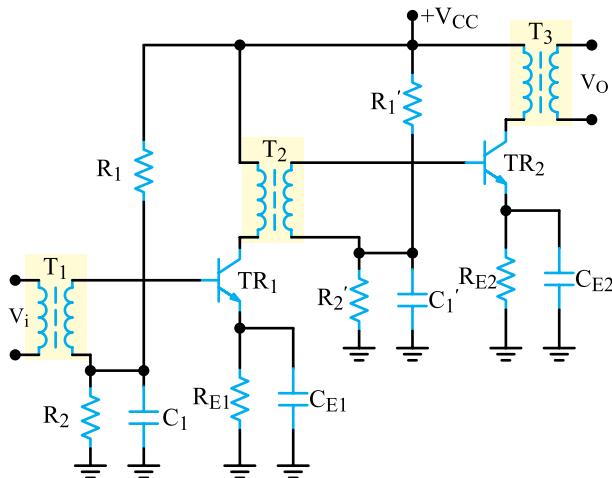
۴-۴-۵ مزايا و معایب کوپلاز خازنی : اتصال چند طبقه تقویت کننده از طریق کوپلاز خازنی به یکدیگر، دارای



شکل ۴-۱۶- شکل موج نقاط مختلف طبقه اول تقویت کننده (ترازیستور TR₁)

خازن کوپلاز C₅ مقدار مؤلفه DC کلکتور TR₁ را حذف می کند و فقط سیگنال ac کلکتور TR₁ را به بیس TR₂ می رساند.

۴-۵-۱ مدار تقویت‌کننده با کوپلاز ترانسفورماتوری: در شکل ۴-۱۹ مدار یک نمونه تقویت‌کننده دو طبقه با کوپلاز ترانسفورماتوری را مشاهده می‌کنید.



شکل ۴-۱۹ مدار تقویت‌کننده دو طبقه با کوپلاز ترانسفورماتوری

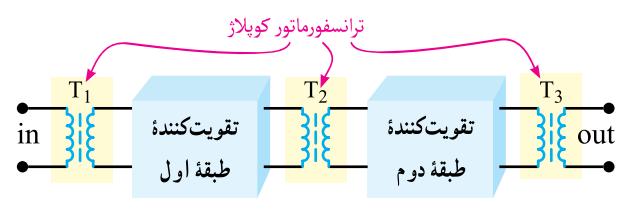
در این مدار، مقاومت‌های R_1 ، R_2 برای تأمین بایاس بیس_۱، مقاومت R_{E1} برای پایداری حرارتی TR_1 و خازن خازن بای‌پاس R_{E1} است که به صورت موازی با مقاومت خازن بای‌پاس C_{E1} قرار گرفته است. خازن بای‌پاس (R_2) را به این جهت در مدار قرار می‌دهند که وقتی موج متناظب به مدار داده می‌شود، امپدانس خازن به شدت کاهش می‌یابد و مقاومت R_2 را در مقابل AC اتصال کوتاه (بای‌پاس) می‌کند. در این حالت، ضریب تقویت زیاد می‌شود. نحوه بایاس کردن ترانزیستور TR_2 نیز مشابه ترانزیستور TR_1 است. عملکرد قطعات متصل شده به آن با عملکرد قطعات متصل شده به ترانزیستور TR_1 مشابه دارد. استفاده از ترانسفورماتور T_2 بین TR_1 و TR_2 ضمن این که تلفات تقویت‌کننده را کم می‌کند، راندمان مدار را نیز بالا برده هم چنین وسیله‌ای برای ایجاد تطبیق امپدانس بین دو تقویت‌کننده به شمار می‌آید. همان‌طور که می‌دانید، تقویت‌کننده امیر مشترک دارای امپدانس ورودی متوسط و امپدانس خروجی متوسط است. بنابراین، در موقع کوپلاز دو تقویت‌کننده CE به یک دیگر، مسئله تطبیق امپدانس وجود دارد که باید به طریقی آن را حل کرد. عموماً در کوپلاز R_C این مسئله حل نمی‌شود؛ در حالی

مزایا و معایبی است. یکی از مزایای این نوع کوپلاز، در این است که طبقات از نظر مقادیر DC (نقطه کار ترانزیستورها) کاملاً مستقل از هم هستند و تغییر نقطه کار یک طبقه، روی سایر طبقات اثر نمی‌گذارد.

شکل عده کوپلاز خازنی آن است که تقویت‌کننده، سیگنال‌های با فرکانس پایین را به درستی تقویت نمی‌کند؛ زیرا در فرکانس‌های پایین عکس العمل خازن‌های کوپلاز و خازن‌های بای‌پاس افزایش می‌یابد و همین امر موجب تضعیف سیگنال خروجی می‌شود.

هم‌چنین در این نوع تقویت‌کننده‌ها، به علت استفاده از تعداد زیاد مقاومت‌ها و تلفات زیاد توان در آن‌ها، قدرت اعمال شده به بار کم است. در عمل، از کوپلاز خازنی در تقویت‌کننده‌های با قدرت کم استفاده می‌شود.

۴-۵-۲ تقویت‌کننده‌های با کوپلاز ترانسفورماتوری در کوپلاز R_C به دلیل این که در هر تقویت‌کننده بین کلکتور ترانزیستور و منبع تغذیه یک مقاومت R_C وجود دارد، افت توان در مقاومت R_C به وجود می‌آید. در نتیجه، قدرت اعمال شده به بار کم است. برای بطرف کردن این عیب، به خصوص در تقویت‌کننده‌های با قدرت زیاد، از کوپلاز ترانسفورماتوری استفاده می‌کنند. به این ترتیب که اولیه یک ترانسفورماتور را به جای مقاومت R_C ، در کلکتور ترانزیستور قرار می‌دهند و موج خروجی را از ثانویه آن می‌گیرند و به ورودی طبقه بعدی می‌رسانند. ترانسفورماتورهای کوپلاز ممکن است از نوع افزاینده یا کاهنده ولتاژ باشند. ترانسفورماتور نیز مانند خازن مانع اثرگذاری ولتاژ DC طبقات روی یک دیگر می‌شود. شکل ۴-۱۸ نحوه اتصال دو طبقه تقویت‌کننده را به صورت بلوک دیاگرام و با کوپلاز ترانسفورماتوری نشان می‌دهد.

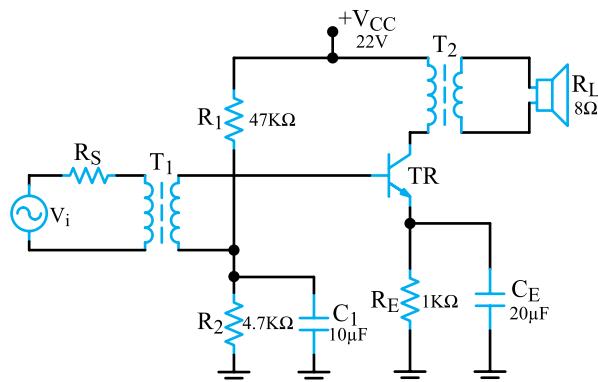


شکل ۴-۱۸ بلوک دیاگرام دو طبقه تقویت‌کننده با کوپلاز ترانسفورماتوری

برای هنرجویان علاقه مند

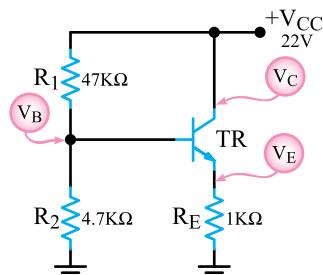
تحقیق کنید : با مراجعه به منابع مختلف و سایت های اینترنتی شرایط ایجاد کلاس A در تقویت کننده های با کوپلазر ترانسفورماتوری را بررسی کنید و نتایج را به کلاس ارائه نمایید.

مثال ۴-۳ : در شکل ۴-۲۱ اگر ترانسفورماتورها ایده آل فرض شوند، ضمن رسم مدار معادل DC، نقطه کار ترازیستور را محاسبه کنید. DC ولت و $V_{BE} = ۰.۷$ ولت و $\beta = ۲۰۰$ است.



شکل ۴-۲۱ مدار با کوپلازر ترانسفورماتوری

پاسخ : با اتصال کوتاه در نظر گرفتن سیم پیچ اولیه ترانسفورماتورها و باز بودن خازن ها، مدار معادل DC به صورت شکل ۴-۲۲ درمی آید.



شکل ۴-۲۲ معادل DC مدار

در مدار تقسیم کننده ولتاژ مقاومتی R_1 و R_2 ، مقدار V_B را محاسبه می کنیم.

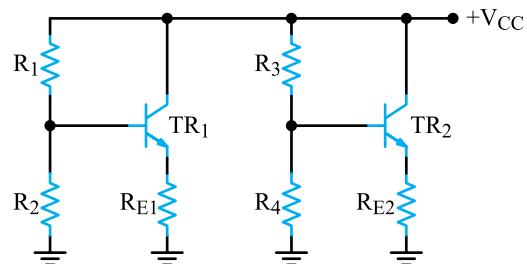
$$V_B = \frac{V_{CC}R_2}{R_1 + R_2} = \frac{22 \times 4.7 / 7}{4 / 7 + 4.7} = \frac{10.3 / 4}{51 / 7}$$

که در کوپلازر ترانسفورماتوری مسئله تطبیق امپدانس به راحتی حل شدنی است. زیرا امپدانس اولیه و ثانویه ترانسفورماتور را می توانیم با تغییر تعداد دور سیم پیچ های آن تغییر دهیم و به مقدار دلخواه برسانیم.

تحقیق کنید : به چه دلیل کوپلازر ترانسفورماتوری در فرکانس های بالا و پایین به خوبی عمل نمی کند؟ بررسی کنید و نتایج را به کلاس ارائه دهید.

۴-۵-۲ مدار معادل DC تقویت کننده با کوپلازر

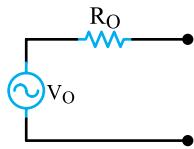
ترانسفورماتوری : از آنجا که معمولاً سیم پیچ های اولیه و ثانویه ترانسفورماتورهای کوپلازر مقاومت اهمی کمی دارند، ولتاژ کمی بر روی آنها افت می کند. در بررسی DC، آنها را اتصال کوتاه فرض می کنیم. خازن های مدار نیز به صورت مدار باز در نظر گرفته می شوند، لذا مدار معادل DC تقویت کننده شکل ۴-۱۹ به صورت شکل ۴-۲۰ درمی آید.



شکل ۴-۲۰ معادل DC مدار تقویت کننده با کوپلازر ترانسفورماتوری

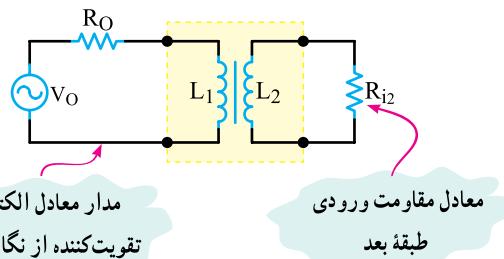
همان طور که در شکل مشاهده می کنید، دو طبقه از نظر DC هیچ گونه ارتباطی با هم ندارند و محاسبات DC ترازیستورها باید به طور جداگانه انجام گیرد.

بایاس مدار از نوع تقسیم کننده ولتاژ مقاومتی است با این فرض که در کلکتور مقاومتی وجود ندارد. بنابراین، از نظر محاسبه DC مانند مدار بایاس تقسیم کننده ولتاژ مقاومتی است. در این مدار، ولتاژ V_{CC} بین کلکتور امیتر و مقاومت R_{E1} تقسیم می شود. از آنجا که معمولاً ولتاژ کمی بر روی R_{E1} وجود دارد، قسمت اعظم ولتاژ تغذیه در دو سر کلکتور امیتر ترازیستور می افتد.



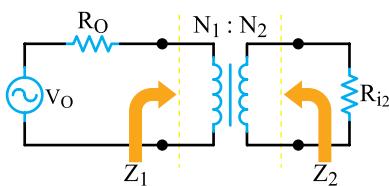
شکل ۲۴-۴- معادل تقویت‌کننده از درگاه خروجی

ترانسفورماتور می‌تواند به راحتی بین مقاومت خروجی طبقه قبل (R_O) و مقاومت ورودی طبقه بعد (R_{in2}) تطابق برقرار کند.
شکل ۲۵- نقش ترانسفورماتور را بین دو طبقه نشان می‌دهد.



شکل ۲۵- نقش ترانسفورماتور به عنوان تطبیق‌دهنده

۴-۵- محاسبه امپدانس اولیه و ثانویه
ترانسفورماتور تطبیق : در شکل ۲۶-۴ اگر امپدانس اولیه ترانسفورماتور Z₁ و امپدانس ثانویه آن را Z₂ و تعداد دور اولیه را N₁ و تعداد دور ثانویه را N₂ فرض کنیم می‌توانیم با توجه به مقادیر Z₁ و Z₂ و N₁ و N₂ (یا نسبت $\frac{N_1}{N_2}$) در صورتی که یکی از مقادیر مجهول باشد، آن را محاسبه کنیم.



شکل ۲۶- ترانسفورماتور جهت تطبیق امپدانس

رابطه بین امپدانس اولیه و ثانویه در ترانسفورماتور به صورت زیر است :

$$\frac{Z_1}{Z_2} = \left(\frac{N_1}{N_2} \right)^2$$

برای برقراری تطبیق لازم است $Z_1 = R_O$ و $Z_2 = R_{in2}$

$$V_B = 2V$$

$$V_E = V_B - V_{BE} = 2 - 0.7 = 1.3V$$

را محاسبه می‌کنیم.

$$I_E = \frac{V_E}{R_E} = \frac{1.3}{1k} = 1.3mA$$

مقدار I_C را تقریباً برابر با I_E در نظر می‌گیریم.

$$I_C \approx I_E = 1.3mA$$

با توجه به مقدار β ، I_B را محاسبه می‌کنیم.

$$I_B = \frac{I_C}{\beta} = \frac{1.3}{200} = 6.5 \times 10^{-3} mA$$

$$I_B = 6.5 \mu A$$

مقدار V_{CE} را بدست می‌آوریم.

$$V_C = V_{CC} = 22V$$

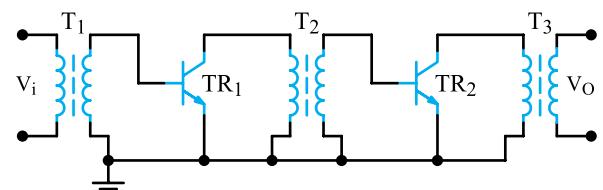
$$V_{CE} = V_C - V_E = 22 - 1.3 = 20.7V$$

$$V_{CE} = 20.7V$$

۴-۵-۳- مدار معادل AC تقویت‌کننده با کوپل‌لazer

ترانسفورماتوری : در مدار معادل AC، خازن‌های مدار به صورت اتصال کوتاه در نظر گرفته می‌شوند و منبع ولتاژ +V_{CC} به زمین الکتریکی اتصال دارد.

سیم پیچ‌ها به دلیل داشتن X_L یک مقاومت ac از خود نشان می‌دهند. بنابراین مدار معادل AC تقویت‌کننده شکل ۴-۱۹ به صورت ۴-۲۳ در می‌آید.



شکل ۴-۲۳- مدار ac تقویت‌کننده

۴-۵-۴- نقش ترانسفورماتور به عنوان تطبیق‌دهنده امپدانس بین دو طبقه : مدار معادل تونن یک تقویت‌کننده را از درگاه خروجی می‌توانیم به صورت شکل ۴-۲۴ در نظر بگیریم.

در نظر گرفته شود.

مثال ۴-۲۶ : در شکل ۴-۲۶ اگر $\frac{N_1}{N_2} = 1^\circ$

$R_{in} = R_L = 8\Omega$ باشد، مقدار R_o چه قدر انتخاب شود تا حداکثر توان از منبع V_o به بار انتقال یابد؟

پاسخ :

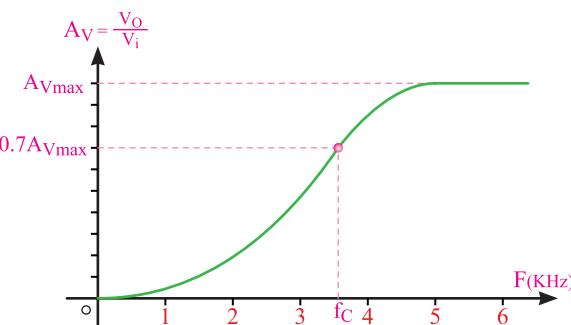
$$\frac{Z_1}{Z_2} = \left(\frac{N_1}{N_2}\right)^2 = \left(\frac{1^\circ}{1}\right)^2 = 100$$

$$\frac{Z_1}{R} = 100 \Rightarrow Z_1 = 80\Omega$$

برای آن که حداکثر توان از منبع V_s به بار انتقال یابد باید

$Z_1 = R_o$ باشد.

$$R_o = Z_1 = 80\Omega$$



شکل ۴-۲۸ - پاسخ فرکانسی بد برای فرکانس‌های پایین

پ) قیمت این تقویت‌کننده‌ها به علت استفاده از ترانسفورماتور افزایش می‌یابد. به دلیل وجود عیوب یادشده، امروزه در دستگاه‌های صوتی و تصویری به ندرت از تقویت‌کننده‌های با کوپلاز ترانسفورماتوری استفاده می‌شود.

برای هنجویان علاقه‌مند:

با مراجعه به منابع مختلف و سایت‌های اینترنتی تحقیق کنید، به چه دلیل در تقویت‌کننده‌های فرکانس بالا مانند تقویت‌کننده‌های IF در گیرنده‌های رادیویی و تلویزیونی از کوپلاز ترانسفورماتوری می‌توان استفاده کرد.

۶-۴- کوپلاز مستقیم

در این نوع کوپلاز، دو طبقه تقویت‌کننده به صورت مستقیم به یکدیگر وصل می‌شوند. شکل ۴-۲۹ یک بلوك دیاگرام دو طبقه تقویت‌کننده را که به صورت کوپلاز مستقیم به هم وصل شده‌اند، نشان می‌دهد.



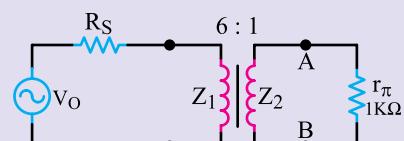
شکل ۴-۲۹ - بلوك دیاگرام دو طبقه تقویت‌کننده با کوپلاز مستقیم

۱-۶-۴- مدار تقویت‌کننده با کوپلاز مستقیم :

در شکل ۴-۳۰ مدار یک تقویت‌کننده دو طبقه با کوپلاز مستقیم نشان داده شده است. در این مدار، مقاومت‌های R_1 و R_2 برای بایاس بیس T_{R1} است و R_{C1} ضمن تغذیه کلکتور T_{R1} ، بیس ترانزیستور T_{R2} را نیز بایاس می‌کند.

تمرین کلاسی : در شکل ۴-۲۷ اگر مقاومت AB

مقاومت معادل ac بیس امیتر ترانزیستور در آرایش امیتر مشترک (r_π) باشد، R_o را چه قدر انتخاب کیم تا تطابق برقرار شود؟



شکل ۴-۲۷

۶-۵- مزایا و معایب کوپلاز ترانسفورماتوری :

از مزایای ترانسفورماتور کاهش تلفات تقویت‌کننده و افزایش راندمان مدار است. در ضمن تطبیق امپدانس بین طبقات به راحتی انجام می‌گیرد. تقویت‌کننده‌های با کوپلاز ترانسفورماتوری معایب به شرح زیر دارند.

(الف) ابعاد این نوع تقویت‌کننده‌ها به علت وجود ترانسفورماتور بزرگ می‌شود.

(ب) در فرکانس‌های پایین به علت استفاده از بار سلفی پاسخ فرکانسی بدی دارند. در شکل ۴-۲۸ منحنی پاسخ فرکانسی تقویت‌کننده‌های با کوپلاز ترانسفورماتوری را مشاهده می‌کنید. همان‌طور که نمودار نشان می‌دهد، فرکانس‌های پایین به درستی تقویت نمی‌شوند.

$$-V_{CC} + R_{B1}I_{B1} + V_{BE1} = 0$$

مقدار I_{B1} را محاسبه می‌کنیم.

$$I_{B1} = \frac{V_{CC} - V_{BE1}}{R_{B1}} = \frac{15 - 0.6}{2/2M\Omega} = 15 - 0.6 / 2M\Omega$$

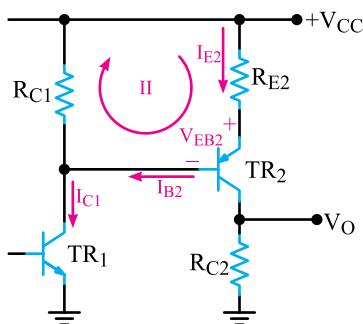
$$I_{B1} = 6/54\mu A$$

با استفاده از β مقدار I_{C1} را بدست می‌آوریم.

$$I_{C1} = \beta_1 I_{B1} = 6/54 \times 200 = 130.8\mu A$$

$$I_{C1} \approx 1/3mA$$

به حلقة II در شکل ۴-۳۲ توجه کنید.



شکل ۴-۳۳-۴- بخش دیگری از مدار ۴-۳۱

با صرف نظر کردن از مقدار I_{B2} ، جریان I_{C1} با جریان عبوری از مقاومت R_{C1} برابر می‌شود. همچنین I_{C2} با I_{E2} تقریباً برابر در نظر گرفته می‌شود. معادله KVL را در حلقة II می‌نویسیم.

$$R_{E2}I_{E2} + V_{EB2} - R_{C1}I_{C1} = 0$$

مقادیر عددی را جایگزین می‌کنیم و I_{E2} را به دست می‌آوریم.

$$0.22I_{E2} + 0.6 - 2/2 \times 1/3 = 0$$

$$0.22I_{E2} = 2/2 \times 1/3 - 0.6 = 2/26$$

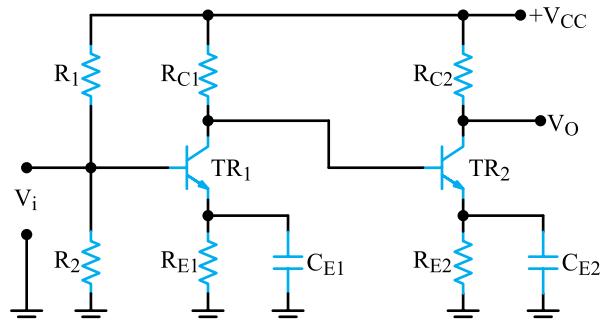
$$I_{E2} = \frac{2/26}{0.22} = 10/27$$

$$I_{C2} = I_{E2} = 10/27mA$$

مقدار V_o از حاصل ضرب R_{C2} در I_{C2} به دست می‌آید.

$$V_o = R_{C2}I_{C2} = (1)(10/27) = 10/27V$$

$$V_o = 10/27V$$

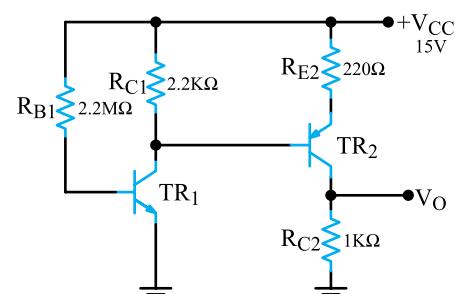


شکل ۴-۳۰-۴- مدار یک تقویت‌کننده دو طبقه با کوبلاز مستقیم

در این مدار هر دو طبقه تقویت‌کننده از نوع امپیتر مشترک هستند. با توجه به این که طبقات تقویت‌کننده از نظر ولتاژ و جریان DC مستقل از یکدیگر نیستند، تغییرات نقطه کار یک طبقه، روی نقطه کار طبقه دیگر تقویت‌کننده اثر می‌گذارد، لذا باید محاسبات DC مدار برای کلیه طبقات به طور همزمان انجام شود. همین وابستگی نقطه کار طبقات به یکدیگر، مدار را به شدت به حرارت حساس می‌کند. برای آن که از ناپایداری حرارتی مدار کاسته شود، اولاً باید نقطه کار ترانزیستور را دقت بیشتری محاسبه شود. ثانیاً با پیش‌بینی مدارهایی، پایداری مدار تأمین گردد.

مثال ۴-۵: در شکل ۴-۳۱ با فرض $\beta_1 = \beta_2 = 200$ و

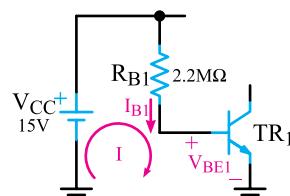
$|V_{BE}| = 0.6V$ مقدار ولتاژ خروجی چه قدر است؟



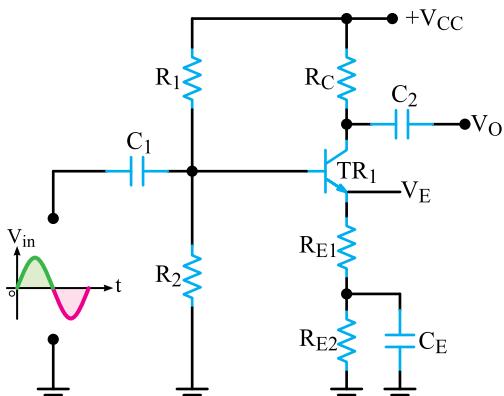
شکل ۴-۳۱-۴- تقویت‌کننده با کوبلاز مستقیم

پاسخ: ابتدا معادله KVL را در حلقة I در شکل ۴-۳۲

می‌نویسیم:



شکل ۴-۳۲-۴- بخشی از مدار ۴-۳۱



شکل ۴-۳۴

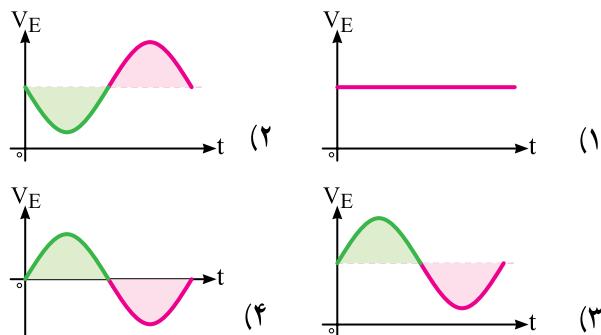
۴-۶-۲- مزایا و معایب کوپلر مستقیم : از مزایای کوپلر مستقیم صرفه‌جویی در قطعات و مقررین به صرفه بودن از نظر اقتصادی است، در ضمن فرکانس‌های خیلی کم حتی DC نیز به خوبی تقویت می‌شوند.

از معایب این نوع کوپلر می‌توان به موارد زیر اشاره کرد:

(الف) تغییرات نقطه کار یک طبقه روی نقطه کار سایر طبقات تأثیر می‌گذارد.

(ب) مدار به شدت نسبت به حرارت حساس است.

(پ) در صورت بروز عیب در یکی از طبقات به سایر طبقات نیز آسیب وارد می‌سازد. لذا هنگام تعمیر دستگاه‌هایی که در آن تقویت کننده‌های با کوپلر مستقیم به کار رفته است، باید توجه داشته باشید که در صورت سوختن یکی از ترانزیستورها باید کلیه ترانزیستورها را مورد آزمایش قرار دهید و از صحت آنها اطمینان حاصل کنید.

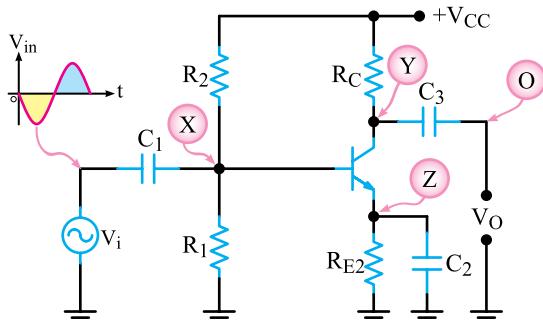


تشریحی

- ۴-۷-۵- کوپلر را تعریف کنید و انواع آن را نام ببرید.
۴-۷-۶- مزایا و معایب کوپلر ترانسفورماتوری را شرح دهید.

ترسیمی

- ۴-۷-۷- با توجه به شکل موج ورودی تقویت کننده شکل ۴-۳۵، موج نقاط X، Y، Z و O را رسم کنید.



شکل ۴-۳۵

۷- الگوی پرسش

کامل کردنی

- ۴-۷-۱- برای انتقال حداکثر توان از یک طبقه تقویت کننده به طبقه دیگر باید امپدانس طبقه اول با امپدانس طبقه دوم برابر باشد.

صحیح یا غلط

- ۴-۷-۲- با قطع خازن کوپلر نقطه کار DC تقویت کننده تغییر می‌کند.

صحیح □ غلط □

کوتاه پاسخ

- ۴-۷-۳- برای اتصال دو تقویت کننده که در فرکانس‌های خیلی کم کار می‌کنند کدام نوع کوپلر از بقیه مناسب‌تر است؟
چهارگزینه‌ای

- ۴-۷-۴- با توجه به سیگنال ورودی مدار ۴-۳۴ شکل موج ولتاژ امپیتر ترانزیستور کدام است؟

تحقیق کنید: با مراجعه به منابع مختلف و سایت‌های اینترنتی تحقیق کنید به چه دلیل امپدانس ورودی تقویت‌کننده با زوج دارلینگتون زیاد است؟ نتایج را طی یک گزارش به کلاس ارائه نمایید.

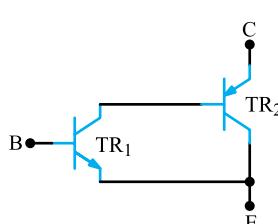
اگر ضریب تقویت جریان ترازیستور TR_1 را β_1 و ضریب تقویت جریان ترازیستور TR_2 را β_2 فرض کنیم، می‌توان ثابت کرد که ضریب تقویت جریان زوج دارلینگتون از رابطه زیر به دست می‌آید.

$$\boxed{\beta_{\text{pair}} \approx \beta_1 \beta_2}$$

در شکل ۴-۳۸ زوج دارلینگتون معادل یک ترازیستور NPN است و از دو ترازیستور NPN تشکیل شده است. جریان بیس ترازیستور TR_2 همان جریان امیتر ترازیستور TR_1 است؛ لذا T_{R2} نسبت به TR_1 قدرت پیشتری دارد و β_2 از β_1 کمتر است.

۴-۸-۱ انواع زوج دارلینگتون: ترازیستور زوج دارلینگتون NPN را می‌توان به کمک یک ترازیستور PNP و یک ترازیستور PNP نیز ایجاد کرد.

در این حالت مطابق شکل ۴-۳۹ زوج دارلینگتون مکمل شکل می‌گیرد که معادل یک ترازیستور NPN است.

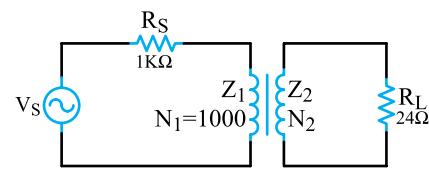


شکل ۴-۳۹—معادل زوج دارلینگتون NPN

هم چنین زوج دارلینگتون PNP ممکن است از دو ترازیستور PNP و یا با استفاده از یک ترازیستور PNP و یک ترازیستور NPN تشکیل شده باشد. شکل ۴-۴۰ زوج دارلینگتون PNP با دو ترازیستور PNP و معادل آن با یک ترازیستور PNP و یک ترازیستور NPN را نشان می‌دهد.

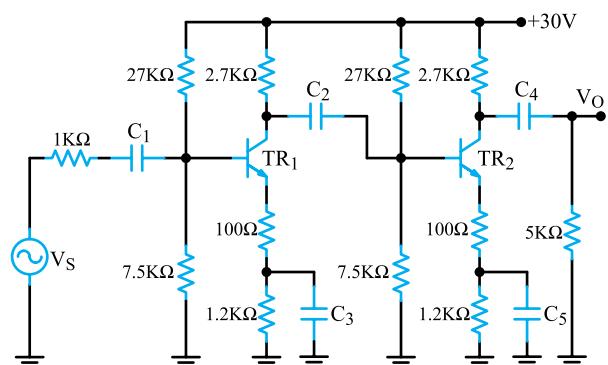
محاسباتی

۴-۷-۸ در مدار شکل ۴-۳۶، N_1 را چه قدر انتخاب کنیم تا بین مولد و بار تطبیق برقرار باشد؟



شکل ۴-۳۶

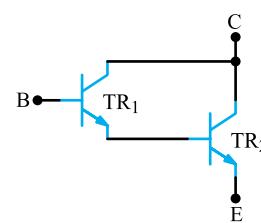
۴-۷-۹ در شکل ۴-۳۷ با فرض $\beta_1 = \beta_2 = 80$ و $V_{BE1} = V_{BE2} = 0.7V$ و T_{R2} و T_{R1} را نسبت به شاسی محاسبه کنید.



شکل ۴-۳۷

۴-۸-۸ زوج دارلینگتون (Darlington Pair)

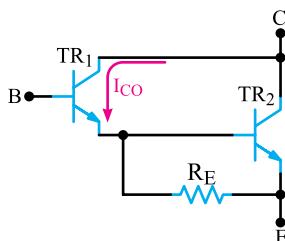
یک نمونه از تقویت‌کننده‌های دوطبقه با کوپلر مستقیم، زوج دارلینگتون است که در شکل ۴-۳۸ نشان داده شده است. از آن‌جا که ترازیستورهای قدرت اغلب دارای β ی کوچکی هستند، برای به دست آوردن β ی بزرگ‌تر، از ترازیستورهای زوج دارلینگتون استفاده می‌شود. در ضمن زوج دارلینگتون دارای مقاومت ورودی زیاد است.



شکل ۴-۳۸—زوج دارلینگتون PNP

۴-۳-۴- تأثیر جریان نشتی روی نقطه کار مدار

زوج دارلینگتون: در زوج دارلینگتون، جریان نشتی I_{CO} ترازیستور اول که در اثر حرارت تولید می‌گردد روی نقطه کار به شدت اثر می‌گذارد. I_{CO} ایجاد شده به وسیله این ترازیستور، توسط ترازیستور دوم تقویت می‌شود و در خروجی، جریان ناخواسته زیادی را ایجاد می‌کند. این جریان باعث گرم شدن بیشتر ترازیستورها و افزایش بیشتر I_{CO} می‌شود. برای برطرف کردن این اشکال، می‌توان مدار را به صورت شکل ۴-۴۲ اصلاح کرد.



شکل ۴-۴۲- زوج دارلینگتون اصلاح شده به منظور ایجاد ثبات حرارتی

در این ترکیب مقدار R_E را باید به گونه‌ای محاسبه کرد که اگر تمام جریان نشتی از مسیر آن بگذرد ترازیستور دوم روشن نشود. باید مقدار R_E به گونه‌ای انتخاب شود که با گذشتن جریان I_{CO} از آن، افت پتانسیل دوسر آن از $6/6$ ولت تجاوز نکند. بنابراین می‌توانیم بنویسیم:

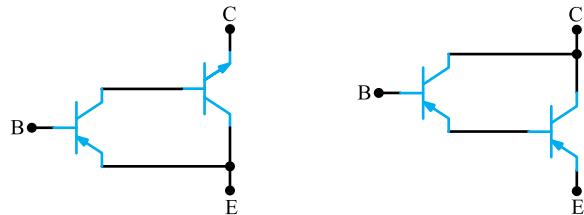
$$R_E = \frac{6}{I_{CO}}$$

مثال ۶-۴: در صورتی که ولتاژ هدایت ترازیستور دوم (TR₂) در شکل ۴-۴۲، برابر با $7V$ و جریان I_{CO} برابر با یک میلی‌آمپر باشد مقدار R_E را محاسبه کنید.

پاسخ: باید مقدار R_E را به گونه‌ای محاسبه کنیم که با گذشتن جریان $1mA$ از آن، افت پتانسیل دوسر آن از $6/6$ ولت تجاوز نکند بنابراین:

$$R_E = \frac{6}{1mA} = 600\Omega$$

هرچند با افزودن R_E به ترکیب دارلینگتون، پایداری حرارتی آن در حد قابل توجهی ترمیم می‌شود اما چون این مقاومت با مقاومت ورودی ترازیستور TR₂ موازی شده است،



شکل ۴-۴۰- زوج دارلینگتون PNP و معادل آن با یک ترازیستور PNP یک ترازیستور

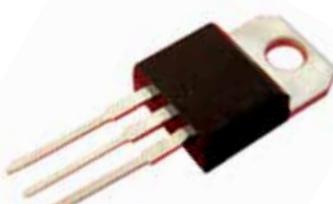
آشنایی با مخترعین و دانشمندان



آقای سیدنی دارلینگتون مهندس برق بود و در سال ۱۹۰۶ در آمریکا متولد شد. وی در سال ۱۹۵۳ توانست ترازیستور ترکیبی زوج دارلینگتون را اختراع کند. چند سال بعد یک دانشمند مجارستانی به نام جورج کلیفورد زیکلای اختراع ایشان را کامل کرد و ترازیستور مکمل دارلینگتون را با استفاده از یک ترازیستور PNP و یک ترازیستور NPN اختراع نمود. دارلینگتون مکمل به نام ایشان (Sziklai Pair) نامیده شد. سیدنی دارلینگتون در سال ۱۹۹۷ چشم از جهان برست.

۲-۸- زوج دارلینگتون در یک بسته

بندی: کارخانه‌های سازنده قطعات نیمه‌هادی زوج دارلینگتون را در یک بسته بندی و مشابه ترازیستورهای ساده نیز به بازار عرضه می‌کنند. برای نمونه سری ترازیستورهای ۲N6383، ۲N6384 و ۲N6385 به صورت ترکیب دارلینگتون هستند. این ترازیستورها به صورت NPN با β تزدیک به 300 و قدرتی 100 وات ساخته می‌شوند. در شکل ۴-۴۱ ترازیستور زوج دارلینگتون در یک بسته بندی نشان داده شده است.



شکل ۴-۴۱- زوج دارلینگتون در یک بسته بندی

$$I_{C1} + I_{C2} = 5/4$$

معادله KVL را در حلقه II می نویسیم :

$$I_{C2}(1) + V_{EB2} - 4/7 I_{C1} = 0$$

$$-4/7 I_{C1} + I_{C2} = -0/6$$

$$\begin{cases} I_{C1} + I_{C2} = 5/4 \\ -4/7 I_{C1} + I_{C2} = -0/6 \end{cases}$$

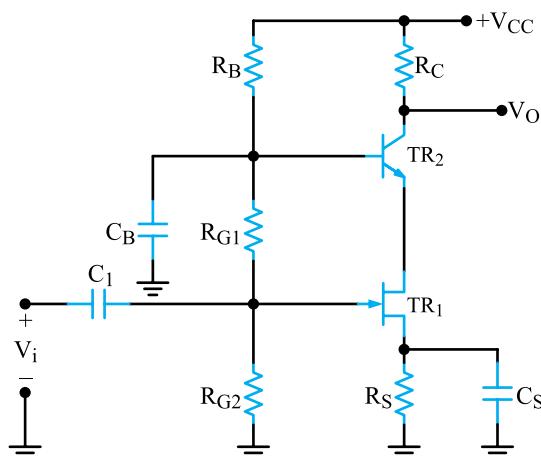
با حل دستگاه دو معادله دو مجهول، I_{C1} و I_{C2} به دست می آید.

$$I_{C1} = 1\text{mA} \quad I_{C2} = 4/4\text{mA}$$

۴-۹ تقویت‌کننده آبشاری (Cascade Amplifier)

در شکل ۴-۴۵ ترکیب دیگری از اتصال مستقیم دو ترازیستور را می‌بینید. این ترکیب را ترکیب آبشاری می‌نامند. از این ترکیب بیشتر در فرکانس‌های بالا استفاده می‌کنند.

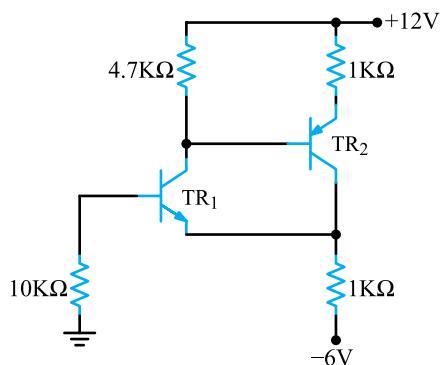
در شکل ۴-۴۵ ترازیستور TR₁ یک ترازیستور FET با آرایش سورس مشترک (CS) و ترازیستور TR₂ یک ترازیستور BJT با آرایش بیس مشترک (CB) است. متأسفانه امپدانس ورودی کم ترکیب بیس مشترک در اغلب موارد، مشکل عدم هماهنگی امپدانس را به وجود می‌آورد. در شکل ۴-۴۵ ترازیستور TR₁ که به صورت سورس مشترک بسته شده است، مقاومت ورودی مدار را تا حدودی ترمیم می‌کند. برای حفظ پایداری حرارتی مدار، ترازیستور TR₁ را با بهره ولتاژ کم طرح می‌کنند.



شکل ۴-۴۵ تقویت‌کننده آبشاری

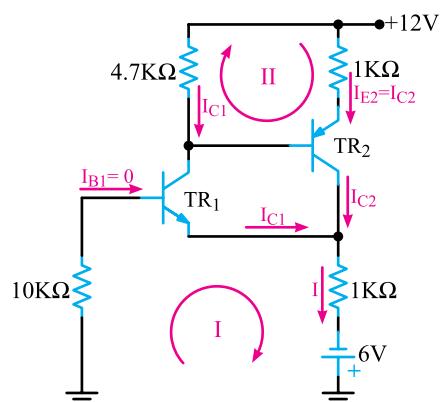
موجب کاهش مقاومت ورودی TR₂ و در نتیجه کاهش مقاومت ورودی کل زوج دارلینگتون می‌شود.

مثال ۴-۴۳ : در شکل ۴-۴۳ مقدار تقریبی جریان کلکتور ترازیستورها را محاسبه کنید. β ترازیستورها عدد بزرگی در نظر گرفته شده و $|VBE| = 0.6\text{V}$ است.



شکل ۴-۴۳ مدار تقویت‌کننده با ترازیستور به صورت زوج دارلینگتون

پاسخ : با بیان β بزرگ و مقدار تقریبی جریان کلکتور به این نکته بی می‌بریم که باید از جریان بیس ترازیستورها صرفنظر کنیم. در این صورت $I_{E1} = I_{C1}$ و $I_{E2} = I_{C2}$ است. معادله KVL را در حلقه I و حلقه II می‌نویسیم. شکل ۴-۴۴ حلقه I و حلقه II و جریان نقاط مختلف مدار را نشان می‌دهد. معادله KVL در حلقه I برابر است با :



شکل ۴-۴۴

$$1.0 I_{B1} + V_{BE1} + 1(I_{C1} + I_{C2}) - 6 = 0$$

در معادله عددگذاری می‌کنیم.

$$1.0(0) + 0.6 + 1(I_{C1} + I_{C2}) - 6 = 0$$

$$V_{E1} = V_{B1} - V_{BE1} = 4 - 0.7 = 3.3$$

$$I_{E1} = \frac{V_{E1}}{R_{E1}} = \frac{3.3}{2} = 1.65 \text{ mA}$$

چون از I_B ترانزیستورها صرف نظر می شود لذا $I_{E1} = I_{C1} = I_{E2} = I_{C2}$

$$\text{است پس: } I_{C1} = I_{E1} = I_{C2}$$

$$I_{C2} = I_{E2} = I_{C1} = I_{E1} = 1.65 \text{ mA}$$

با تقسیم ولتاژ مقاومتی V_{B2} را محاسبه می کنیم.

$$V_{B2} = \frac{V_{CC}(R_{B1} + R_{B2})}{R_{B1} + R_{B2} + R_{B3}} = \frac{12(5+5)}{5+5+5} = 4 \text{ V}$$

$$V_{B2} = 4 \text{ V}$$

چون V_{E2} برابر V_{C1} است، با محاسبه V_{CE1} و

سپس توان تلف شده ترانزیستور محاسبه می شود.

$$V_{E2} = V_{C1} = V_{B2} - V_{BE2}$$

$$V_{E2} = V_{C1} = 4 - 0.7 = 3.3$$

$$V_{CE1} = V_{C1} - V_{E1} = 3.3 - 0.7 = 2.6 \text{ V}$$

$$P_{T1} = V_{CE1} \times I_{C1} = 2.6 \times 1.65 = 4.29 \text{ mW}$$

با محاسبه V_{CE2} می توان V_{CE2} را محاسبه نمود.

$$V_{C2} = V_{CC} - R_{C2}I_{C2}$$

$$V_{C2} = 12 - (2/2)(1.65) = 12 - 3.3 = 8.7 \text{ V}$$

$$V_{CE2} = 8.7 - 4 = 4.7 \text{ V}$$

$$V_{CE2} = 4.7 \text{ V}$$

$$V_{CE2} = 4.7 \text{ V}$$

$$P_{T2} = V_{CE2} \times I_{C2} = 4.7 \times 1.65 = 7.65 \text{ mW}$$

$$\boxed{P_{T2} = 7.65 \text{ mW}}$$

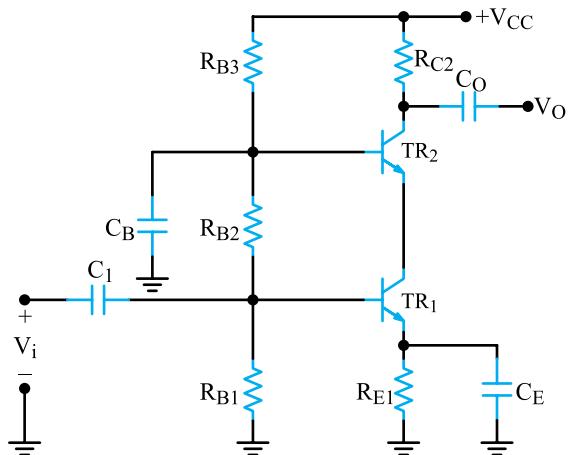
تمرین کلاسی: در این مرحله یک نمونه تمرین کلاسی که توسط دانشآموز یا هنرآموز طراحی می شود را اجرا نمایید.

۱۰- الگوی پرسش

کامل کردنی

۱۰- زوج دارلینگتون دارای بهره جریان و مقاومت ورودی است.

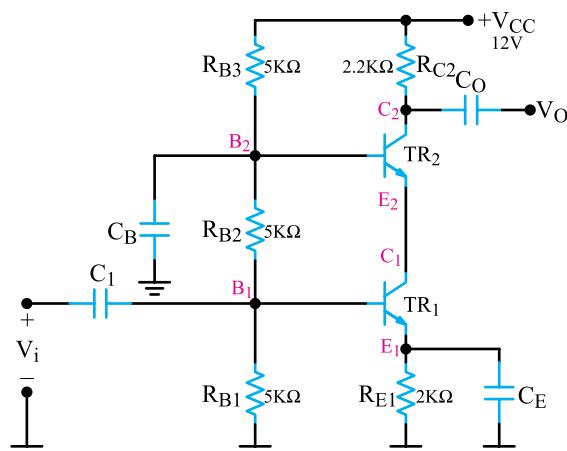
تقویت کننده آبشاری را می توان با دو ترانزیستور BJT به صورت شکل ۴-۴۶ نیز طرح نمود.



شکل ۴-۴۶- تقویت کننده آبشاری با دو ترانزیستور BJT

در این مدار TR₁ دارای آرایش امیتر مشترک و TR₂ دارای آرایش بیس مشترک است.

مثال ۴-۴۷ : در شکل ۴-۴۷ با فرض $\beta_1 = \beta_2 = 120^\circ$ و $V_{BE1} = V_{BE2} = 0.7 \text{ V}$ قدرت تلف شده در هر ترانزیستور را محاسبه کنید.



شکل ۴-۴۷- مدار تقویت کننده آبشاری

$$V_{B1} = \frac{V_{CC}R_{B1}}{R_{B1} + R_{B2} + R_{B3}} = \frac{12 \times 5}{5 + 5 + 5} = 4 \text{ V}$$

$$V_{B1} = \frac{6}{15} = 0.4 \text{ V}$$

کوتاه پاسخ

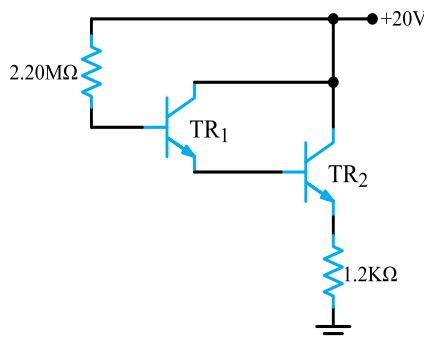
- ۴-۱۰- از تقویت کننده آبشاری بیشتر در کدام فرکانس استفاده می کنند؟

تشریحی

- ۴-۱۱- ویژگی های زوج دارلینگتون را بنویسید.
 ۴-۱۲- اشکال زوج دارلینگتون را شرح دهید.
 چگونه اشکال بر طرف می شود؟
 ۴-۱۳- کاربرد تقویت کننده آبشاری را شرح دهید.

محاسباتی

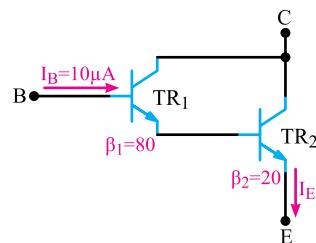
- ۴-۱۴- در شکل ۴-۵ با فرض $\beta_1 = \beta_2 = 50^\circ$ و $V_{BE1} = V_{BE2} = 0.7V$ قدرتی در ترانزیستور TR_2 تلف می شود؟



شکل ۴-۵

چهارگزینه ای

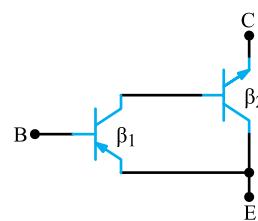
- ۴-۱۱- با توجه به مدار ۴-۴۸ دارلینگتون چند میلی آمپر است؟



شکل ۴-۴۸

۱۶(۴) ۱۲(۳) ۱۰(۲) ۸(۱)

- ۴-۱۱- مدار شکل ۴-۴۹ زوج دارلینگتون NPN یا PNP است؟ β_T کدام است؟



شکل ۴-۴۹

$$\beta_T = \beta_1 \beta_2, \text{ PNP (۱)}$$

$$\beta_T = \beta_1 + \beta_2, \text{ PNP (۲)}$$

$$\beta_T = \beta_1 \beta_2, \text{ NPN (۳)}$$

$$\beta_T = \beta_1 + \beta_2, \text{ NPN (۴)}$$