

دفتر گزارش کار و فعالیت‌های آزمایشگاهی

آزمایش شماره ۶

تاریخ اجرای آزمایش :

کار با سیگنال ژنراتور RF

هدف کلی آزمایش

فعالیت فوق برنامه

با مراجعه به منابع مختلف، از جمله اینترنت تحقیق کنید آیا سیگنال ژنراتوری با مدولاسیون FM وجود دارد؟

۴-۶- پاسخ مربوط به مراحل اجرای آزمایش

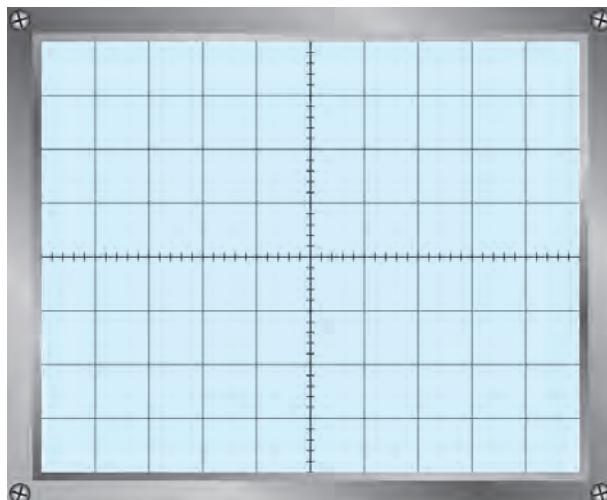
۴-۶- تصویر ظاهر شده روی صفحه اسیلوسکوپ

$$F = \dots \text{Hz}$$

$$E_{PP} = \dots \text{Volt}$$

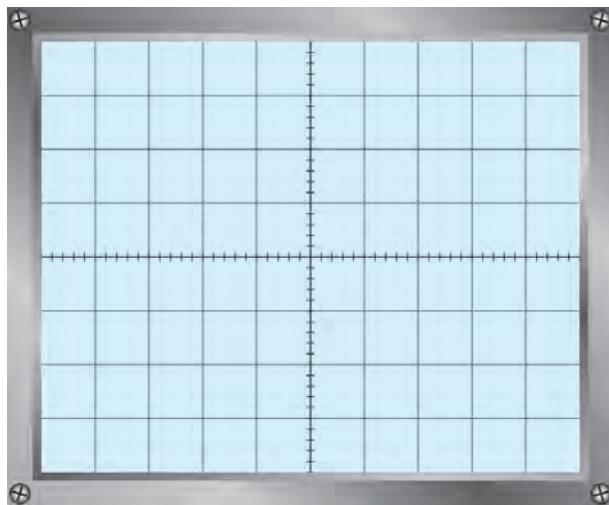
- آیا مقادیر به دست آمده از روی اسیلوسکوپ و فرکانس

سیگنال ژنراتور با هم تطبیق دارد؟



نمودار ۱-۶- تصویر روی صفحه اسیلوسکوپ

- شرح نتایج به دست آمده



نمودار ۶-۲ - شکل موج سیگنال ژنراتور

۶-۴-۴ - شکل موج خروجی سیگنال ژنراتور با

فرکانس ۱MHz

$$F = \dots \text{Hz}$$

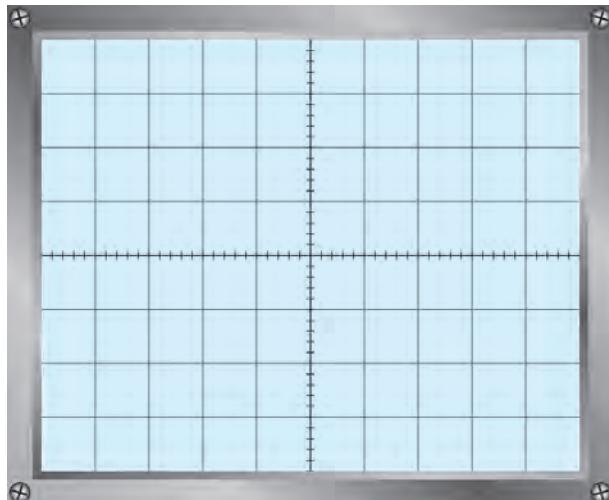
$$E_{pp} = \dots \text{Volt}$$

- مقایسه مقادیر ولتاژ و فرکانس شکل ترسیم شده با مقادیر

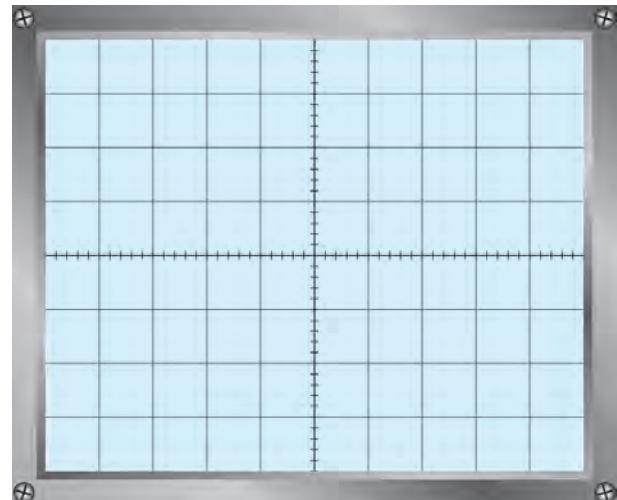
انتخاب شده روی سیگنال ژنراتور

$$\frac{E_{pp \text{ high}}}{E_{pp \text{ low}}} = \dots$$

۶-۴-۵ - شکل موج مدوله شده



نمودار ۶-۴ - شکل موج مدوله شده ۱/۰ تا ۵/۰ میلی ثانیه

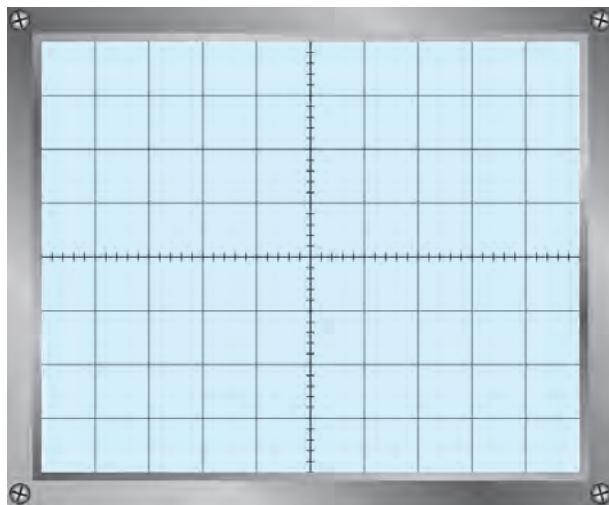


نمودار ۳-۶ - موج مدوله شده ۱ تا ۲/۰ میکرو ثانیه

- آیا سیگنال به دست آمده در این مرحله سیگنال مدوله شده AM است؟

- در صورت مثبت بودن پاسخ سؤال بالا، فرکانس سیگنال مدوله کننده چه قدر است؟

$$F_m = \dots$$



شکل موج خروجی ترمینال‌های - in put -

out put

$$F = \dots \text{Hz}$$

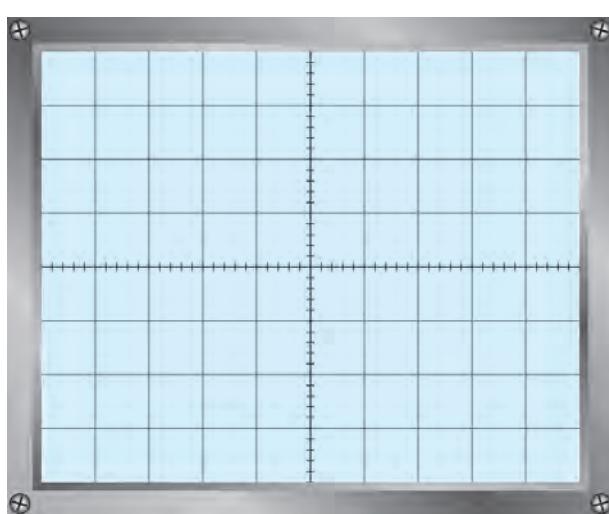
$$E_{pp} = \dots \text{Volt}$$

نتیجهٔ تغییر ولوم انتخاب فرکانس ①

.....

.....

.....



نمودار ۶ - شکل موج ترمینال‌های in put - out put

شکل موج مدوله شده AM با استفاده از

مدولاسیون خارجی

اثر تغییر دامنه سیگنال زنراتور AF روی شکل موج

.....

.....

.....

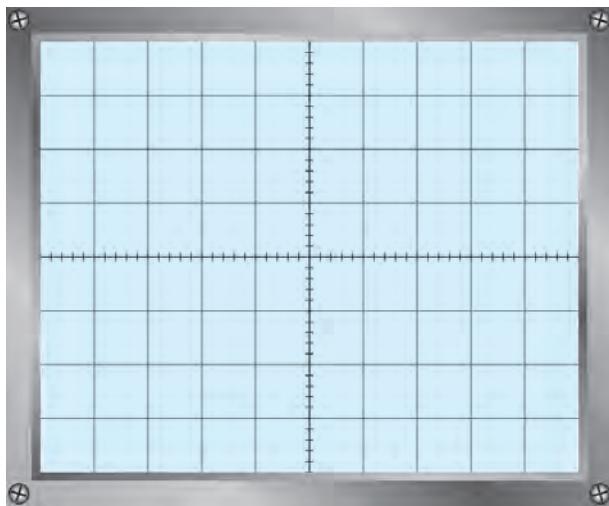
اثر تغییر دامنه سیگنال زنراتور RF روی موج مدوله شده

.....

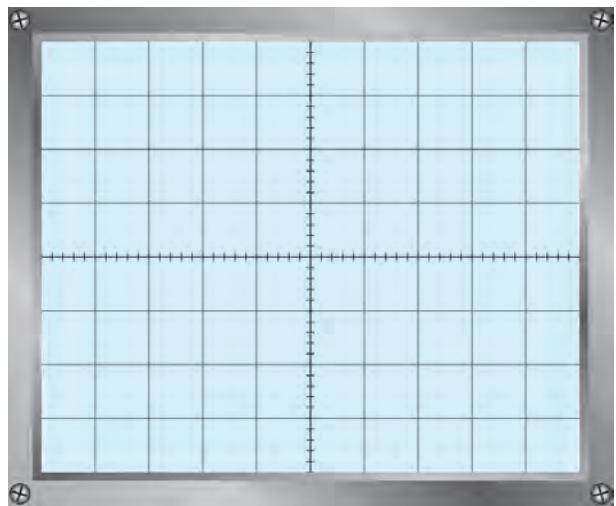
.....

.....

۶_۴_۱۰ - شکل موج مدوله شده مربعی و مثلثی



نمودار ۶_۴_۱۰ - موج مدوله شده مثلثی



نمودار ۶_۴_۱۱ - موج مدوله شده مربعی

$$M_1 = mp_1 = \dots \%$$

$$M_2 = mp_2 = \dots \%$$

$$M_3 = mp_3 = \dots \%$$

$$M = mp = \dots \%$$

۶_۴_۱۱ - مقدار درصد مدولاسیون

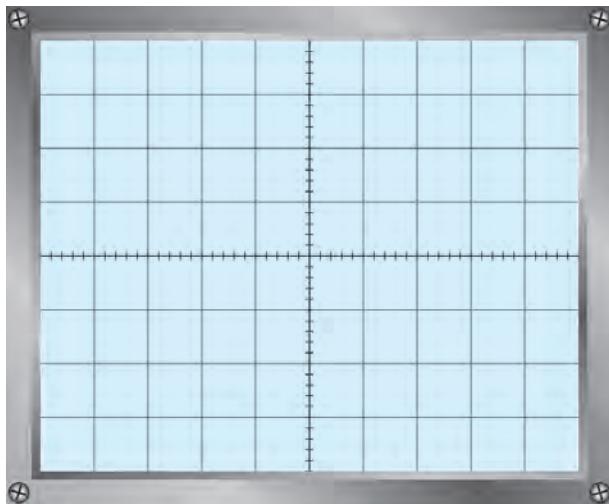
از روی شکل مدولاسیون سینوسی

از روی شکل مدولاسیون مربعی

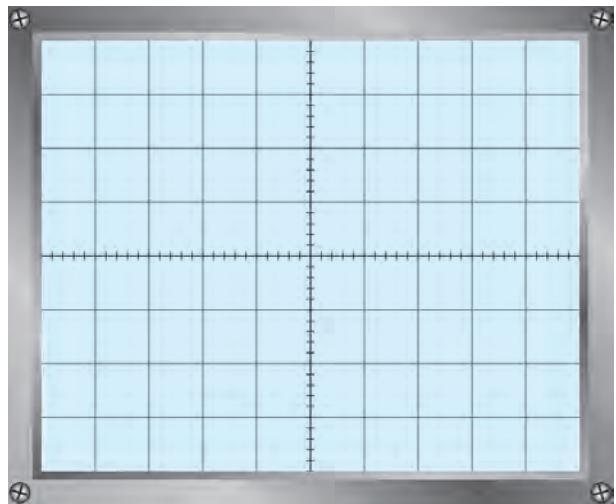
از روی شکل مدولاسیون مثلثی

۶_۴_۱۲ - درصد مدولاسیون داخلی

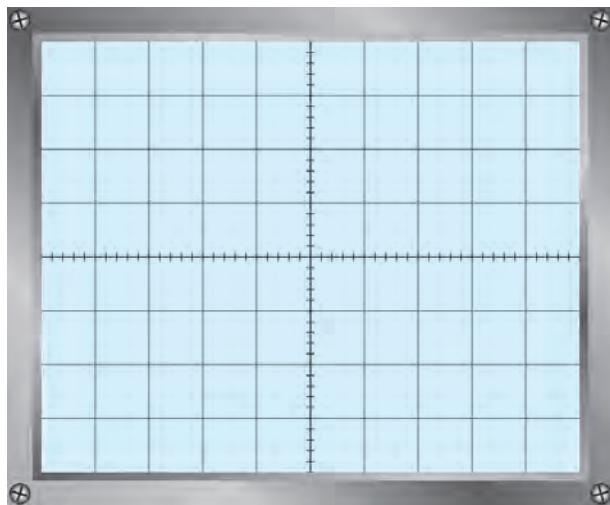
۶_۴_۱۳ - شکل موج مدوله شده با درصد مدولاسیون مختلف



نمودار ۶_۴_۱۴ - مدولاسیون ۷۵٪



نمودار ۶_۴_۱۵ - مدولاسیون ۵٪



نمودار ۱۱—مدولاسیون ۱۰۰٪

$$E_c 5\% = \dots \quad m 5\%$$

$$\frac{E_m 5\%}{E_c 5\%} = \dots$$

۶_۴_۱۴

$$E_m 5\% = \dots \quad m 5\%$$

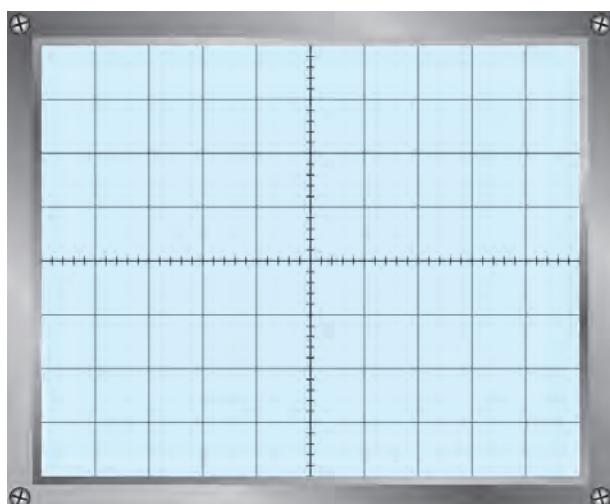
$$E_c 10\% = \dots \quad m 10\%$$

$$\frac{E_m 10\%}{E_c 10\%} = \dots$$

$$E_m 10\% = \dots \quad m 10\%$$

۶_۴_۱۵ — تأثیر تغییر دامنه سیگنال RF و AF روی درصد مدولاسیون

۶_۴_۱۶ — مدولاسیون بیش از صد درصد

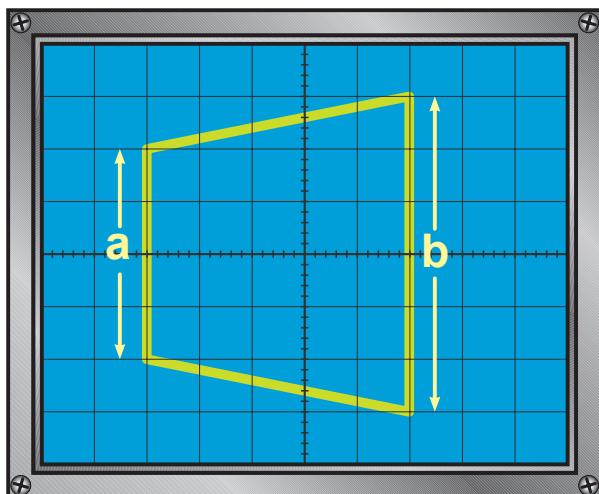


نمودار ۱۲—مدولاسیون بیش از صد درصد

۱۷_۴_۶_ذوزنقه مدولاسیون

$$M = mp = \frac{b-a}{b+a} \times 100$$

mp =%.



نمودار ۱۳-۶_ ذوزنقه مدولاسیون

mp, = %

mp_y =% — ६—५—१८

mp_r = %

mp_r = %

با مراجعه به منابع مختلف، از جمله اینترنت، یک نمونه دیگر سیگنال ژنراتور RF را، ضمن شناسایی و عملکرد آن را استخراج کنید و آن را شرح دهید.

۵-۶- نتایج کلی حاصل از آزمایش‌ها به طور خلاصه

۶-۶- پاسخ به الگوی پرسش

۱-۶-۶- سیگنال‌های خروجی سیگنال ژنراتور RF را نام ببرید.

۲-۶-۶- مراحل تنظیم سیگنال ژنراتور RF را برای اجرای مدولاسیون خارجی به اختصار شرح دهید.

۳-۶-۶- نحوه اندازه‌گیری درصد مدولاسیون AM را از روی شکل موج خروجی شرح دهید.

۴-۶-۶- نحوه اندازه‌گیری درصد مدولاسیون را با استفاده از ذوزنقه مدولاسیون تشریح کنید.

۵-۶-۶- مدولاسیون یعنی از صد درصد چیست؟ شرح دهید.

۶-۶-۶- چگونه می‌توان از سیگنال ژنراتور RF، به عنوان یک فرستنده کوچک AM، استفاده کرد؟

۶-۷- ارزشیابی آزمایش شماره ۶

ردیف	عنوان	نمره پیشنهادی	نمره کسب شده	تاریخ ۱۳۰۰/۰۰/۰۰
۱	اضباط	۲		نام و نام خانوادگی مریبان کارگاه :
۲	استفاده صحیح از دستگاهها	۱	۱
۳	تنظيم گزارش کار	۱	۲
۴	میزان مشارکت و همکاری	۱		محل امضاء مریبان کارگاه :
۵	رعایت نکات اینتی	۱		۱
۶	صحت مراحل آزمایش شماره ۶	۱۴		نام و نام خانوادگی هنرجو :
۷	فعالیت فوق برنامه	۱	۲
۸	نمره نهایی آزمون شماره ۶	۲۱		محل امضاء هنرجو :
۹	تشویق و تذکر		۱
			۲

دفتر گزارش کار و فعالیت‌های آزمایشگاهی

آزمایش شماره ۷

تاریخ اجرای آزمایش :

فیلترها

هدف کلی آزمایش

۷-۴-۱- پاسخ مربوط به مراحل اجرای آزمایش

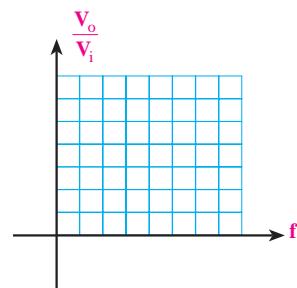
$$V_o = \dots \dots \dots V$$

۷-۴-۲- اندازه ولتاژ خروجی فیلتر با استفاده از نرم افزار

۷-۴-۳- اندازه ولتاژ خروجی فیلتر

جدول ۱

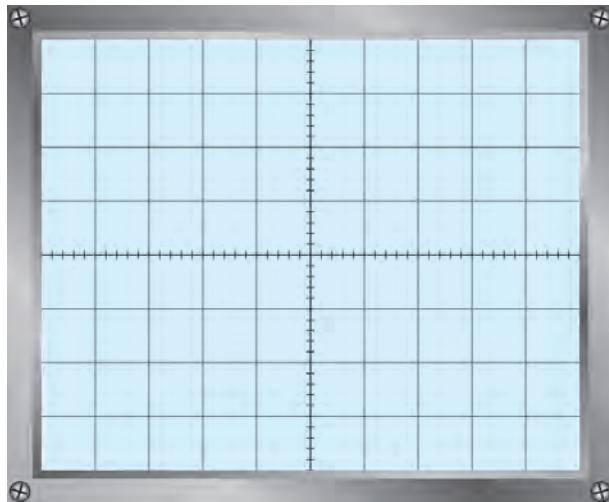
فرکانس سیگنال ژنراتور	V_{ipp}	V_{opp}
$F_1 = ۱۰۰\text{ KHz}$		
$F_2 = ۱۴۰\text{ KHz}$		
$F_3 = ۱۵۹\text{ KHz}$		
$F_4 = ۱۷۰\text{ KHz}$		
$F_5 = ۲۰۰\text{ KHz}$		



۷-۴-۴- توضیح بیشینه ولتاژ خروجی

۵-۴-۷ مدار چه نوع فیلتری است؟ چرا؟

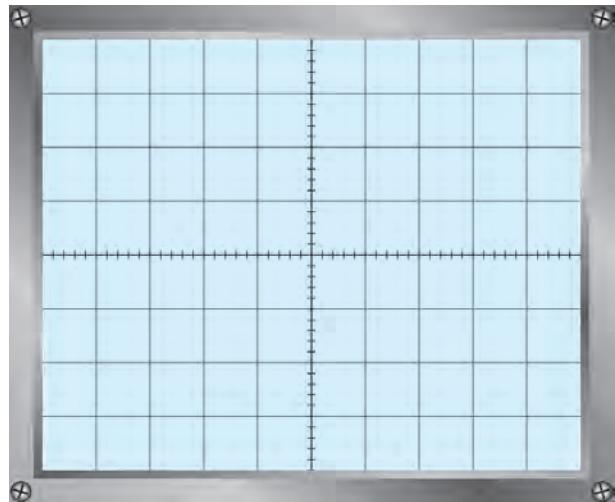
۸-۴-۷- رسم سیگنال‌های ولتاژ ورودی و خروجی



نماودار ۲- سیگنال خروجی

F = Hz

$$V_{pp} = \dots \dots \dots V$$



نمودار ۱-۷- سیگنال ورودی

F = Hz

$$V_{pp} = \dots \dots \dots V$$

$$V_o = \dots$$

۹_۴_۷_ دامنه ولتاژ خروجی روی فرکانس KHz

۱-۴-۷- دامنه ولتاژ خروجی با تغییر فرکانس ورودی

جدول ٢-٧

فرکانس سیگنال ژنراتور	V_{ipp}	ولتاژ ورودی	V_{opp}	ولتاژ خروجی
$F_1 = 13 \text{ KHz}$				
$F_2 = 14 \text{ KHz}$				
$F_3 = 15 \text{ KHz}$				
$F_4 = 15.9 \text{ KHz}$				
$F_5 = 17 \text{ KHz}$				
$F_6 = 18 \text{ KHz}$				
$F_7 = 19 \text{ KHz}$				

- ۷-۴-۱۲- ولتاژ خروجی روی فرکانس $V_{op} = \dots \dots \dots$ KHz ۱۵۹
 ۷-۴-۱۳- دامنه ولتاژ خروجی با تغییر فرکانس ورودی

جدول ۷-۳

فرکانس سیگنال ژنراتور	V_{ipp}	ولتاژ ورودی	V_{opp}
$F_1 = ۱۵ \text{ KHz}$			
$F_2 = ۱۵۹ \text{ KHz}$			
$F_3 = ۱۷ \text{ KHz}$			

- ۷-۴-۱۴- با توجه به مقادیر جدول پیشینه ولتاژ خروجی به ازای کدام سیگنال ورودی است؟ چرا؟ توضیح دهد.
-
-

چه عواملی مهارت دقت نظر، بالا رفتن سرعت کار و کیفیت آموزشی را افزایش می دهد؟

.....

.....

- ۷-۴-۱۶- دامنه سیگنال خروجی، وقتی که به $70/7$ درصد ولتاژ ورودی می رسد.
- $V_{op} = \dots \dots \dots V$
- $F_o = \dots \dots \dots \text{ KHz}$ فرکانس قطع مدار ۷-۴-۱۷
- $F_o = \dots \dots \dots \text{ KHz}$ با توجه به نتایج آزمایش مقدار فرکانس قطع مدار ۷-۴-۱۸
- $F_o = \dots \dots \dots \text{ KHz}$ فرکانس قطع مدار شکل ۷-۱۱ ۷-۴-۲۰
- $F_o = \dots \dots \dots \text{ KHz}$ مقدار فرکانس قطع با استفاده از رابطه $F_o = \frac{R}{2\pi L}$ ۷-۴-۲۱

۷-۴-۲۲_ مقدار دامنه سیگنال خروجی با تغییر فرکانس سیگنال زنراتور

جدول ۷-۴

فرکانس سیگنال زنراتور	V_{ipp}	ولتاژ ورودی	ولتاژ خروجی V_{opp}
$F_r = 7 \text{ KHz}$			
$F_r = 10 \text{ KHz}$			
$F_r = 13 \text{ KHz}$			
$F_r = 16 \text{ KHz}$			
$F_r = 19 \text{ KHz}$			
$F_r = 22 \text{ KHz}$			
$F_r = 25 \text{ KHz}$			

۷-۴-۲۴_ مقدار فرکانس‌های F_r , F_L و F_H با استفاده از نرم‌افزار

$$F_r = \dots \text{ KHz}$$

$$F_L = \dots \text{ KHz}$$

$$F_H = \dots \text{ KHz}$$

۷-۴-۲۵_ دامنه سیگنال خروجی با تغییر فرکانس سیگنال زنراتور با استفاده از نرم‌افزار

جدول ۷-۵

فرکانس سیگنال زنراتور	V_{ipp}	ولتاژ ورودی	ولتاژ خروجی V_{opp}
$F_r = 7 \text{ KHz}$			
$F_r = 10 \text{ KHz}$			
$F_r = 13 \text{ KHz}$			

۷-۴-۲۶_ مقدار فرکانس‌های F_r , F_L و F_H مدار شکل ۷-۱۳

$$F_r = \dots \text{ KHz}$$

$$F_L = \dots \text{ KHz}$$

$$F_H = \dots \text{ KHz}$$

۷_۴_۲۷_ مقدار دامنه سیگنال خروجی با تغییر فرکانس سیگنال ژنراتور

جدول ۶

فرکانس سیگنال ژنراتور	V_{ipp}	ولتاژ خروجی V_{opp}
$F_1 = 4 \text{ KHz}$		
$F_2 = 6 \text{ KHz}$		
$F_3 = 8 \text{ KHz}$		
$F_4 = 10 \text{ KHz}$		
$F_5 = 12 \text{ KHz}$		
$F_6 = 14 \text{ KHz}$		
$F_7 = 16 \text{ KHz}$		

۷_۴_۲۹_ اندازه فرکانس‌های F_H , F_L و F_r با استفاده از نرم‌افزار

$$F_r = \dots \text{ KHz}$$

$$F_L = \dots \text{ KHz}$$

$$F_H = \dots \text{ KHz}$$

۷_۴_۳۰_ دامنه سیگنال خروجی با تغییر فرکانس سیگنال ژنراتور با استفاده از نرم‌افزار

جدول ۷

فرکانس سیگنال ژنراتور	V_{ipp}	ولتاژ خروجی V_{opp}
$F_1 = 7 \text{ KHz}$		
$F_2 = 10 \text{ KHz}$		
$F_3 = 13 \text{ KHz}$		

استفاده صحیح از ابزار چه مزایایی دارد؟

-
-

۷-۴-۳۲- مقدار فرکانس‌های F_r ، F_L و F_H و دامنه سیگنال خروجی

$$\begin{array}{ll} F_r = \dots \text{ KHz} & V_{opp} = \dots \\ F_L = \dots \text{ KHz} & V_{opp} = \dots \\ F_H = \dots \text{ KHz} & V_{opp} = \dots \end{array}$$

۷-۴-۳۳- مقدار فرکانس‌های F_r ، F_L و F_H وقتی که خروجی از دوسر مقاومت گرفته می‌شود.

$$\begin{array}{ll} F_r = \dots \text{ KHz} \\ F_L = \dots \text{ KHz} \\ F_H = \dots \text{ KHz} \end{array}$$

در این وضعیت چه نوع فیلتری بدست می‌آید؟
آیا در این مرحله فرکانس‌های F_r ، F_L و F_H نسبت به مرحله ۷-۴-۳۲ تغییر می‌کند؟ چرا؟ توضیح دهد.

.....

.....

.....

۷-۴-۳۴- دامنه سیگنال خروجی با تغییر فرکانس سیگنال ژنراتور

جدول ۷-۸

فرکانس سیگنال ژنراتور	V_{ipp}	ولتاژ ورودی	ولتاژ خروجی
$F_r = 4\text{ KHz}$			
$F_r = 6\text{ KHz}$			
$F_r = 8\text{ KHz}$			
$F_r = 10\text{ KHz}$			
$F_r = 12\text{ KHz}$			
$F_r = 14\text{ KHz}$			
$F_r = 16\text{ KHz}$			

۵-۷- نتایج کلی حاصل از آزمایش‌ها به طور خلاصه

.....

۶-۷- پاسخ به الگوی پرسش

با توجه به مراحل اجرای آزمایش به سؤالات الگوی پرسش پاسخ دهید.

۱-۶-۷- در شکل ۷-۸ اگر ورودی AB و خروجی دوسر خازن باشد فرکانس قطع چند کیلوهرتز می‌شود؟

$$F_o = \dots \text{ کیلوهرتز}$$

۲-۶-۷- با توجه به نتایج آزمایش ۴-۲۶ ۷-۴ پهناى باند فیلتر چند کیلوهرتز است؟

$$BW = \dots \text{ کیلوهرتز}$$

۳-۶-۷- با توجه به نتایج آزمایش ۴-۳۳ ۷-۴ پهناى باند فیلتر چند کیلوهرتز است؟

$$BW = \dots \text{ کیلوهرتز}$$

۴-۶-۷- به چه دلیل در فیلترهایی که در آنها از بوین استفاده می‌شود در فرکانس‌های بالا مقادیر تئوری و عملی تطبیق

نمی‌کند؟ به طور کامل توضیح دهید.

۷-۷- ارزشیابی آزمایش شماره ۷

ردیف	عنوان	نمره پیشنهادی	نمره کسب شده	تاریخ ۱۳۰۰/۰۰/۰۰
۱	انضباط	۲		نام و نام خانوادگی مریبان کارگاه :۱۲
۲	استفاده صحیح از دستگاهها	۱		محل امضاء مریبان کارگاه :
۳	تنظيم گزارش کار	۱		۱
۴	میزان مشارکت و همکاری	۱		۲
۵	رعایت نکات ایمنی	۱		نام و نام خانوادگی هنرجو :
۶	صحت مراحل آزمایش شماره ۷	۱۴		محل امضاء هنرجو :
۷	نمره نهایی آزمون شماره ۷	۲۰	
۸	تسویق و تذکر		

دفتر گزارش کار و فعالیت‌های آزمایشگاهی

تاریخ اجرای آزمایش:

آزمایش شماره ۸

عیب‌یابی یک تقویت‌کننده یک طبقه امیتر مشترک در صورت سوختن (قطع شدن) و اتصال کوتاه شدن المان‌ها

هدف کلی آزمایش

شکل مدار مورد آزمایش .

۴-۸- پاسخ مربوط به مراحل آزمایش عیب‌یابی یک تقویت‌کننده امیتر مشترک
۴-۸- اندازه‌گیری جریان و ولتاژ DC با استفاده از نرم‌افزار

جدول ۱-۸ (نرم افزاری)

شماره آزمایش	نام کمیت قابل اندازه‌گیری	مقدار محاسبه شده	مقدار اندازه‌گیری شده	واحد کمیت
۱	V_B ولتاژ بیس نسبت به شاسی			
۲	V_B ولتاژ بیس نسبت به شاسی			
۳	V_{BE} ولتاژ بین امپیر ترانزیستور			
۴	V_C ولتاژ کلکتور نسبت به شاسی			
۵	V_{CE} ولتاژ کلکتور امپیر			

۴-۳-۸ - ترانزیستور در چه ناحیه‌ای (اشباع، فعال، قطع) قرار دارد؟

۴-۴-۸ - اندازه‌گیری ولتاژ DC مدار تقویت‌کننده بسته شده روی بردبرد

جدول ۸-۲ (سخت‌افزاری)

شماره آزمایش	نام کمیت قابل اندازه‌گیری	مقدار محاسبه شده	مقدار اندازه‌گیری شده	واحد کمیت
۱	(ولتاژ بیس نسبت به شاسی) V_B			
۲	(ولتاژ امپیتر به شاسی) V_E			
۳	(ولتاژ بیس امپیتر ترانزیستور) V_{BE}			
۴	(ولتاژ کلکتور نسبت به شاسی) V_C			
۵	(ولتاژ کلکتور امپیتر ترانزیستور) V_{CE}			

۴-۵-۸ - مقایسه مقادیر اندازه‌گیری شده با نرم‌افزار و محاسبه شده با مقدار واقعی اندازه‌گیری شده

۴-۹-۸ - محاسبه ضریب بهره ولتاژ A_V با نرم‌افزار

جدول ۸-۳ (نرم‌افزاری)

شماره آزمایش	نام کمیت قابل اندازه‌گیری	مقدار اندازه‌گیری شده	واحد کمیت
۱	ولتاژ پیک توپیک سیگنال ورودی V_{ipp}		
۲	ولتاژ پیک توپیک سیگنال خروجی V_{opp}		
۳	$A_V = \frac{V_{opp}}{V_{ipp}}$ بهره ولتاژ		
۴	اختلاف فاز سیگنال ورودی با سیگنال خروجی		

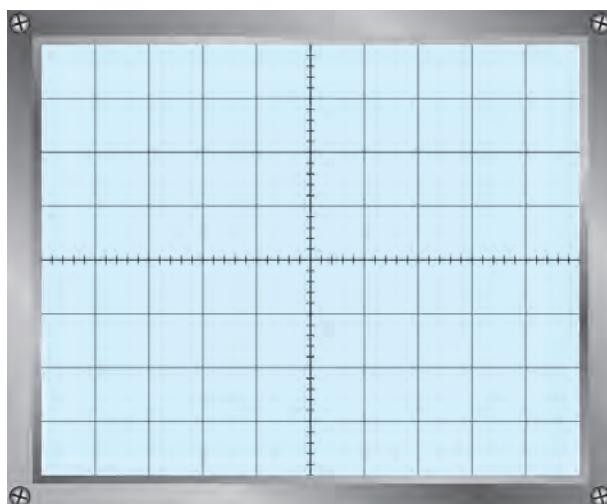
۸-۴-۱۳ - محاسبه ضریب بهره ولتاژ A_V مدار واقعی

جدول ۸-۴ (سخت افزاری)

شماره آزمایش	نام کمیت قابل اندازه گیری	مقدار اندازه گیری شده	واحد کمیت
۱	ولتاژ پیک توپیک سیگنال ورودی V_{ipp}		
۲	ولتاژ پیک توپیک سیگنال خروجی V_{opp}		
۳	$A_V = \frac{V_{opp}}{V_{ipp}}$ بهره ولتاژ		
۴	اختلاف فاز سیگنال ورودی با سیگنال خروجی		

۸-۴-۱۴ - توضیح بریدگی سیگنال خروجی با افزایش دامنه سیگنال ورودی

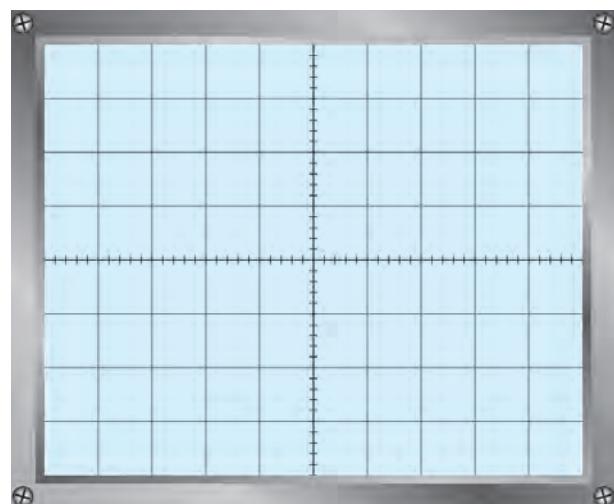
۸-۴-۱۵ - رسم شکل موج ورودی و خروجی مدار تقویت کننده



ب: سیگنال خروجی

..... = Volt / Div: ضریب

..... = V_{opp}



الف: سیگنال ورودی

..... = Volt / Div: ضریب

..... = V_{opp}

۱۶-۴-۸ - المان‌های قطع شده در مدار تقویت‌کننده بسته شده با نرم‌افزار مولتی‌سیم

جدول ۵ - ۸ (نرم‌افزاری)

ناحیه کار ترانزیستور	پارامترهای قابل اندازه‌گیری					المان قطع شده
	(ولت) V_{opp}	(ولت) V_{CE}	(ولت) V_E	(ولت) V_C	(ولت) V_B	
						R_γ
						R_γ
						R_C
						R_E
						R_L
مقادیر DC با مولتی‌متر اندازه‌گیری شود.						

۱۷-۴-۸ - المان‌های قطع شده در مدار واقعی بسته شده روی برد

جدول ۶ - ۸ (سخت‌افزاری)

ناحیه کار ترانزیستور	پارامترهای قابل اندازه‌گیری					المان قطع شده
	(ولت) V_{opp}	(ولت) V_{CE}	(ولت) V_E	(ولت) V_C	(ولت) V_B	
						R_γ
						R_γ
						R_C
						R_E
						R_L
مقادیر DC با مولتی‌متر اندازه‌گیری شود.						

۸-۴-۱۸ – مقایسه مقادیر اندازه‌گیری شده در نرم افزار جدول ۵-۸ و مدار واقعی بسته شده (جدول ۶-۸)

۸-۴-۱۹ – نتایج حاصل شده از قطع شدن المان‌های مدار تقویت‌کننده

۸-۴-۲۰ – اثر قطع شدن خازن‌های C_i و C_o و C_E در مدار بسته شده با نرم افزار (جدول ۷-۸)

جدول ۷-۸ (نرم افزاری)

ناحیه کار ترانزیستور	پارامترهای قابل اندازه‌گیری					المان قطع شده
	(ولت) V_{opp}	(ولت) V_{CE}	(ولت) V_E	(ولت) V_C	(ولت) V_B	
						C_i
						C_o
						C_E

۸-۴-۲۱ – نتایج حاصل شده از قطع شدن خازن‌های C_i و C_o و C_E در مدار تقویت‌کننده بسته شده روی برد

جدول ۸-۸ (سخت افزاری)

ناحیه کار ترانزیستور	پارامترهای قابل اندازه‌گیری					المان قطع شده
	(ولت) V_{opp}	(ولت) V_{CE}	(ولت) V_E	(ولت) V_C	(ولت) V_B	
						C_i
						C_o
						C_E

۸-۴-۲۲ - نتایج حاصل شده از جدول های ۷-۸ و ۸-۸

۸-۴-۲۳ - اثر قطع شدن دیودهای ترانزیستور در مدار بسته شده با نرم افزار (جدول ۹-۸)

جدول ۹-۸ (نرم افزاری)

ناحیه کار ترانزیستور	پارامترهای قابل اندازه گیری					المان قطع شده
	(ولت) V_{opp}	(ولت) V_{CE}	(ولت) V_E	(ولت) V_C	(ولت) V_B	
						دیود بیس امیتر
						دیود بیس کلکتور

۸-۴-۲۴ - مقادیر DC اندازه گیری شده در هنگام قطع شدن دیود بیس امیتر و دیود کلکتور بیس (جدول ۱۰-۸)

جدول ۹-۸ (سخت افزاری)

ناحیه کار ترانزیستور	پارامترهای قابل اندازه گیری					المان قطع شده
	(ولت) V_{opp}	(ولت) V_{CE}	(ولت) V_E	(ولت) V_C	(ولت) V_B	
						دیود بیس امیتر
						دیود بیس کلکتور

۸-۴-۲۵ - نتایج حاصل شده از قطع شدن دیودهای ترانزیستور از جدول های ۹-۸ و ۱۰-۸

۸-۴-۲۶ - اثر اتصال کوتاه شدن مقاومت‌های مدار تقویت‌کننده در نرم‌افزار (جدول ۱۱-۸)

جدول ۱۱-۸ (نرم‌افزاری)

ناحیه کار ترانزیستور	پارامترهای قابل اندازه‌گیری					مان اتصال کوتاه شده
	(ولت) V_{opp}	(ولت) V_{CE}	(ولت) V_E	(ولت) V_C	(ولت) V_B	
						R_γ
						R_γ
						R_C
						R_E
						R_L

۸-۴-۲۷ - اتصال کوتاه کردن مقاومت‌های ترانزیستور در مدار واقعی بسته شده روی برد (جدول ۱۲-۸)

جدول ۱۲-۸ (سخت‌افزاری)

ناحیه کار ترانزیستور	پارامترهای قابل اندازه‌گیری					مان اتصال کوتاه شده
	(ولت) V_{opp}	(ولت) V_{CE}	(ولت) V_E	(ولت) V_C	(ولت) V_B	
						R_γ
						R_γ
						R_C
						R_E
						R_L

۸-۴-۲۸ - نتایج حاصل شده از جدول‌های ۱۱-۸ و ۱۲-۸

۸-۴-۲۹ - اثر اتصال کوتاه شدن خازن های مدار تقویت کننده در نرم افزار (جدول ۸-۱۳)

جدول ۸-۱۳ (نرم افزاری)

ناحیه کار ترانزیستور	پارامترهای قابل اندازه گیری					المان اتصال کوتاه شده
	(ولت) V_{opp}	(ولت) V_{CE}	(ولت) V_E	(ولت) V_C	(ولت) V_B	
						C_i
						C_o
						C_E

۸-۴-۳۰ - نتیجه اتصال کوتاه شدن خازن های C_i و C_o و C_E در مدار واقعی (جدول ۸-۱۴)

جدول ۸-۱۴ (سخت افزاری)

ناحیه کار ترانزیستور	پارامترهای قابل اندازه گیری					المان قطع شده
	(ولت) V_{opp}	(ولت) V_{CE}	(ولت) V_E	(ولت) V_C	(ولت) V_B	
						C_i
						C_o
						C_E

۸-۴-۳۱ - نتیجه حاصل شده از جدول های ۸-۱۳ و ۸-۱۴

.....
.....
.....

۴-۳۲-۸ - اثر اتصال کوتاه شدن دیودهای بیس امیتر و کلکتور بیس در مدار نرم افزار (جدول ۱۵-۸)

جدول ۱۵-۸ (نرم افزاری)

ناحیه کار ترانزیستور	پارامترهای قابل اندازه گیری					مان اتصال کوتاه شده
	(ولت) V_{opp}	(ولت) V_{CE}	(ولت) V_E	(ولت) V_C	(ولت) V_B	
						بیس به امیتر
						کلکتور به امیتر

۴-۳۳-۸ - اتصال کوتاه شدن دیودهای بیس امیتر و کلکتور بیس در مدار بسته شده (جدول ۱۶-۸)

جدول ۱۶-۸ (سخت افزاری)

ناحیه کار ترانزیستور	پارامترهای قابل اندازه گیری					مان اتصال کوتاه شده
	(ولت) V_{opp}	(ولت) V_{CE}	(ولت) V_E	(ولت) V_C	(ولت) V_B	
						بیس به امیتر
						کلکتور به امیتر

۴-۳۴-۸ - نتیجه گیری از اتصال کوتاه شدن دیودهای بیس امیتر و کلکتور بیس ترانزیستور

.....

.....

.....

.....

.....

۵-۸ - نتایج کلی حاصل از قطع شدن و اتصال کوتاه شدن المان های مدار تقویت کننده امیتر مشترک

.....

.....

۶-۸- پاسخ به الگوی پرسش

۱-۸- در حالتی که R_L قطع است، اگر دامنه سیگنال ورودی خیلی زیاد شود، سیگنال خروجی چه تغییری می‌کند؟

چرا؟

۲-۸- در حالتی که R_L قطع است، دامنه سیگنال خروجی زیاد می‌شود یا کم؟ چرا؟

۳-۸- با قطع شدن R_E ، چرا ولتاژ DC امیتر ترانزیستور کاهش می‌یابد؟

۴-۸- به چه دلیل پس از قطع شدن R_E ، ولتاژ DC امیتر ترانزیستور افزایش می‌یابد؟

۵-۸- با قطع شدن R_L ، دامنه سیگنال خروجی زیاد می‌شود یا کم؟ چرا؟

۶-۸- با قطع شدن خازن C_E ، بهره ولتاژ زیاد می‌شود یا کم؟ چرا؟

۷-۸- آیا با قطع شدن خازن C_O یا C_i ، بایاس ترانزیستور تغییر می‌کند؟ چرا؟

۸-۶-۸ - وقتی که در دوسر بار R_L سیگنال خروجی نداریم، کدام یک از دو خازن C_0 یا C_o قطع است؟ چگونه می‌توان به قطع بودن هریک از آن‌ها پی‌برد؟

۸-۶-۹ - چگونه می‌توان به قطع بودن دیود بیس امیتر پی‌برد؟

۸-۶-۱۰ - چگونه می‌توان به قطع بودن دیود بیس کلکتور پی‌برد؟

۸-۶-۱۱ - اگر ولتاژ DC بیس ترانزیستور، نسبت به شاسی صفر شود، عیب چیست؟ شرح دهید.

۸-۶-۱۲ - اگر ولتاژ DC امیتر ترانزیستور افزایش یابد، عیب چیست؟ شرح دهید.

۸-۶-۱۳ - در شکل ۱-۸ اگر بخواهیم از ترانزیستور PNP استفاده کنیم چه تغییراتی لازم است؟ مدار آن را رسم کنید.

۸-۶-۱۴ - با اتصال کوتاه شدن مقاومت R ، ترانزیستور به اشباع می‌رود یا قطع؟ چرا؟

۸-۶-۱۵ - در یک تقویت‌کننده، وقتی که R_E کم باشد، بهتر است از اتصال کوتاه کردن R خودداری شود، سبب را توضیح دهید.

۸-۶-۱۶ - با اتصال کوتاه کردن مقاومت R_C ، چرا دامنه سیگنال خروجی صفر می‌شود؟

۸-۶-۱۷ - اگر R_E اتصال کوتاه شود، ولتاژ DC کلکتور ترانزیستور کاهش می‌یابد. چرا؟

۶_۸ با اتصال کوتاه کردن خازن C_i ، چرا ولتاژ DC کلکتور ترانزیستور افزایش می‌یابد؟

۶_۹ با اتصال کوتاه کردن خازن C_o ، چرا ولتاژ DC کلکتور ترانزیستور نسبت به شاسی کاهش می‌یابد؟

۶_۱۰ با اتصال کوتاه کردن مقاومت بار R_L ، چه تغییری در نقطه کار ترانزیستور داده می‌شود؟

۶_۱۱ هنگام عیب‌یابی چگونه می‌توان اتصال کوتاه خازن C_E را از اتصال کوتاه مقاومت R_E تفکیک کرد؟

۶_۱۲ با اتصال کوتاه کردن دیود پیس امیتر، ولتاژ DC کلکتور ترانزیستور افزایش می‌یابد و به V_{CC} می‌رسد. چرا؟

۶_۱۳ اگر دیود کلکتور پیس اتصال کوتاه شود، ولتاژ DC امیتر ترانزیستور افزایش می‌یابد. چرا؟

۶_۱۴ اگر پایه‌های کلکتور و امیتر ترانزیستور به هم اتصال کوتاه شوند، ولتاژهای V_E و V_C نسبت به حالت طبیعی

چه تغییری می‌کنند؟ چرا؟

۶_۱۵ هنگام عیب‌یابی چگونه می‌توان اتصال کوتاه خازن C_i را از اتصال کوتاه خازن C_o ، تفکیک کرد؟

۸-۷- ارزشیابی آزمایش شماره ۸

ردیف	عنوان	نمره پیشنهادی	نمره کسب شده	تاریخ
۱	انضباط	۲		نام و نام خانوادگی مریبان کارگاه :۱۲
۲	استفاده صحیح از دستگاهها	۱		محل امضاء مریبان کارگاه :
۳	تنظيم گزارش کار	۱		۱
۴	میزان مشارکت و همکاری	۱		۲
۵	رعایت نکات ایمنی	۱		نام و نام خانوادگی هنرجو :
۶	صحت مراحل آزمایش شماره ۸	۱۴		محل امضاء هنرجو
۷	نمره نهایی آزمون شماره ۸	۲۰		
۸	تشویق و تذکر		